

Coana "C

GE120 CENTRAL PROCESSOR

0896013 N

VAR 321

7

Honeywell
Honeywell Information Systems Italia

GE 120
C.P.U. SUBSYSTEM

TABLE OF CONTENTS
VOLUME 7

Schematics binder, 3 screws
Window
T.o.C. 4.571.2.408.2

Schematics

1	Cables and parts list for physical unit connection	15023158.			
	Cables List	15024127.			
	Spare parts list	15024542.			
	Tools List	15024566.	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.613.
	Assembled wing	15043155.			
	Complete wing	15043157.			
	Physical unit connection	15043900.			
	Diagnostic Composition List	15024665.			
2	Flow charts	14023130	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.614.
3	Timing charts	14024137.	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.615.
4	Nomenclature list	14023138.	F.C.O. Status Log E.U.	S.S. CPU 120 - 130	4.041.0.616.
	Physical unit	14053098.			
	General Index	14013068.			
	Logic Diagrams	14013066.			
	Plane "0" connections view	14003080.			
5	Plane "8" connections view	14003081.	F.C.O. Status Log E.U.	MEM 470	4.041.0.583.
	Readings connections view	14003082.			
	Inhibition connections view	14003083.			
	PWB DIRE 2A	14043175.			
	PWB DIRE 2B	14043176.			
6	Electric diagram	14634028.	F.C.O. Status Log E.U.	VAR 321	4.041.0.585.
	Physical block diagram	14643420.			

This volume is applicable for those products having the following product codes :
• 0896011 E - 0896012 J - 0896013 N - 0896223 A.

GE 120
SOTTOSISTEMA UNITA' CENTRALE

INDICE DEL VOLUME 7

Raccoglitore per schemi, a 3 viti

Finestra

Indice 4.571.2.408.2

Schemi :

1	{	Lista parti e cavi collegamenti U.F.	15023158.	Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.613.
		Distinta cavi interni	15024127.			
		Lista parti di ricambio	15024542.			
		Lista attrezzature	15024566.			
		Ala allestita	15043155.			
2	{	Ala completa	15043157.	Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.614.
		Vista collegamento U.F.	15043900.			
		Lista composizione diagnostica	15024665.			
		Flow charts	14023130.			
		Timing charts	14024137.			
3				Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.615.
4		Nomenclature list	14023138.	Evoluzione schemi U.E.	SS CPU 120 - 130	4.041.0.616.
5	{	Vista unità fisica	14053098.	Evoluzione schemi U.E.	MEM 470	4.041.0.583.
		Indice generale segnali	14013068.			
		Logici costruttivi	14013066.			
		Vista collegamenti piano 0	14003080.			
		" " " 8	14003081.			
		" " " letture	14003082.			
		" " " inibizioni	14003083.			
		Piastrina DIRE 2A	14043175.			
		Piastrina DIRE 2B	14043176.			
6	{	Schema elettrico	14634028.	Evoluzione schemi U.E.	VAR 321.	4.041.0.585.
		Complessivo	14643420.			

Questo volume è valido per i prodotti aventi i seguenti codici :
 . 0896011 E - 0896012 J - 0896013 N - 0896223 A.

S.U. DESCRIPTION GE115/2-GE130 CPU Subsystem

EVOLUZIONE SCHEMI U.E.

FC.O. DRAWING STATUS LOG

CODICE**CODE**

Nº SERIE

SERIAL No.

SIGLA 33 CPV 1/5/3

NAME 8 CPU 130

DISTINTA SCHEM

DRAWING LIST

21

[illegible][illegible]

10/70

4.041.0.613.1

[illegible]

[illegible]

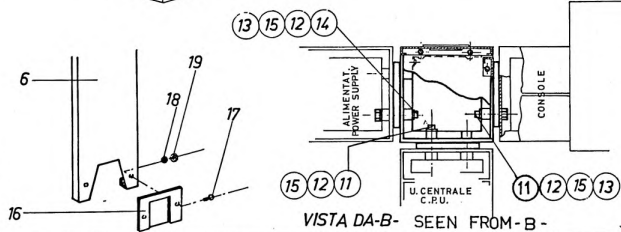
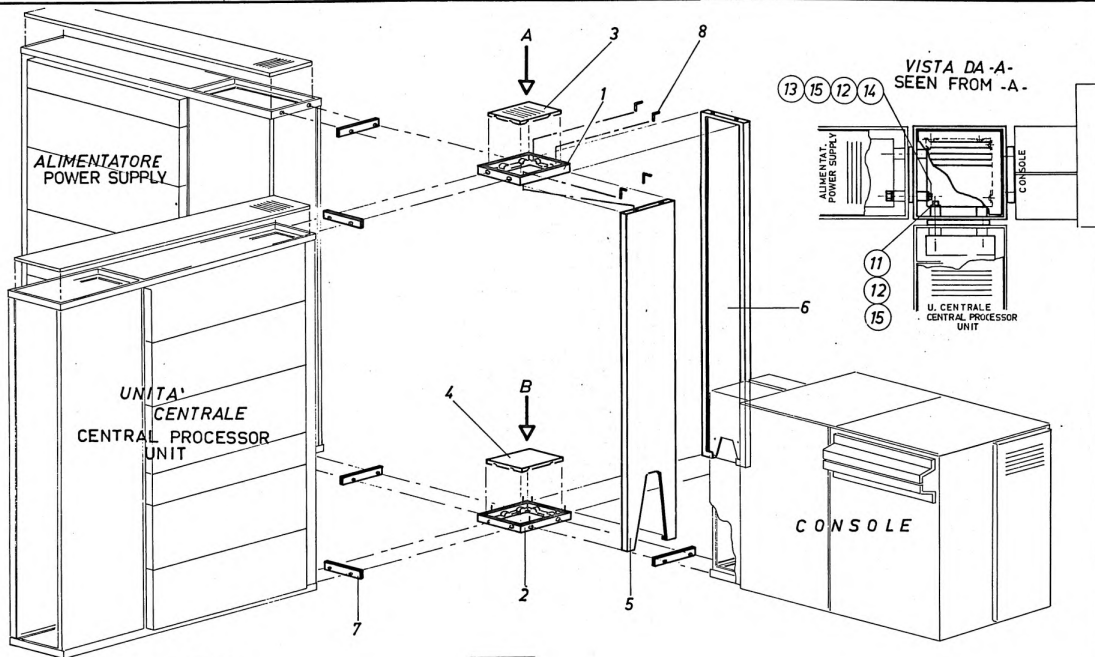
[illegible]

[illegible]

USCIP 15043

+

+



SU FOLIO 2 SEGUE
DISTINTA MATERIALI
PARTS LIST FOLLOWS
ON SHEET 2

GENERAL ELECTRIC		COLLEGAMENTO U.F.		MOD. DATA VISTO	Nº. CODICE
Scala	Firma	PARTICOLARE 1		68P 29-5-68	npm DISEGNO
ST	USCIP	PHYSICAL UNIT CONNECTION			
		DETAIL No 1			Nº. DISEGNO 1/2
MAT.		TT		FIN.	15043.900

GENERAL ELECTRIC
Product Service

NOMINAZIONE U.E. GE115B-GE130 *software U.C.*
S.U. DESCRIPTION GE115B-GE130 *CPU Subsystem*

EVOLUZIONE SCHEMI U.E.
F.C.O. DRAWING STATUS LOG

CODICE

N° SERIE

CODE

SERIAL No.

SIGLA SCHEMI
NAME SCHEM
DISTINTA SCHEMI
DRAWING LIST

P. 1

DATA DI ESECUZ. O.M. INSTALL. DATE F.C.O.	O. M. F.C.O. No.
N° SCHEMA DRAWING No.	
14023 130 1/2	
2/1	
2/3	
3/1	
3/4	
4/1	
4/2	
4/3	
4/4	
4/5	
4/6	
4/7	
4/8	
4/9	
4/10	
4/11	
4/12	
4/13	
4/14	
4/15	
4/16	
4/17	
4/18	
4/19	
4/20	
4/21	
4/22	
4/23	
4/24	
4/25	
4/26	

DATA DI ESECUZ. O.M. INSTALL. DATE F.C.O.	O. M. F.C.O. No.
N° SCHEMA DRAWING No.	
14023 130 26/128	
27/128	
28/128	
29/128	
30/128	
31/128	
32/128	
33/128	
34/128	
35/128	
36/128	
37/128	
38/128	
39/128	
40/128	
41/128	
42/128	
43/128	
44/128	
45/128	
46/128	
47/128	
48/128	
49/128	
50/128	
51/128	
52/128	
53/128	
54/128	
55/128	
56/128	
57/128	
58/128	
59/128	
60/128	
61/128	
62/128	
63/128	
64/128	
65/128	
66/128	
67/128	
68/128	
69/128	
70/128	
71/128	
72/128	
73/128	
74/128	
75/128	
76/128	
77/128	
78/128	
79/128	
80/128	
81/128	
82/128	
83/128	
84/128	
85/128	
86/128	
87/128	
88/128	
89/128	
90/128	
91/128	
92/128	
93/128	
94/128	
95/128	
96/128	
97/128	
98/128	
99/128	
100/128	

10/1968 4.041.0.614.0

Mod. 0118 K

Indice - Index

AB	Addizione binaria	31	pag.-ob.
AD	Add binary	31	"
AD	Addizione decimale	11	"
AMR	Add decimal	21	"
AP	Somma tra memoria e registro	20	"
AP	Add memory to register	20	"
CMC	Addizione imprecisa	23	"
CMC	Add packed	31	"
CHI	Confronto alfanumerico	11	"
CHI	Compare characters	24	"
CHP	Confronto costante con memoria	33	"
CHP	Compare immediate	9	"
CMQ	Confronto decimale	9	"
CMQ	Compare packed	10	"
CMR	Confronto	9	"
CMR	Compare right quartets	9	"
DP	Confronto tra memoria e registro	25	"
DP	Compare memory to register	32	"
EDC	Divisions decimale	12	"
ENS	Divide packed	9	"
ENS	Editing	9	"
HIT	Abilita lo "step by step"	9	"
INS	Enable single stop	9	"
INS	Alt	9	"
JC	Balt system operation	10	"
JIE	Disabilita lo "step by step"	9	"
JRT	Inhibit "angle stop"	9	"
JS1	Salto su condizione	9	"
JS2	Salto su condizione	9	"
LA	Jump on condition	9	"
LOPF	Salto su errore interno	9	"
LOLL	Jump on internal error	9	"
LOLL	Salto con riserva	9	"
LOLL	Jump and return	9	"
LOLL	Salto su chiave 1	9	"
LOLL	Jump on switch 1	9	"
LOLL	Salto su chiave 2	9	"
LOLL	Jump on switch 2	9	"
LOLL	Carica registro	9	"
LOLL	Carica registro	9	"
LOLL	Load address	9	"
LOLL	Spegni "Operator call"	9	"
LOLL	Turn alert light off	9	"
LOLL	Istruzione diagnostica	9	"
LOLL	Diagnostico instruction	9	"
LOLL	Accendi "operator call"	9	"
LOLL	Turn alert light on	9	"
LOLL	Caricamento registro stato di programma	9	"
LOLL	Load program status register	9	"
LOLL	Carico registro	9	"
LOLL	Load register	9	"
MP	Moltiplicazione decimale	9	"
MP	Multiplication packed	9	"
MP	Trasferimento alfanumerico	9	"
MP	Move complete octets	9	"
MP	Trasferimento immediato	9	"
MP	Move immediate to store	9	"
MP	Trasferimento decimale	9	"
MP	Move packed	9	"
MP	Trasferimento	9	"
MP	Move right quartets	9	"
MP	And memoria-memoria	9	"
MP	And on characters	9	"
MP	And immediato	9	"
MP	And immediato	9	"
MP	Nessuna operazione	9	"
MP	No operation	9	"

DATA SHEET 25-7-77 1. NAME: V. 2.10.68 VIT		INDEX INDEX	
COMPANY GENERAL ELECTRIC	PROJECT 40	TITLE PRELIMINARY	PAGE 1
PREPARED BY: 505 DATE: 1968		UCE460 460 440234304	

S.T.

D

C

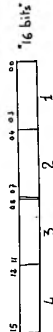
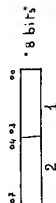
A

Simbologia usata nello "Flow chart"
Symbols used in the "Flow chart"

OF	-	Codice di funzione	Operation code (or type of operation)
1	-	Lunghezza dell'operando	Length of the operand
1 ₁	-	Lunghezza del 1° operando	Length of the 1st operand
1 ₂	-	Lunghezza del 2° operando	Length of the 2nd operand
0	-	Indica genericamente il 2° crt. di una istruzione	It generically indicates the 2nd character of an instruction
X	-	Secondo crt. di una istruzione usato come "costante"	Second character of an instruction used as "constant"
1 ₁	-	Indirizzo 1° operando di una istruzione	Address of the 1st operand of an instruction
1 ₂	-	Indirizzo 2° operando di una istruzione	Address of the 2nd operand of an instruction
P	-	Simbolo di una istruzione a zero indirizzi	Symbol of an instruction with no addresses
PM	-	Simbolo di una istruzione a un indirizzo	Symbol of an instruction with one address
PM	-	Simbolo di una istruzione a due indirizzi	Symbol of an instruction with two addresses
→	-	Trasferimento	Transfer
Δ	-	Simbolo generico di decodifica	General decoding symbol
Δ + - +	-	Decodifica segno + (1100)	Decoding of + sign (1100)
Δ -	-	Decodifica del segno - (1101)	Decoding of - sign (1101)
0 1	-	Configurazione di tutti i bit a livello logico "0"	Configuration of all the bits at logic level "0"
1 1	-	Configurazione di tutti i bit a livello logico "1"	Configuration of all the bits at logic level "1"
+ 1	-	Incremento di una unità il contenuto del registro	It increases of one unit the register content
- 1	-	Decremento di una unità il contenuto del registro	It decreases of one unit the register content
+	-	Addizione binaria o decimale fra il contenuto di due registri	Binary or decimal addition between the contents of 2 registers
-	-	Sottrazione binaria o decimale fra il contenuto di due registri	Binary or decimal subtraction between the contents of two registers
⊕	-	Or esclusivo fra il contenuto di due registri	Or exclusive between the contents of two registers
OR	-	Or fra il contenuto di due registri	Or between the contents of two registers
AND	-	And fra il contenuto di due registri	And between the contents of two registers
Pos	-	Posizionamento in set o reset di alcuni flip-flop	Positioning in set or reset of some flip-flop
Ab	-	Abilita l'esecuzione dell'operazione specificata	It enables the performance of the specified operation
Mem → RO	-	Ciclo di lettura memoria	Memory reading cycle
RO → Mem	-	Ciclo di scrittura in memoria	Memory recording cycle
CAN1	-	Canale esterno 1	External channel 1
CAN2	-	Canale esterno 2	External channel 2
CAN3	-	Canale esterno 3	External channel 3
TSZ	-	Crt. di "termine soppressione seri"	Character "to end zero suppression"
RSZ	-	Crt. di "ripulitura soppressione seri"	Character "to start again zero suppression"
SST	-	Crt. di sostituzione	Substitution character

DES	DATA	1/10/66	15-2-66	11
2	NUM. S. S.	11	11	11
COMP.				
PAG.				
FIRM.		M.		
PAG.				
GENERAL ELECTRIC		SIMBOLOGIA		
SPE-REC SPS		SIMBOLS		
TIT. PREANDA		UCE 460		
		N° 140231302		
		3A 3		

Numeraçione delle quartine di bit di un registro
Numbering of the bit quartets of a register


$$V_{14} = V_{15} + V_{12}$$
$$Es: \quad V14 \quad = \quad V15 \quad + \quad V12$$
$$F.E. = V_{2,1} - V_{2,7} + V_{2,00}$$
$$F.E.: V_{2.1} = V_{2.7} + V_{2.00}$$
$$V3_3 = V3_{11} + V3_{08}$$
$$V3_3 = V3_{11} + V3_{08}$$

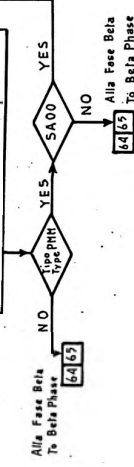
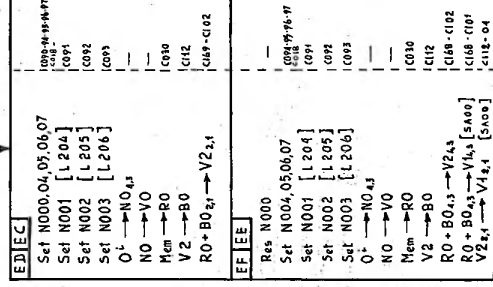
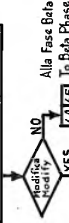
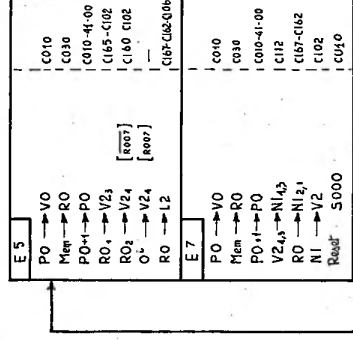
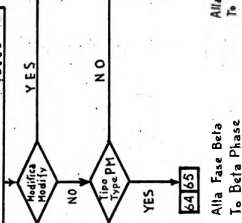
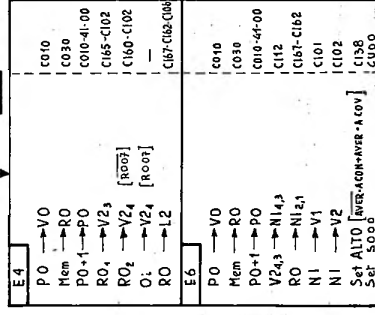
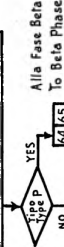
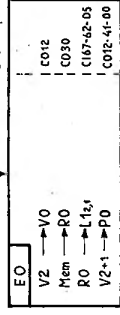
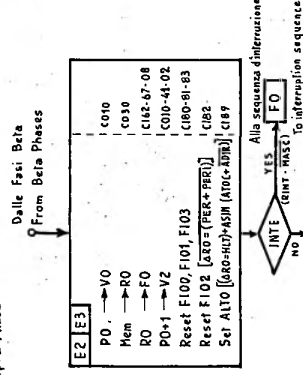
Il nome del registro non seguito da altre indicazioni, include la totalità del registro.

$$\text{Es.: } V1 = V1_{15} + V1_{00}$$
$$\text{Es.: } V1 = V1_{15} + V1_{00}$$

The register name not followed by any other indication, includes the whole register.

$$F.E.: V1 = V1_{15} + V1_{00}$$
$$\text{F.E.: } V1 = V1_{15} + V1_{\infty}$$
[illegible]

Tipi di istruzione - Instruction Type's-

[illegible]

A

1

2



4

[illegible]

Posizione comutatore Rotary switch Position	Registro visualizzato Displayed Register	Segnale attivato Activated Signal
V1 - SCR	V1	AF41
V1 - LEFT	V1	AF51
V1	V1	AF31
V2	V2	AF50
L1	L1	AF21
R1 - L2	R1-L2	AF40
V3	V3	AF30
L3	L3	AF20
V4	V4	AF10
P0	P0	AF42
F1-UR	F1-UR	AF52
S0	S0	AF43
F0	F0	AF53
NORM	P0	AF32

Col. Sprague

6

A

-Note -

Posizione Rotary-switch Position	Operazioni eseguite Operation Performed	Segnale attivato Activated Signal
V1 - S-C-R	AM → Mem (V1)	AF 41
V1 - L-E-T-T	Mem → RO (V1)	AF 51
V1 - F-O-R-M-I-N-G	Fornasie Forming	AF 31
L1	L1	AF 21
V2	V2	AF 20
R1 - L2	" R1-L2	AF 40
V3	" V3	AF 30
L3	" L3	AF 20
V4	" V4	AF 10
P0	" P0	AF 42
F1 - U-R	F1-U-R	AF 32
S0	" S0-S1	AF 43
F0	" F0	AF 43

↓ **00** Allo stato di visualizzazione
To display status
(FO: 5)
(SH: 5)

[illegible]

Interruzione
Interruption

Dalla Fase Alfa (PO: SH: 4)

FO	Set NO05-08 O1 → NO21 Res NO10-11-12-13-14-15 NO → V1	CO01-90-CH9 - - CO01
D2	V1 → VO FA04 → RO05 FA05 → RO04 FA06 → RO00 V1 → V1 RO → Mem	CO11 CO05-CH9 CO04-CH9 CO00-CH9 CO11-41-01 CO31
D3	V1 → VO O1 → RO V1 → V1 RO → Mem	CO11 C133 CO11-41-01 CO31
D0	V1 → VO PO01 → RO V1 → V1 RO → Mem	CO11 CO10-32 CO11-41-01 CO31
D1	V1 → VO PO01 → RO V1 → V1 RO → Mem	CO11 CO10-33 CO11-41-01 CO31

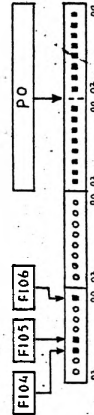
Alla Sequenza LPSR (PO: SH: 8)

C2

- Note -

PSR:

F104 F105 F106



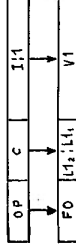
Indirizzo del deposito di memoria 0100
Address of memory store 0100

PSR: Registro stato di programma.
Program status register.

DEVELOP 1252-24		INT. 12-10-80	
GENERAL ELECTRIC		INTERRUZIONE INTERRUPTION	
140231301		UCE 460	
140231301		140231301	

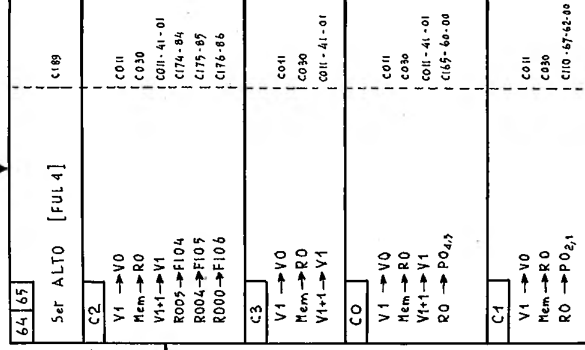
Caricamento registro stato di programma
Load program status register

LPSR



LPSR Dalla Fase Alfa
From Alpha Phase

(FO: 4)
(SH: 4)



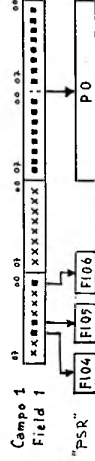
(FO: 7)
(SH: 7)

Dallo stato DI d'interruzione
From DI status of interruption

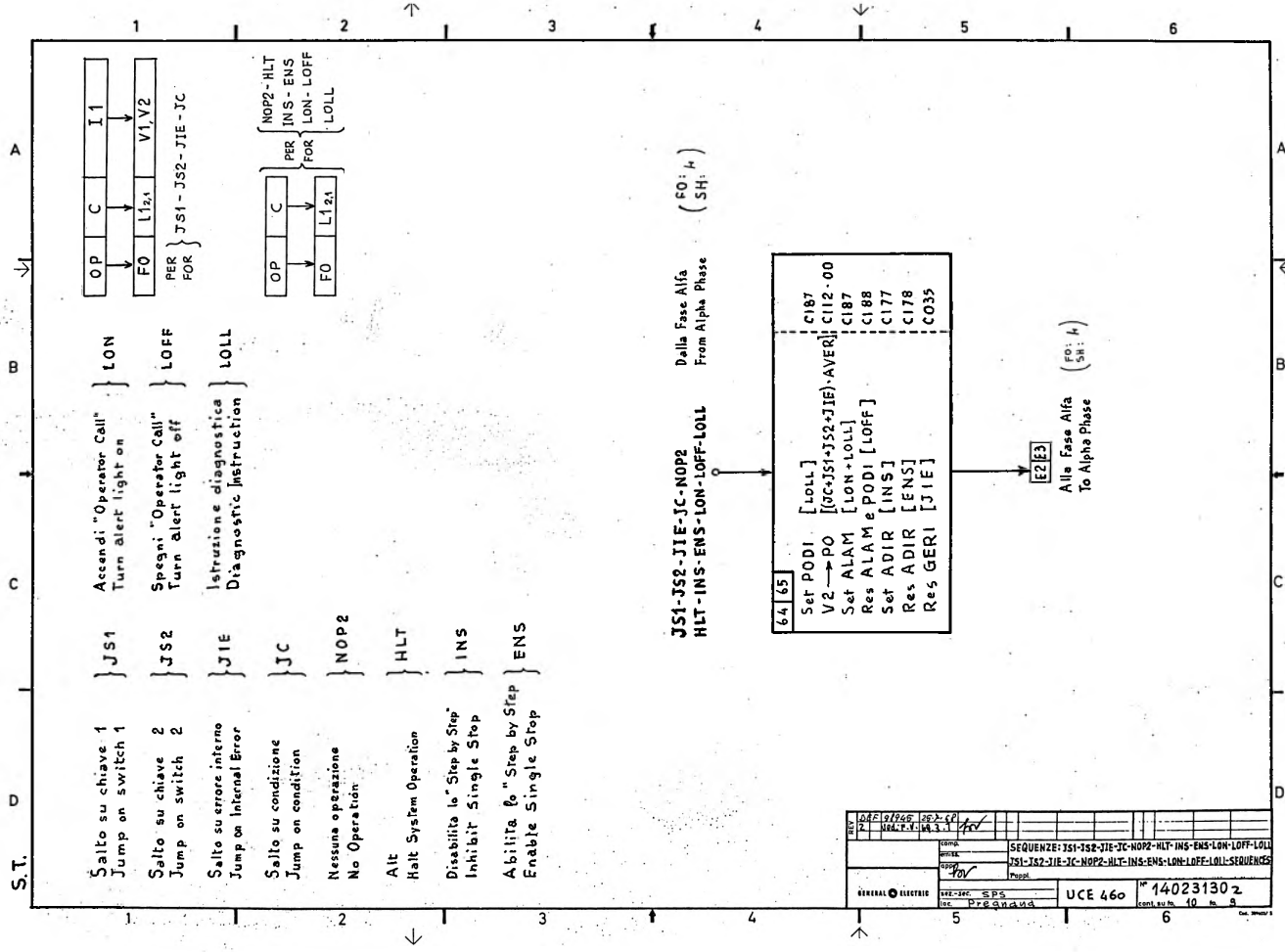
Alla Fase Alfa
To Alpha Phase

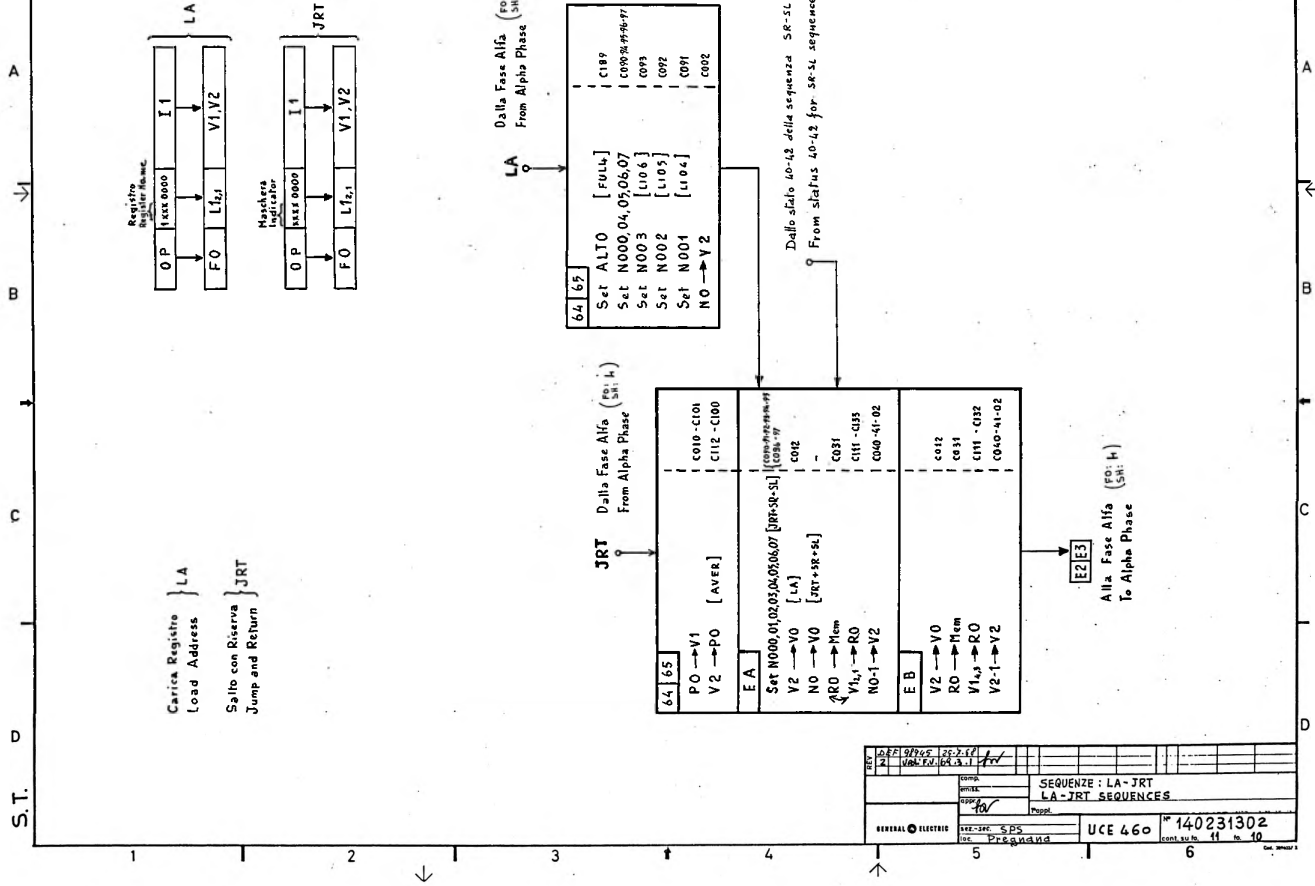
(FO: 4)
(SH: 4)

- Note -



DATA 9/2/68 10:27:11		Comp		SEQUENZA LPSR	
Autore		Data		LPSR SEQUENCE	
Prodotto		Prodotto		Prodotto	
GENERAL ELECTRIC		REV-100 SPS		UCE 460	
100		Prodotto		140231300	
				100 100 100	





S.T.

D

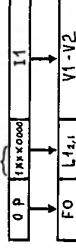
C

B

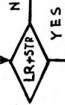
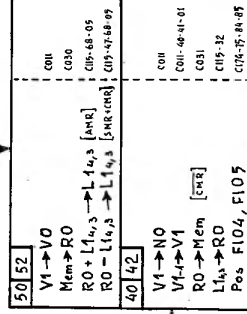
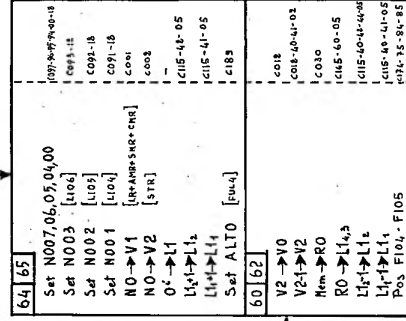
A

Carica registro } LR Somma tra memoria e registro } AMR
 Load register } Add Memory to Register
 Confronta la memoria con il registro } CMR
 Compare Memory to register
 Sottrazione tra memoria e registro } SMR
 Subtract Memory from Register
 Trasferisci registro in memoria } STR
 Store Register

Nome registro.
Register name.



LR-AMR-SMR-CMR-STR

Dalla Fase Alfa (FO, H)
From Alpha Phase

Alfa Fase Alfa
To Alpha Phase
(FO, H)

"AMR"

- Note -

"SMR-CMR"

F104	DF	F105	NZ
0	0	0	0
0	1	0	1
1	0	0	0
1	1	0	1

F104	DF	F105	NZ
0	0	0	0
0	1	0	1
1	0	0	0
1	1	0	1

DEFINIZIONE DEL PROGRAMMA

SEQUENZE: AMR-CMR-SMR-STR-LR

AMR-CMR-SMR-STR SEQUENCES

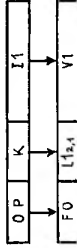
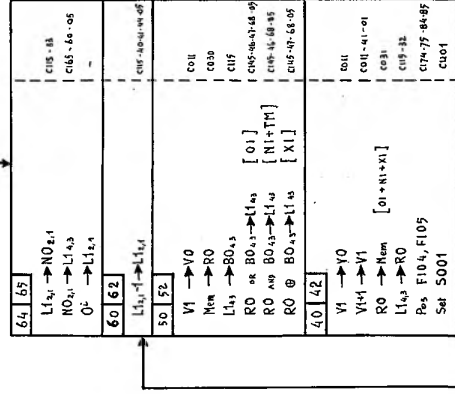
GENERAL ELECTRIC

UCE 460

140231302

A

NI	}	And immediate
		And immediate
XI	}	Or esclusivo immediate
		Exclusive OR immediate
OI	}	Or immediate
		Or immediate
TM	}	Test immediate
		Test Under Mask

NI-XI-OI-TM
Dalla Fase Alfa (FO: H)
From Alpha Phase (SH:)

Alfa Fase Alfa (FO: H)
To Alpha Phase (SH: H)

Note

Solo per XL-TM
Only for XL and TM

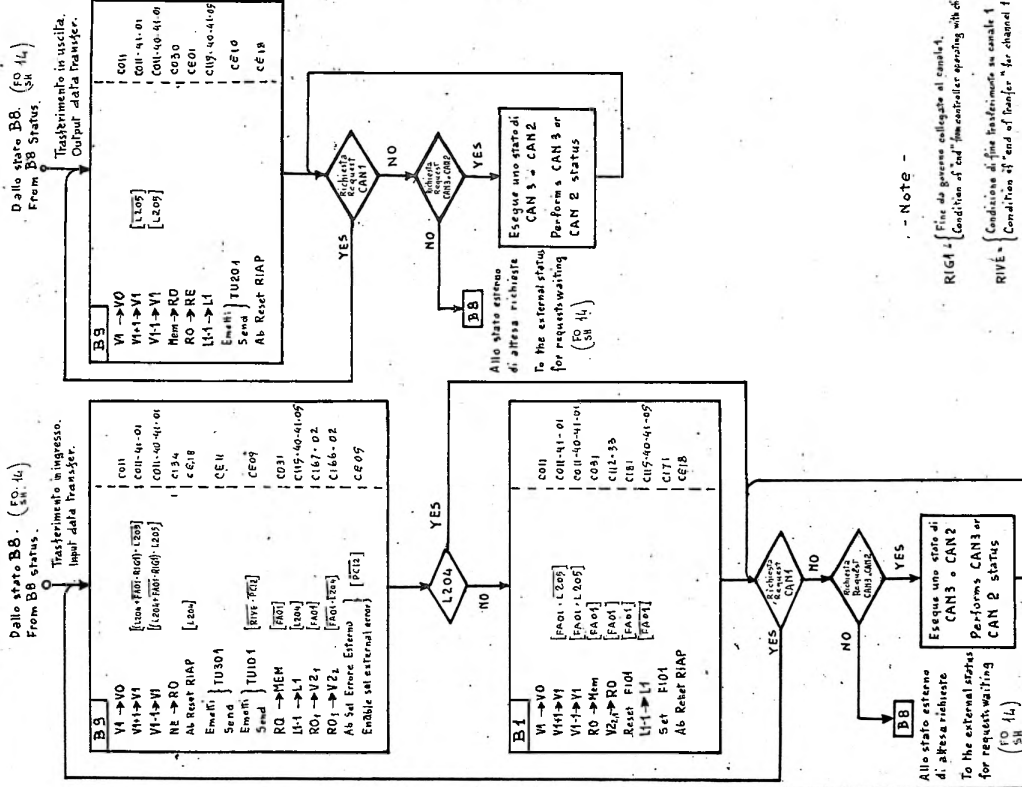
F104 w/o F	F105 2E/4E	
0	0	{ Impossible. No Possible.
0	1	{ Impossible. No Possible.
1	0	{ Risultato uguale a 0. Result is zero.
1	1	{ Risultato diverso da 0. Result is no zero.

[illegible]

Sequenza esterna } TPER
External Sequence }
Fase: trasferimento dati canale 1.
Channel 1 data transfer phase.

Stato ottenuto come scaricamento di 50 → SA e foraggio n° 1 del bir 5A00, con l'arrivo della richiesta del canale esterno 1.

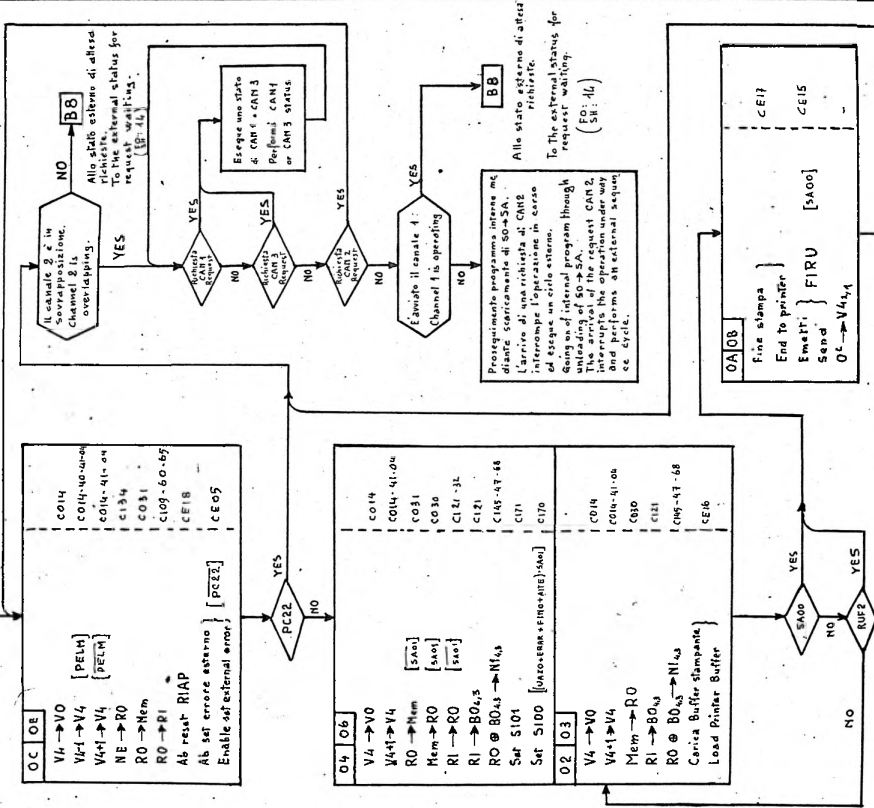
Status obtained as unloading of 50 → 5A and forcing of 1 of SA00 after the request of 1 external channel.



D

[illegible]

o Gli steli sono ottenuti come sovraccamento di 31+391. Lo stato OC è eseguito all'arrivo di ogni richiesta da lettore od alla 1^a richiesta da stampante integrata.



- Note -

PELN =	{	Letter magnetic collegato su canale 2
PC22 =	{	Lettore magnetico a filo elettrico con generatore a pila collegato su canale 2
PC23 =	{	Magnetic reader or tape-reader with integrated controller operating with channel 2
UAZO =	{	Unit americana uguale a 00
	{	Arithmetical unit with result equal to 0
ERAR =	{	Encoder per la su inclusione di stampante
	{	Punchy strip su printer plotteride.
FINO =	{	Foro stampo della stampante integrato.
	{	Out-of service for integrated printer.
RUFS =	{	Unit spazzatura di componenti di un control a filobus.
	{	End of companion run-through on 8 phase code.

[illegible]

A

4

46

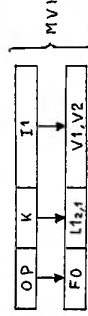
S.T.

C

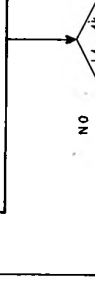
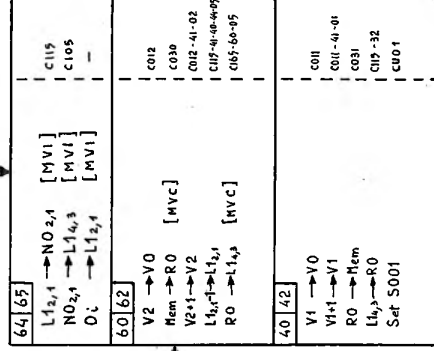
B

A

Trasferimento immediato
Move Immediate to Store } MVI
Trasferimento alfanumerico } MVC
Move complete octets }



MVI-MVC
Dalla Fase Alfa (FO, H)
From Alpha Phase



E2 | E3
Alfa Fase Alfa (FO, H)
To Alpha Phase

REF 91762 25-7-64		SEQUENCE: MVI-MVC MVI-MVC SEQUENCES	
GENERAL ELECTRIC		UCE 460	140231300
DATE: 2-2-65		Desig. No. 20	
BY: P. S. G. A. H. M. G.		18	

A

F104 DE	F105 NZ	CMC	CM1
0	0	{ impossible No possible	{ impossible No possible
0	1	{ $1^{st}p < 2^{nd}p$	{ $car_{max} < K$ $Ch_{max} < K$
1	0	{ $1^{st}p = 2^{nd}p$	{ $car_{max} = K$ $Ch_{max} = K$
1	1	{ $1^{st}p > 2^{nd}p$	{ $car_{max} > K$ $Ch_{max} > K$

S.T.

D

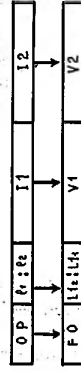
C

B

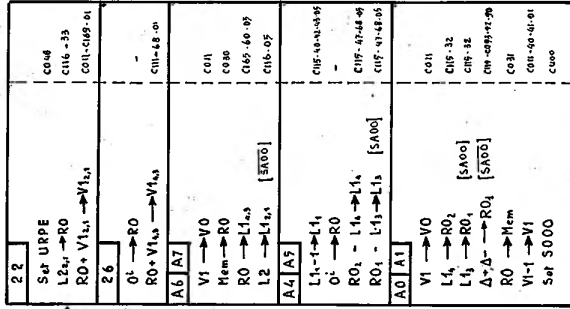
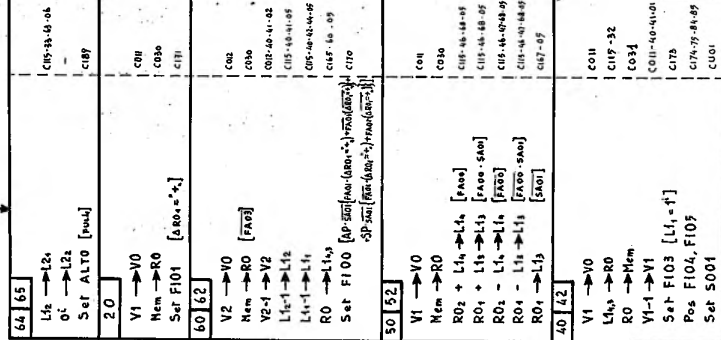
A

Aggiunzione o sottrazione di campi assegnati e impacchettati
Add or subtract of packed and signed fields

AP-SP } AP-SP



AP-SP } AP-SP
Dalla Fase Alfa
From Alpha Phase



Alla Fase Alfa (SH, L)
To Alpha Phase (SH, L)

AP-SP SEQUENCES

SEQUENCE: AP-SP

AP-SP SEQUENCES

GENERAL ELECTRIC

UCC 460

140231302

22

- Note -

FA04	FA05	OP	NE
0	0	0	0
0	1	0	1
1	0	1	0
1	1	1	1

Over-flow
Ris. < zero
Ris. = zero
Ris. is zero
Ris. > zero

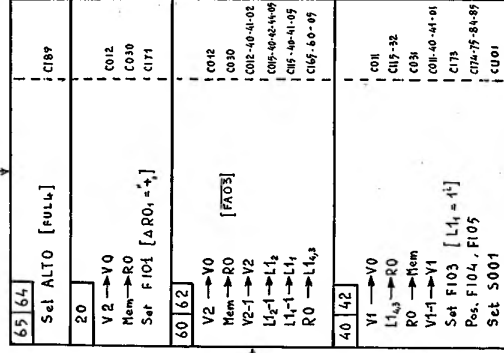
Doc. 100001

A

Trasferimento decimale } MVP
Move Packed }



MVP \varnothing Dalla Fase Alfa
From Alpha Phase



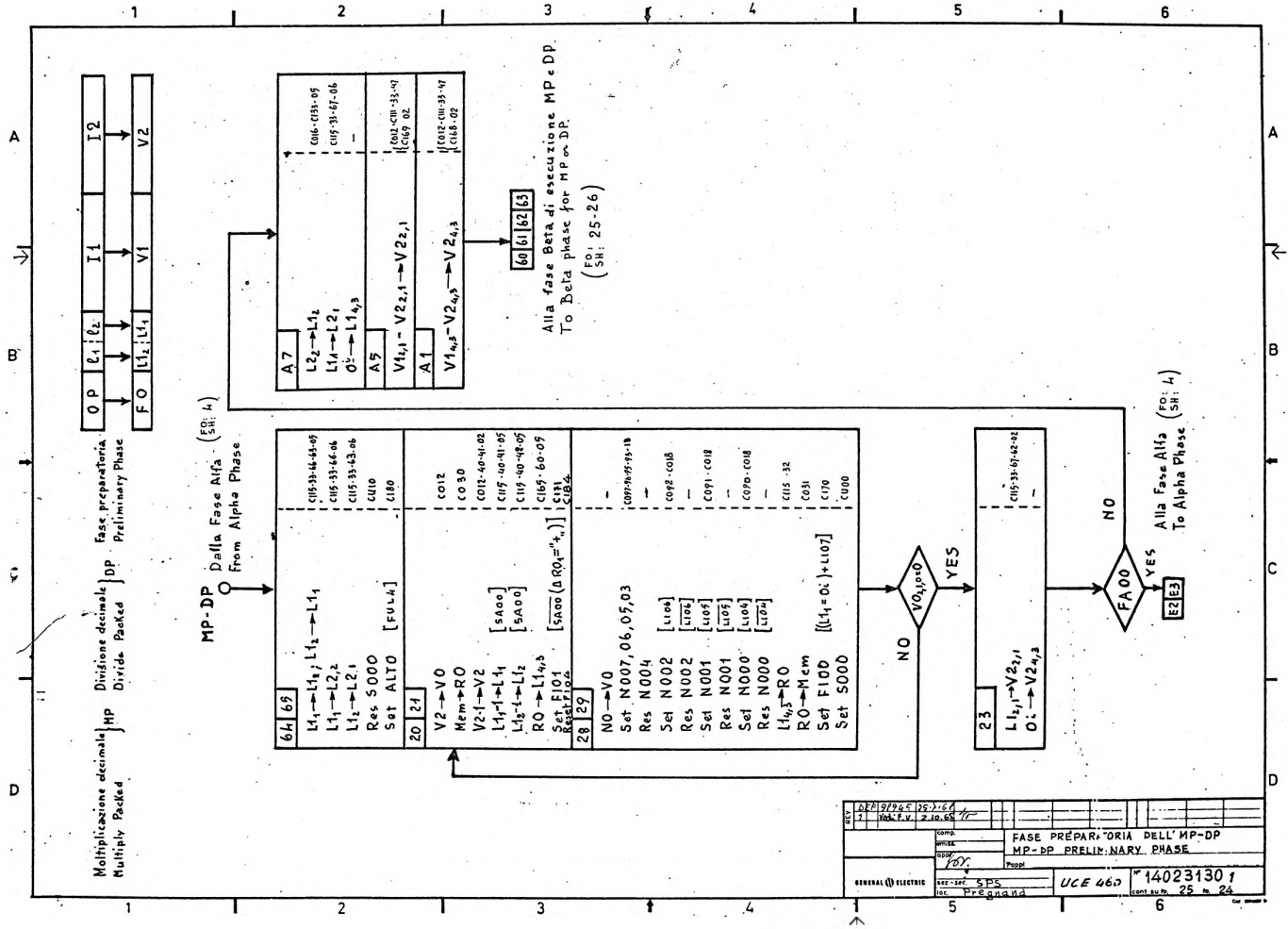
NO

Y

Alfa Fase Alfa
To Alpha Phase

	FI04 OF	FI05 NZ
Overflow	0	0
$Op = zero$	1	0
$Op < zero$	0	1
$Op > zero$	1	1

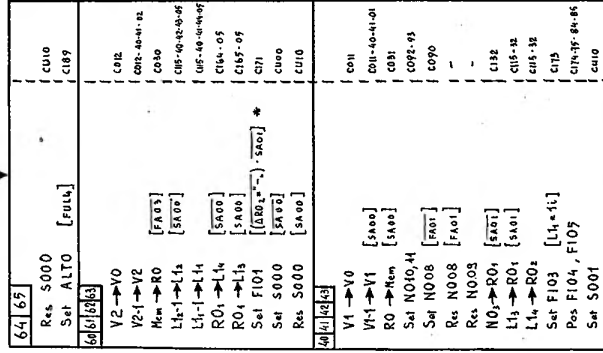
[illegible]



ST.

Impaccamento segnato } PKS
Pack signedDalla Fase Alfa (FO-L₁)
From Alpha Phase

PKS



- Note -

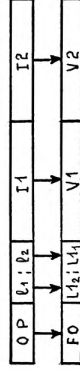
F104 OF	F105 EZ	
0	0	Impossible No possible
0	1	Result < 0 Result < 0
1	0	Result = 0 Result is zero
1	1	Result > 0 Result > 0

* ΔRO₂ = " " { Decodificato al 1010
Decoding of 1010

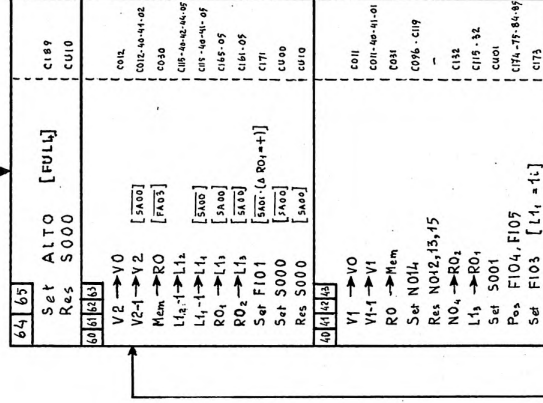
SEQUENZA PKS PKS SEQUENCE		140231300	
GENERAL ELECTRIC		UCE 460	
100-100 SPS		100-100 SPS	
100-100 SPS		100-100 SPS	

S.T. A B C D

Esposizione Segnata } UPKS
Unpack with sign



UPKS
Dalla Fase Alfa (F0: L4)
From Alpha Phase (F0: L4)

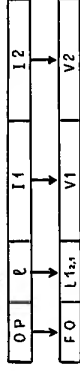


107 121945 25-7-57			
107	SEQUENZA UPKS		
	UPKS SEQUENCE		
GENERAL ELECTRIC	14-0231300	UCE 460	14-0231300
14-0231300	14-0231300	14-0231300	14-0231300

- Note -

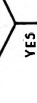
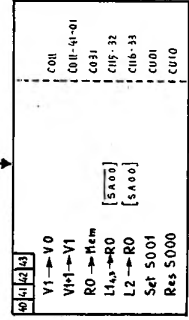
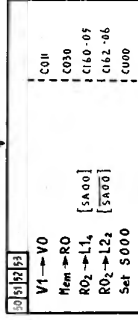
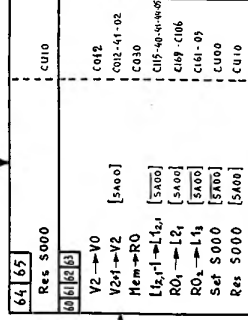
F104	F105	OF	NZ
0	0	Impossible No possible	
0	1	Result < 0	
1	0	Result < 0	
1	1	Result > 0	

D



Espansione di campi non segneti }
 Unpack Octets into Right Quartets } upk

UPK
Dalla Fase Alfa
From Alpha Phase
(F0:H)
SW



Alfa Fase Alfa
To Alpha Phase

REV	067 68949 25-7-10								
comp		SEQUENZA UPK							
model		UPK SEQUENCE							
type		for							
Paggio									
GENERAL ELECTRIC		type		UCE 460		no		140231300	
		USE		SPS		CONT. BY		31 10 30	
		USE		Preganda					
5		6						Cod. Impres.	

SB

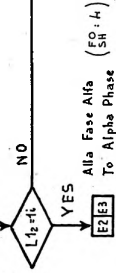
50 } FO

CMQ

OP	$\ell_1; \ell_2$	ℓ_1	ℓ_2
----	------------------	----------	----------

F0	L12, L14	V1	V2
----	----------	----	----

AB-SB-AD-SD-HVQ-CMQ



- Note -

F104 OF	F105 NZ		
0	0	{ Risultato = 0 Result is zero	{ Impossible No possible
0	1	{ Risultato \neq 0 Result is zero	{ Risultato < 0 Result < 0
1	0	{ Overflow e risultato = 0 Overflow; result is zero	{ Risultato = 0 Result = 0
1	1	{ Overflow e risultato > 0 Overflow; result is zero	{ Risultato > 0 Result > 0

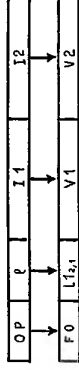
SD - SB - CMQ

A D - AB

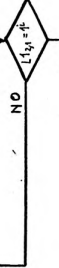
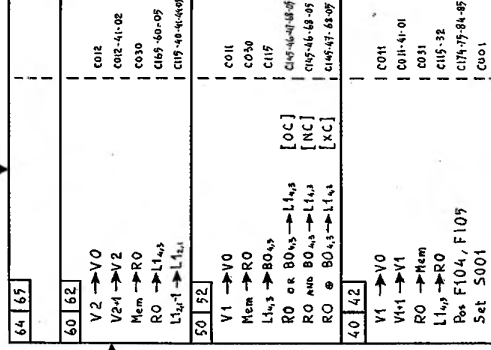
[illegible]

S.T.

Or exclusive memoria } XC
 Exclusive OR on characters }
 Or memoria memoria } OC
 OR on characters }
 And memoria memoria } NC
 And on characters }



Dalla Fase Alfa (F0 : F4)
 From Alpha Phase
 XC-OC-NC



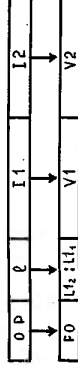
Alla Fase Alfa (F0 : F4)
 To Alpha Phase

- Note -
 Solo per XC
 Only for XC

F104	F105	F106
0	0	Impossible No Possible
0	1	Impossible No Possible
1	0	Result = 0 Result is zero
1	1	Result is not zero

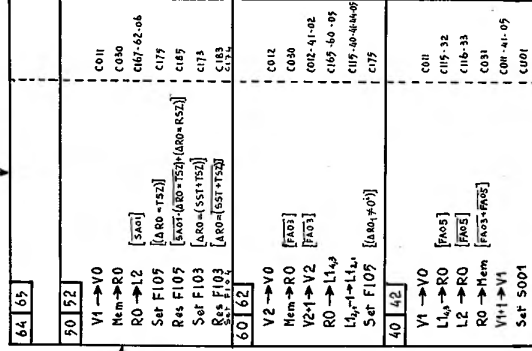
DATE: 28/05/2024			
DESIGN:	SEQUENCE: XC-OC-NC		
PROJ:	XC-OC-NC SEQUENCES		
REV:	206		
GENERAL ELECTRIC		UCE 460	140231300
REV: 206 SPS		REV: 33 M 32	
REV: Preganda			

EDITING : EDT



EDT
0

Dalla Fase Alfa (FO : L)
From Alpha Phase



-Note-

- La sequenza inizia in soppressione zero.
Operation always begins in the zero suppression mode.
- L2 contiene caratteri di riempimento.
L2 register contains "fill" characters.
- FA03=1; sostituzione con carattere di riempimento.
FA03=1; replaced by "fill" characters.
- FA03=0; sostituzione con carattere zero.
FA03=0; replaced by characters of zero field.
- FA05=1; non soppressione zero.
FA05=1; no suppression zero.
- FA05=0; soppressione zero.
FA05=0; suppression zero.
- FA09=0; soppressione zero.
FA09=0; suppression zero.
- L11 = memorizza cfr. campo 2.
L11 = store character of field two.

Alla Fase Alfa (FO : L)
To Alpha Phase

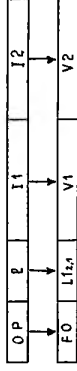
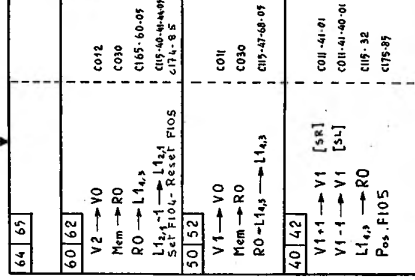
F104 OF	F105 FZ
0	0
0	1
1	0
1	1

Impossible
No possible
Impossible
No possible

Operazione terminata in condizione soppressione zero.
Operation ended in zero suppression condition.
Operazione terminata in condizione di soppressione zero.
Operation ended in NO zero suppression condition.

GENERAL ELECTRIC		SEQUENZA : EDT EDT SEQUENCE	
UCC 460		140231300	
140231300		34 m 32	

S.T.

Ricerca avanti
Search Right } SRRicerca indietro
Search Left } SLSR-SL
Dalla Fase Alfa
From Alpha Phase(FO : L1)
(SH : 1)

L12 = 1

R0 = 0

YES

NO

YES

NO

EA

Alla Riserva dell'indirizzo
To the reservation of address
(SH : 10)

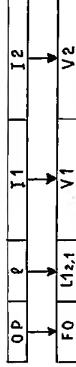
- NOTE -

F104 OF	F105 NZ	
0	0	Impossible No Possible
0	1	Impossible No Possible
1	0	Ricerca esito negativo Search Failed
1	1	Ricerca esito positivo Search Found

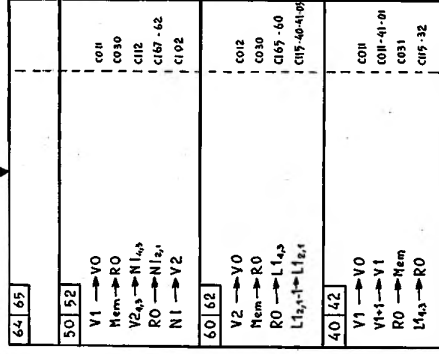
DATE	1972.5	25-7-77
COMP		
PROG		
TECH	701	
PROG		
SEQUENCE : SR-SL		
SR-SL SEQUENCES		
GENERAL ELECTRIC		
140231300		
UCE 460		
140231300		
140231300		

S.T.

Trascodifica } TR
Transcode }



TR Dalla Fase Alfa
From Alpha Phase $(EO:4)$



NO
L132,1-4

YES

EO | E3

Alla Fase Alfa $(EO:4)$
To Alpha Phase

Note

Note: L'indirizzo del campo 2 deve essere multiplo di 256.

Note: Address of 2 field must be multiple of 256.

DATA	08/05/85	25.2.17																											
ORA																													
GENERAL	SELECTOR																												
SEQ-ZAC	535																												
USE	Praganda																												
SEQUENZA TR TR SEQUENCE										UCR 460										N° 140231300									
																				Pg. 35									

sottosistema UC

CPU subsystem

EVOLUZIONE SCHEMI U.E.
F.C.O. DRAWING STATUS LOG

CODICE

Nº SERIE

CODE

SERIAL No

SIGLA 55 CPU115/3
NAME 51 CPU130

DISTINTA SCHEMI
DRAWING LIST

P

[illegible]

DATA DI ESECUZ. O.M. INSTALL. DATE F.C.O.	
O.M. F.C.O. No.	
N° SCHEMA DRAWING No.	

10/1968	4.041.0.615.0
---------	---------------

S.T.

GENERAL ELECTRIC				UCB 460 TIMING CHART			
1 st APPLIC.				GE 130			
CONT. SU. PD.				PD.			
INDICE - INDEX							
AB	Addizione binaria - Stati {64+65; 60+62; 50+52; 40+42}						
AD	Addizione decimale - Stati {64+65; 60+62; 50+52; 40+42}						
AMR	Somma tra memoria e registro - Stati {64+65; 60+62; 50+52; 40+42}						
AP	Addizione impaccata - Stati {64+65; 60+62; 50+52; 40+42; 22; 26; A6+A7; A4+A5; A0+A1}						
CNC	Confronto alfanumerico - Stati {64+65; 60+62; 50+52; 40+42}						
CNI	Confronto costante con memoria - Stati {64+65; 60+62; 50+52; 40+42}						
CIP	Confronto decimale - Stati {64+65; 60+62; 50+52; 40+42}						
CNG	Confronto - Stati {64+65; 60+62; 50+52; 40+42}						
CNR	Confronto tra memoria e registro - Stati {64+65; 60+62; 50+52; 40+42}						
DP	Divisione decimale - Stati {64+65; 60+62; 50+52; 40+42}						
EDT	Editing - Stati {64+65; 50+52; 60+62; 40+42}						
REV. 19/1/75							
CONTR. SU. PD. 2				PD. 1			

Cod. 200128 T

S.T.

GENERAL ELECTRIC				UCB 460 TIMING CHART			
1 st APPLIC.				GE 130			
CONT. SU. PD.				PD.			
ENS	Abilita lo "step by step" - Stato {64+65}						
HLT	Enable "single stop" - Status {64+65}						
INS	Halt system operation - Status {64+65}						
JC	Inhibit "single stop" - Stato {64+65}						
JIE	Salto su condizione - Stato {64+65}						
JIT	Salto su errore interno - Stato {64+65}						
JS1	Salto con riserva - Stati {64+65; EA; EB}						
JS2	Salto su chiave 1 - Stato {64+65}						
LA	Salto su chiave 2 - Stato {64+65}						
LOFF	Carica registro - Stati {64+65; EA; EB}						
LOLL	Spegni "operator call" - Stato {64+65}						
LON	Turn alert light off - Status {64+65}						
LPSE	Isruzione diagnostica - Stato {64+65}						
	Accendi "operator call" - Stato {64+65}						
	Turn alert light on - Status {64+65}						
	Caricamento registro stato di programma - Stati {64+65; C2; C3; C0; C1}						
	Load program status register - Status {64+65}						
REV. 19/1/75							
CONTR. SU. PD. 3				PD. 2			

Cod. 200128 T

S.T.

GENERAL ELECTRIC		UCB 460 TIMING CHART		1 st APPLIC.		GE 130		CONT. SU. PD.		PD.	
COMP.	ENTR.	APP.	SEC.	LOC.	UNIT	SEC.	LOC.	SEC.	LOC.	SEC.	LOC.
COMP.	ENTR.	APP.	SEC.	LOC.	UNIT	SEC.	LOC.	SEC.	LOC.	SEC.	LOC.
LR	{	Carico registro - Stati	{	64*65; 60*62; 40*42							
	{	Load register - Status	{	64*65; 60*62; 40*42							
	{	Moltiplicazione decimale	{	64*65; 60*62; 40*42							
MP	{	Move preparatoria - Stati	{	64*65; 60*62; 40*42							
	{	Preliminary phase - Status	{	64*65; 60*62; 40*42							
	{	Fase esecutiva - Stati	{	64*65; 60*62; 40*42							
	{	Executive phase - Status	{	64*65; 60*62; 40*42							
MVC	{	Trasferimento alfanumerico - Stati	{	64*65; 60*62; 40*42							
	{	Move complete octets - Status	{	64*65; 60*62; 40*42							
MVI	{	Trasferimento immediato - Stati	{	64*65; 60*62; 40*42							
	{	Move immediate to store - Status	{	64*65; 60*62; 40*42							
MVP	{	Trasferimento decimale - Stati	{	64*65; 60*62; 40*42							
	{	Move packed - Status	{	64*65; 60*62; 40*42							
MVQ	{	Trasferimento - Stati	{	64*65; 60*62; 40*42							
	{	Move right quarters - Status	{	64*65; 60*62; 40*42							
MC	{	And memoria-memoria - Stati	{	64*65; 60*62; 40*42							
	{	And on characters - Status	{	64*65; 60*62; 40*42							
NI	{	And immediato - Stati	{	64*65; 60*62; 40*42							
	{	And immediato - Status	{	64*65; 60*62; 40*42							
NOF2	{	Nessuna operazione - Stato	{	64*65							
OC	{	Or memoria-memoria - Stati	{	64*65; 60*62; 40*42							
	{	Or on characters - Status	{	64*65; 60*62; 40*42							
OI	{	Or immediato - Stati	{	64*65; 60*62; 40*42							
	{	Or immediato - Status	{	64*65; 60*62; 40*42							

REVISION

Cod. 386128 F

S.T.

GENERAL ELECTRIC			UCB 460 TIMING CHART			1 st APPLIC.			GE 130			CONT. SU. PD.			PD.		
COMP.			ENTR.			APP.			SEC.			LOC.			UNIT		
ENTR.			APP.			SEC.			LOC.			UNIT			SEC.		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I			PER I		
PER I			PER I			PER I			PER I			PER I					

REVISION

Cod. 386128 F

GENERAL ELECTRIC		USE 460 TIMING CHART		CONF. SU PD. PD.	
M. APPLIC.		GE 130		CONF. SU PD. PD.	
STR	Transferisci registro in memoria - Stati {64+65;60+62;40+42				pag. - Sh. 37-40
	Store register - Status				"
TM	Test immediato - Stati {64+65;60+62;50+52;40+42				" 44-44
TR	Test under mask - Status				"
	Trascodifica - Stati {64+65;50+52;60+62;40+42				" 456-453
	Transcode - Status				"
UPK	Espansione di campi non segnati - Stati {64+65;60+63;50+53;40+43				" 435-439
	Unpack octets into right quartets - Status				"
UPKS	Unpack octets into right quartets - Status {64+65;60+63;40+43				" 428-434
	Unpack with sign - Status {64+65;60+63;40+43				" 444-447
XC	Or esclusivo memoria-memoria - Stati {64+65;60+62;50+52;40+42				"
	Exclusive or on characters - Status				" 44-44
XI	Or esclusivo immediato - Stati {64+65;60+62;50+52;40+42				" 9-16
	Exclusive or immediate - Status				" 22-26
	Phase Alfa - Stati {E2+E3;E0;E4;E6;E5;E7;ED+EC;BF+EE				" 48-24
	Alpha Phase - Status				" 47
	Interruzione - Stati {F0;D2;D3;D0;D1				
	Interruption - Status				
	Forzaggio - Stati {03				
	Forcing - Status				
	Visualizzazione - Stati {00				
	Display - Status				
CONF. SU PD. 6 PD. 5		440244370		CONF. SU PD. 6 PD. 5	

GENERAL ELECTRIC	UCS 460 TIMING CHART	CONT. SU PG. NO.
"1" APPLIC.	GE 130	PG.

NOTE

- La sesta lettera che compare come desinenza ai segnali riportati nella colonna "Equazione", indica il livello logico a cui si porta quel certo segnale allorchè la macchina opera in quello stato e con la funzione e l' eventuale condizione indicata.

Precisamente: la sesta lettera a "1" indica il livello di tensione +3V nominali
 La sesta lettera a "0" indica il livello di tensione 0V nominali

Es.: CI1511 = DE1440, indica che il comando CI151 andrà a livello logico "1" (+3V.) quando la chiamata DE14A andrà a livello logico "0" (0V.)

- Se accanto al comando appare il nome di un secondo segnale, (in questo caso sarà scritto fra parentesi tonda), si vuol indicare che su quel particolare comando ci sono degli or parziali di chiamata anche prima dell'ultimo livello di generazione.

Pertanto il segnale riportato fra parentesi indica proprio la chiamata attivata sull'OR parziale al penultimo livello.

Es.: CI3311 = CD06A0 (DE09A0), indica che il comando CI331 va a livello logico 1 (+3V.) quando l' OR parziale CD06A va a livello logico 0 (0V.); ma per ottenere l'andata a zero di CD06A è necessario che il segnale DE09A vada a zero.

- Nel caso in cui un certo comando dipenda oltre che dal codice di stato e dal codice di funzione anche da alcune condizioni particolari, queste ultime vengono riportate in forma simbolica nella riga successiva a quella in cui viene descritto il comando e racchiuse entro parentesi graffe.

GENERAL ELECTRIC		UCE 460 TIMING CHART			
1 st APPLIC. GE 130		CONT. SU. PG. PD.			
<p>- Nello spazio riportato in fondo al foglio, contraddistinto con l'indicazione "Allo stato" vengono riportati gli stati a cui si giunge dopo l'esecuzione dello stato in esame. Di fianco è riportata l'eventuale condizione che per mette tale passaggio.</p>					
<p>CONF. A: 140241370</p> <p>CONF. SU. PG. 8 PD. 7</p>					

GENERAL ELECTRIC		UCE 460 TIMING CHART			
1 st APPLIC. GE 130		CONT. SU. PG. PD.			
<p>NOTES</p> <p>- The sixth letter which shows as a termination to the signals given in the column "Equation", indicates the logic level to which that signal is brought when the machine works in that specific status and with the function and the possible given condition. Precisely: the sixth letter at "1" indicates the voltage level +3V the sixth letter at "0" indicates the voltage level OV.</p> <p>E.g. : CI1511 = DE1440 , indicates that the command CI151 will go to logic level "1" (+3V) when the call DE144 will go to logic level "0" (OV).</p> <p>- If near the command, the name of a second signal shows, (in this case it will be written in parentheses), it means that on that particular command there are some partial OR's also previous to the last level of generation.</p> <p>E.g. : CI3311 = CDO6A0 (DE09A0), indicates that the command CI331 goes to logic level "1" (+3V) when the partial OR CDO6A goes to logic level "0" (OV); but to obtain the going to zero of CDO6A it is necessary that the signal DE09A go to zero.</p> <p>- When a certain commands depends from the status code and from the function code and also from some special conditions, these last ones are given in symbolic form between braces on the line following the one on which the command is described.</p> <p>- In the space at the bottom of the page, marked with the indication "At the status" there are the conditions reached after the performance of the status under exam. Besides there is the possible condition that allows such a passage.</p>					
<p>CONF. A: 140241370</p> <p>CONF. SU. PG. 9 PD. 8</p>					

ISTRUZIONE - INSTRUCTION		FASE ALFA - ALPHA PHASE		FASE - PHASE	
DA - FROM		E2 - E3		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VDC
T010	C010	C01011 = DI18B0	208-2	F2515	PO → NO
T010	C041	C04111 = CB14A0 (DI12A0)	200-1	H2014	(CONTA DA 00 COUNT FROM 00)
T025	C030	C03011 = CB07A0 (DI12A0)	180-1	H3515	MEM → RO
T040	C002	C00211 = CB05A0 (DI18B0)	207-1	H3614	NI → V2
T070	CI67	CI6711 = CD14A0 (DI12A0)	190-7	H2401	RO1 → NI1
T070	CI62	CI6211 = CD14A0 (DI12A0)	213-6	H3212	RO2 → NI2
T080	CI89	CI8911 = EC51A0 (ARO=HLT)+ASIN(ATOC+ADTR)	182-4	F2703	Set ALTO
T105	CI08	CI0811 = DI18A0	207-3	G3606	NI21 → FO
T106	CI80	CI8011 = DI18B0	204-3	D1302	Reset FIO0
T106	CI81	CI81A0 = EC73A0	204-9	D1314	Reset FIO1
T106	CI82	CI8211 = EC50A0 (ARO = FER)	202-7	C1215	Reset FIO2
T106	CI83	CI8311 = DI18B0	204-7	C1315	Reset FIO3
T106	CU04	CU04A0 = EC53A0 (RINT - FA06)	219-7	B0414	Set S004
T106	CU10	CU10A0 = DI18B0	221-7	B0314	Reset S000
T106	CU11	CU11A0 = CM07A0 (DI18A0)	223-2	D1116	Reset S001
ALLO STATO		FO 1111100000 (RINT-FA06)	CONDIZ - CONDIT.		
TO THE STATE		EO 1111100000 (RINT-FA06)			
REV	2	Verifica			
GENERAL ELECTRIC		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1			
TIMING CHART FORMAT		UCE 460			
N° 140241372					
cent. su to. 40					fo. 9

ISTRUZIONE - INSTRUCTION		FASE ALFA - ALPHA PHASE		FASE - PHASE	
DA - FROM		E2 - E3		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VDC
T010	C012	C01211 = CB06A0 (DI17A0)	205-1	H3715	V2 → NO
T010	C041	C04111 = CB14A0 (DI12A0)	200-1	H2014	(CONTA DA 00 COUNT FROM 00)
T025	C030	C03011 = CB07A0 (DI12A0)	180-1	H3515	MEM → RO
T040	C000	C00011 = CB00A0 (DI17A0)	205-3	H3702	NI → PO
T050					NO → BO
T070	CI67	CI6711 = CD14A0 (DI12A0)	190-7	H2401	RO1 → NI1
T070	CI62	CI6211 = CD14A0 (DI12A0)	213-6	H3212	RO2 → NI2
T080	CI39	CI3911 = DI17A0	183-6	F2905	RES AVER
T105	CI05	CI0511 = CD01A0 (DI17A0)	183-1	F2915	NI → L1
T106	CU02	CU02A0 = DI17A0	220-4	B0615	Set S002
T106	CU17	CU17A0 = DE50A0 (F006 + F007)	220-2	B0616	Reset S007
ALLO STATO		E4 1111001000 (F006 + F007)	CONDIZ - CONDIT.		
TO THE STATE		64+65 0110010000 (F006 + F007)			
REV	2	Verifica			
GENERAL ELECTRIC		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1			
TIMING CHART FORMAT		UCE 460			
N° 140241370					
cent. su to. 41					fo. 10

ISTRUZIONE - INSTRUCTION		FASE ALFA - ALPHA PHASE		1 1 1 0 0 1 0 1		FASE-PHASE	
DA - FROM E5		E5					
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VDC	Evento - Comment	
T010	C010	C01011 = CB19AO (DI60AO)	208-2	F2515		PO → NO	
T010	C041	C04111 = CB14AO (DI60AO)	200-1	H2014		CONTA DA OO COUNT FROM OO	
T025	C030	C03011 = CB07AO (DI12AO)	180-1	H3515		MEM → RO	
T040	C000	C00011 = CB00AO (DI60AO)	205-3	H3702		NI → PO	
T050						NO → BO	
T070	CI67	CI6711 = CD14AO (DI12AO)	190-7	H2401		RO1 → NI1	
T070	CI62	CI6211 = CD14AO (DI12AO)	213-6	H3212		RO2 → NI2	
T070	CI65	CI6511 = CD13AO (DI12AO)	182-3	F2702		RO1 → NI3	
T070	CI60	CI6011 = EC54AO { RO07 }	197-1	F2615		RO2 → NI4	
T105	CI02	CI0211 = DI60AO	182-1	F2715		NI → V2	
T106	CI06	CI0611 = DI19AO	184-1	F3015		NI21 → L2	
T106	CU01	CU01AO = CM02AO (DI60AO)	219-2	B0416		Set S001	
ALLO STATO TO THE STATE		E7 1 1 1 0 0 1 1 1		CONDIZ.-CONDIT.			
S.T.							
REV							
COMP. EMISS.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1		UCB 460			
OPPR. <i>for</i>		Padd.					
GENERAL ELECTRIC		SFS		N° 140 24 1370			
loc. PREGNANA				cont. suto. 14 to 13			

ISTRUZIONE - INSTRUCTION		FASE ALFA - ALPHA PHASE		1 1 1 0 0 1 1 1		FASE-PHASE	
DA - FROM E5		E7					
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VDC	Evento - Comment	
T010	C010	C01011 = CB19AO (DI60AO)	208-2	F2515		PO → NO	
T010	C041	C04111 = CB14AO (DI60AO)	200-1	H2014		CONTA DA OO COUNT FROM OO	
T025	C030	C03011 = CB07AO (DI12AO)	180-1	H3515		MEM → RO	
T030	CI12	CI1211 = DI20AO	187-1	F3215		V2 → NO	
T040	C000	C00011 = CB00AO (DI60AO)	205-3	H3702		NI → PO	
T050						NO → BO	
T070	CI67	CI6711 = CD14AO (DI12AO)	190-7	H2401		RO1 → NI1	
T070	CI62	CI6211 = CD14AO (DI12AO)	213-6	H3212		RO2 → NI2	
T080	CI38	CI3811 = DE51AO { PO01 }	211-8	H3004		SET AVER ALTO	
T105	CI02	CI0211 = DI60AO	182-1	F2715		NI → V2	
T106	CU00	CU00AO = CM00AO (DI20AO)	218-7	B0514		Set S000	
T106	CU03	CU03AO = CM05AO (EC56AO)	219-4	B0415		Set S003	
T106	CU10	CU10AO = DI64AO	221-7	B0314		Reset S000	
T106	CU17	CU17AO = EC57AO { L207 }	220-2	B0616		Reset S007	
ALLO STATO TO THE STATE		64+65 0 1 1 0 0 1 0 0 {L207} BD+BC 1 1 1 0 0 1 1 0 0 {L207}		CONDIZ.-CONDIT.			
S.T.							
REV							
COMP. EMISS.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1		UCB 460			
OPPR. <i>for</i>		Padd.					
GENERAL ELECTRIC		SFS		N° 140 24 1370			
loc. PREGNANA				cont. suto. 15 to 14			

ISTRUZIONE - INSTRUCTION		VISUALIZZAZIONE - DISPLAY				FASE-PHASE	
DA - FROM		OO		00000000			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment	
TO10	CO10	CO1011 = EC96AO {(AF32+AF42)}	208-2	F2515	PO	→NO	
TO10	CO11	CO1111 = EC95AO {(AF31+AF41+AF51)}	206-7	H3301	VI	→NO	
TO10	CO12	CO1211 = EC93AO {(AF50)}	205-1	H3715	V2	→NO	
TO10	CO13	CO1311 = EC91AO {(AF30)}	205-4	H3703	V3	→NO	
TO10	CO14	CO1411 = EC90AO {(AF10)}	208-4	F2514	V4	→NO	
TO30	CI15	CI1511 = EC97AO {(AF20+AF40)}	188-1	F3315	L1	→NO	
TO30	CI17	CI1711 = EC94AO {(AF20)}	223-5	D1104	L3	→NO	
TO30	CI21	CI2111 = EC92AO {(AF40)}	191-5	F2404	RI	→NO43	
TO30	CI16	CI1611 = EC92AO {(AF40)}	189-1	F3415	L2	→NO21	
TO50		TRASFERISCE NO IN BO SE MANCA CI33 IF CI33 IS ABSENT TRANSFER NO →BO			NO	→BO	
TO50	CI33	CI3311 = EC98AO {(AF20+AF21+AF40)}	185-7	H2701	NO21	→RO	
TO60	CU07	CU07AO = CM03AO (DI53AO)	221-4	B0315	Set	SC07	
						CONDIZ.-CONDIT.	
ALLO STATO TO THE STATE							
<div> <div>comp.</div> <div>emiss.</div> <div>app.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div>							
GENERAL ELECTRIC		SPS		N° 140241370			
loc. PREGNANA				cont. sufo. 4B		to. 47	

ISTRUZIONE - INSTRUCTION		FORZAGGIO - FORGING				FASE-PHASE	
DA - FROM		O8		00001000			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment	
TO10	CO11	CO1111 = CB01AO (EC69AO); {(AF41)}	206-7	H3301	VI	→NO	
TO10	CO11	CO1111 = EC70AO {(AF51)}	206-7	H3301	VI	→NO	
TO10	CO41	CO4111 = DI57BO	200-1	H2014		{CONTA DA OO {COUNT FROM OO	
TO25	CO30	CO3011 = EC70AO {(AF51)}	180-1	H3515	MEM	→RO	
TO25	CO31	CO3111 = EC69AO {(AF41)}	207-4	H3601	RO	→MEM	
TO30	CI20	CI2011 = DI57BO	190-8	H2404		{CHIAVI IN NO {KEYS IN NO	
TO40	CO01	CO0111 = CB01AO (EC69AO); {(AF41)}	206-3	H3313	NI	→VI	
TO40	CO01	CO0111 = EC70AO {(AF51)}	206-3	H3313	NI	→VI	
TO50	CO48	CO4811 = EC71AO {(AF52)}	211-3	H3013	Set	URPE E URPU	
TO50		TRASFERISCE NO →BO SE MAN CA CI32 O CI33 IF CI32 OR CI33 ARE ABSENT STORE NO →BO			NO	→BO	
TO50	CI33	CI3311 = EC69AO {(AF41)}	185-7	H2701	NO21	→RO	
TO50	CI33	CI3311 = EC80AO {(AF43)}	185-7	H2701	NO21	→RO	
TO65	CO49	CO4911 = EC79AO {(AF52+RO07)}	212-2	H2915	RES	URPE E URPU	
TO70	CI62	CI6211 = CD14AO (EC70AO); {(AF51)}	213-6	H3212	RO2	→NI2	
						CONDIZ.-CONDIT.	
ALLO STATO TO THE STATE							
<div> <div>comp.</div> <div>emiss.</div> <div>app.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div>							
GENERAL ELECTRIC		SPS		N° 140241370			
loc. PREGNANA				cont. sufo. 4B		to. 48	

ISTRUZIONE - INSTRUCTION		FORZAGGIO - FORGING		%	
DA - FROM		08		0 0 0 0 1 0 0 0	
				FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	Evento - Comment
T070	CI67	CI6711 = CD14AO (EC70AO); {AF51}	190-7	H2401	RO1 → NI1
TI05	CI04	CI0411 = EC81AO {AF10}	180-4	H3503	NI → V4
TI05	CI02	CI0211 = EC85AO {AF50}	182-1	F2715	NI → V2
TI05	CI05	CI0511 = EC86AO {AF21}	183-1	F2915	NI → L1
TI05	CI05	CI0511 = EC70AO {AF51}	183-1	F2915	NI → L1
TI05	CI01	CI0111 = EC87AO {AF31}	181-1	H2315	NI → V1
TI05	CI00	CI0011 = EC88AO {AF42}	180-3	H3502	NI → PO
TI05	CI08	CI0811 = EC89AO {AF53}	207-3	G3606	NI21 → PO
TI06	CI07	CI0711 = EC82AO {AF20}	180-5	H3501	NI → L3
TI06	CI03	CI0311 = EC83AO {AF30}	211-6	H3016	NI → V3
TI06	CI06	CI0611 = EC84AO {AF40}	184-1	F3015	NI21 → L2
TI06	CI09	CI0911 = EC84AO {AF40}	205-2	H3704	NI43 → RI
TI06	CI70	CI70AO = EC71AO {AF52}	201-2	B0716	Set FIO0
TI06	CI71	CI71AO = EC71AO {AF52}	202-9	D1214	Set FIO1
TI06	CI72	CI7211 = EC71AO {AF52}	201-5	B0704	Set FIO2
ALLO STATO TO THE STATE					CONDIZ.-CONDIT.
<div> <div>COMP.</div> <div>PRIMA</div> <div>OPPT. <i>Pin</i></div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCB 460</div> </div> <div> <div>GENERAL ELECTRIC</div> <div>SPS</div> <div>PREGNANA</div> </div> <div> <div>N° 140341370</div> <div>cont. sufo. 20 fo. 19</div> </div>					

ISTRUZIONE - INSTRUCTION		FORZAGGIO - FORGING		%	
DA - FROM		08		0 0 0 0 1 0 0 0	
				FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	Evento - Comment
TI06	CI73	CI73AO = EC71AO {AF52}	203-9	D1414	Set FIO3
TI06	CI74	CI74AO = CD17AO (EC71AO); {AF52}	201-4	B0715	Set FIO4
TI06	CI75	CI75AO = CD17AO (EC71AO); {AF52}	201-7	B0714	Set FIO5
TI06	CI76	CI7611 = EC71AO {AF52}	202-3	D1202	Set FIO6
TI06	CI80	CI8011 = EC72AO {AF52-RO00}	204-3	D1302	Reset FIO0
TI06	CI81	CI81AO = EC73AO {AF52-RO01}	204-9	D1314	Reset FIO1
TI06	CI82	CI8211 = EC74AO {AF52-RO02}	202-7	C1215	Reset FIO2
TI06	CI83	CI8311 = EC75AO {AF52-RO03}	204-7	C1315	Reset FIO3
TI06	CI84	CI84AO = EC76AO {AF52-RO04}	218-2	B0516	Reset FIO4
TI06	CI85	CI85AO = EC77AO {AF52-RO05}	218-4	B0515	Reset FIO5
TI06	CI86	CI8611 = EC78AO {AF52-RO06}	202-2	D1205	Reset FIO6
TI06	CU00	CU00AO = DI57B0	218-7	B0514	Set S000
TI06	CU01	CU01AO = CM02AO (DI57B0)	219-2	B0416	Set S001
TI06	CU02	CU02AO = DI57B0	220-4	B0615	Set S002
TI06	CU03	CU03AO = CM04AO (DI57B0)	219-4	B0415	Set S003
TI06	CU04	CU04AO = CM04AO (DI57B0)	219-7	B0414	Set S004
TI06	CU05	CU05AO = DI57AO	221-2	B0316	Set S005
TI06	CU06	CU06AO = DI57AO	222-9	D0914	Set S006
TI06	CU07	CU07AO = CM03AO (DI57AO)	221-4	B0315	Set S007
ALLO STATO TO THE STATE					CONDIZ.-CONDIT.
<div> <div>COMP.</div> <div>PRIMA</div> <div>OPPT. <i>Pin</i></div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCB 460</div> </div> <div> <div>GENERAL ELECTRIC</div> <div>SPS</div> <div>PREGNANA</div> </div> <div> <div>N° 140341370</div> <div>cont. sufo. 21 fo. 20</div> </div>					

ISTRUZIONE - INSTRUCTION		FORZAGGIO - FORCING									
DA - FROM		O8		00001000		FASE-PHASE					
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Locat.	Pin Mac Locat.	VU	Evento - Comment				
TI06	CU10	CU10A0 = EC61A0 {R006}		221-7	B0314		Reset S000				
TI06	CU11	CU11A0 = EC62A0 {R007}		223-2	D1116		Reset S001				
TI06	CU12	CU12A0 = EC63A0 {R002}		224-9	D1014		Reset S002				
TI06	CU13	CU13A0 = CM08A0 (EC64A0); {R003}		223-4	D1115		Reset S003				
TI06	CU14	CU14A0 = EC65A0 {R004}		223-7	D1114		Reset S004				
TI06	CU15	CU15A0 = EC66A0 {R005}		220-7	B0614		Reset S005				
TI06	CU16	CU1611 = EC67A0 {R008}		222-3	D0902		Reset S006				
TI06	CU17	CU17A0 = EC68A0 {R007}		220-2	B0616		Reset S007				
ALLO STATO TO THE STATE		00 00000000					CONDIZ.-CONDIT.				
REV											
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
emiss.		TIMING CHART FORMAT 1 UCE 460									
app. <i>me</i>		Fappl.									
GENERAL ELECTRIC		N° 140241370									
ser.-sec. SPS		cont. su to. 22 fo. 21									
loc. PREGNANA											

ISTRUZIONE - INSTRUCTION		INTERRUZIONE - INTERRUPTION									
DA - FROM		E2 + E3		FO		11110000		FASE-PHASE			
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Locat.	Pin Mac Locat.	VU	Evento - Comment				
T030	CI19	CI1911 = DI36A0		185-3	H2713		FORZA IN NO43				
	CO91	CO9111 = DI36A0		209-4	H3101		STORAGE IN NO43				
	CO90	CO9011 = CB16A0 (DI36A0)		211-7	H3001		1 → NO01 O 09				
T050	CI01	CI0111 = DI36A0		181-1	H2315		1 → NO00 O 08				
TI06	CU01	CU01A0 = CM02A0 (D136B0)		219-2	B0416		NO → B0				
TI06	CU15	CU15A0 = DI36B0		220-7	B0614		NI → V1				
							Set S001				
							Reset S005				
ALLO STATO TO THE STATE		D2 11010010					CONDIZ.-CONDIT.				
REV											
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
emiss.		TIMING CHART FORMAT 1 UCE 460									
app. <i>me</i>		Fappl.									
GENERAL ELECTRIC		N° 140341370									
ser.-sec. SPS		cont. su to. 23 fo. 21									
loc. PREGNANA											

ISTRUZIONE - INSTRUCTION			INTERRUZIONE - INTERRUPTION			FASE-PHASE		
DA - FROM			FO			D2		
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VUC	Evento - Comment		
TO10	CO11	CO1111 = CB01AO (DI15AO)	206-7	H3301	VI	NO		
TO10	CO41	CO4111 = CB14AO (DI15AO)	200-1	H2014		CONTA DA OO		
						COUNT FROM OO		
TO25	CO31	CO3111 = CB09AO (DI61AO)	207-4	H3601	RO	MEM		
TO30	CI19	CI1911 = DI79AO	185-3	H2713		FORZA IN NO43		
						STORAGE IN NO43		
	CO90	CO9011 = EC07AO	211-7	H3001	1	NO00 O 08		
	CO94	CO9411 = EC06AO	213-4	H3214	1	NO04 O 12		
	CO95	CO9511 = EC03AO	206-6	H3616	1	NO05 O 13		
TO40	CO01	CO0111 = CB01AO (DI15AO)	206-3	H3313	NI	VI		
TO50	CI32	CI3211 = DI75AO	192-1	H3815	NO43	RO		
TI06	CU00	CU00AO = CM00AO (DI93AO)	218-7	B0514		Set S000		
<div> <div> D3 1 1 0 1 0 0 1 1 </div> <div>CONDIZ.-CONDIT.</div> </div>								
<div> <div> ALLO STATO TO THE STATE </div> <div> </div> </div>								
<div> <div> comp. <i>MC</i> emiss. oppl. <i>MC</i> Faspl. </div> <div> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460 </div> </div>								
<div> <div> GENERAL ELECTRIC GENERAL ELECTRIC COMPANY ITALIA S.p.A. </div> <div> S22-SEC. SPS loc. FREGNANA </div> </div>								
<div> <div> N° 140344370 cont. sufo. 24 fo. 23 </div> </div>								

ISTRUZIONE - INSTRUCTION			INTERRUZIONE - INTERRUPTION			FASE-PHASE		
DA - FROM			D2			D3		
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VUC	Evento - Comment		
TO10	CO11	CO1111 = CB01AO (DI15AO)	206-7	H3301	VI	NO		
TO10	CO41	CO4111 = CB14AO (DI15AO)	200-1	H2014		CONTA DA OO		
						COUNT FROM OO		
	CO90	CO9011 = EC07AO	211-7	H3001	1	NO00 O 08		
	CO94	CO9411 = EC06AO	213-4	H3214	1	NO04 O 12		
	CO95	CO9511 = EC03AO	206-6	H3616	1	NO05 O 13		
TO25	CO31	CO3111 = CB09AO (DI61AO)	207-4	H3601	RO	MEM		
TO40	CO01	CO0111 = CB01AO (DI15AO)	206-3	H3313	NI	VI		
TO50	CI33	CI3311 = CDD6AO (DI74AO)	185-7	H2701	NO21	RO		
TI06	CU00	CU00AO = CM00AO (DI93AO)	218-7	B0514		Set S000		
TI06	CU01	CU01AO = CM02AO (DI94AO)	219-2	B0416		Set S001		
TI06	CU10	CU10AO = DI98AO	221-7	B0314		Reset S000		
TI06	CU11	CU11AO = CM07AO (DI95AO)	223-2	D1116		Reset S001		
<div> <div> DO 1 1 1 0 1 0 0 0 </div> <div>CONDIZ.-CONDIT.</div> </div>								
<div> <div> ALLO STATO TO THE STATE </div> <div> </div> </div>								
<div> <div> comp. <i>MC</i> emiss. oppl. <i>MC</i> Faspl. </div> <div> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460 </div> </div>								
<div> <div> GENERAL ELECTRIC GENERAL ELECTRIC COMPANY ITALIA S.p.A. </div> <div> S22-SEC. SPS loc. FREGNANA </div> </div>								
<div> <div> N° 140344370 cont. sufo. 35 fo. 24 </div> </div>								

ISTRUZIONE - INSTRUCTION			INTERRUZIONE - INTERRUPTION			
DA - FROM		D3	DO		1 1 0 1 0 0 0 0	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOL	Evento - Comment
TO10	CO11	CO1111 = CB01AO (DI15AO)	206-7	H3301	VI → NO	
TO10	CO41	CO4111 = CB14AO (DI15AO)	200-1	H2014	CONTA DA OO	
	CO90	CO9011 = EC07AO	211-7	H3001	COUNT FROM OO	
	CO94	CO9411 = EC06AO	213-4	H3214	1 → NO04 O 12	
	CO95	CO9511 = EC03AO	206-6	H3616	1 → NO05 O 13	
TO25	CO31	CO3111 = CB09AO (DI61AO)	207-4	H3601	RO → MEM	
TO30	CI10	CI1011 = DI78AO	185-8	H2704	FO → NO	
TO40	CO01	CO0111 = CB01AO (DI15AO)	206-3	H3313	NI → VI	
TO50	CI32	CI3211 = DI75AO	192-1	H3815	NO43 → RO	
TI06	CU00	CU00AO = CM00AO (DI93AO)	218-7	B0514	Set S000	
<div>ALLO STATO TO THE STATE</div> <div>D1 1 1 0 1 0 0 0 1</div> <div>CONDIZ.-CONDIT.</div>						
<div>REV</div> <div>COMP. omis. SPS</div> <div>diagramma di temporizzazione TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> <div>GENERAL ELECTRIC PREGNANA</div> <div>N° 140241370</div> <div>cent. su. 26 to 25</div>						

ISTRUZIONE - INSTRUCTION			INTERRUZIONE - INTERRUPTION			
DA - FROM		DO	D1		1 1 0 1 0 0 0 1	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOL	Evento - Comment
TO10	CO11	CO1111 = CB01AO (DI15AO)	206-7	H3301	VI → NO	
TO10	CO41	CO4111 = CB14AO (DI15AO)	200-1	H2014	CONTA DA OO	
	CO90	CO9011 = EC07AO	211-7	H3001	COUNT FROM OO	
	CO94	CO9411 = EC06AO	213-4	H3214	1 → NO04 O 12	
	CO95	CO9511 = EC03AO	206-6	H3616	1 → NO05 O 13	
TO25	CO31	CO3111 = CB09AO (DI61AO)	207-4	H3601	RO → MEM	
TO30	CI10	CI1011 = DI78AO	185-8	H2704	FO → NO	
TO40	CO01	CO0111 = CB01AO (DI15AO)	206-3	H3313	NI → VI	
TO50	CI33	CI3311 = CB06AO (DI74AO)	185-7	H2701	NO21 → RO	
TI06	CU10	CU10AO = DI98AO	221-7	B0314	Reset S000	
TI06	CU01	CU01AO = CM02AO (DI94AO)	219-2	B0416	Set S001	
TI06	CU00	CU00AO = CM00AO (DI93AO)	218-7	B0514	Set S000	
TI06	CU14	CU14AO = CM09AO (DI80AO)	223-7	D1114	Reset S004	
<div>ALLO STATO TO THE STATE</div> <div>C2 1 1 0 0 0 0 1 1 0</div> <div>CONDIZ.-CONDIT.</div>						
<div>REV</div> <div>COMP. omis. SPS</div> <div>diagramma di temporizzazione TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> <div>GENERAL ELECTRIC PREGNANA</div> <div>N° 140241370</div> <div>cent. su. 27 to 26</div>						

[illegible][illegible]

ISTRUZIONE - INSTRUCTION		LPSR									
DA - FROM		C2	C3	1	1	0	0	0	1	1	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Locat.	Pin MacLocat.	VDC	Evento - Comment				
T010	C011	C01111 = CB01AO (DI15AO)		206-7	H3301		VI → NO				
T010	C041	C04111 = CB14AO (DI15AO)		200-1	H2014		CONTA DA 00 COUNT FROM 00				
	C090	C09011 = EC07AO {FA06}		211-7	H3001		1 → NO00 0 08				
	C094	C09411 = EC06AO {FA05}		213-4	H3214		1 → NO04 0 12				
	C095	C09511 = EC03AO {FA04}		206-6	H3616		1 → NO05 0 13				
T025	C030	C03011 = CB07AO (DI62AO)		180-1	H3515		MEM → RO				
T040	C001	C00111 = CB01AO (DI15AO)		206-3	H3313		NI → VI				
T050							NO → B0				
T070	CI62	CI6211 = CD14AO (DI72AO)		213-6	H3212		RO2 → NI2				
T070	CI67	CI6711 = CD14AO (DI72AO)		190-7	H2401		RO1 → NI1				
TI06	CU00	CU00AO = CM00AO (DI93AO)		218-7	B0514		Set S000				
TI06	CU01	CU01AO = CM02AO (DI94AO)		219-2	B0416		Set S001				
TI06	CU10	CU10AO = DI98AO (DI94AO)		221-7	B0314		Reset S000				
TI06	CU11	CU11AO = CM07AO (DI95AO)		223-2	D1116		Reset S001				
ALLO STATO TO THE STATE		CO 11 0 0 0 0 0 0					CONDIZ-CONDIT.				
REV											
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
smk.		TIMING CHART FORMAT 1 UCE 460									
opp. <i>mc</i>		Fappl.									
sez.-sec.		SFS									
loc.		PREGNANA									
		N° 4024 4370									
		cont. su to. 30 to. 39									

ISTRUZIONE - INSTRUCTION		LPSR									
DA - FROM		C3	C0	1	1	0	0	0	0	0	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Locat.	Pin MacLocat.	VDC	Evento - Comment				
T010	C011	C01111 = CB01AO (DI15AO)		206-7	H3301		VI → NO				
T010	C041	C04111 = CB14AO (DI15AO)		200-1	H2014		CONTA DA 00 COUNT FROM 00				
	C090	C09011 = EC07AO {FA06}		211-7	H3001		1 → NO00 0 08				
	C094	C09411 = EC06AO {FA05}		213-4	H3214		1 → NO04 0 12				
	C095	C09511 = EC03AO {FA04}		206-6	H3616		1 → NO05 0 13				
T025	C030	C03011 = CB07AO (DI62AO)		180-1	H3515		MEM → RO				
T030	CI10	CI1011 = DI78AO		185-8	H2704		PO → NO				
T040	C001	C00111 = CB01AO (DI15AO)		206-3	H3313		NI → VI				
T050							NO → B0				
T070	CI60	CI6011 = CD11AO (DI73AO)		197-1	F2615		RO2 → NI4				
T070	CI65	CI6511 = CD11AO (DI73AO)		182-3	F2702		RO1 → NI3				
TI06	CI00	CI0011 = DI76AO		180-3	H3502		NI → PO				
TI06	CU00	CU00AO = CM00AO (DI93AO)		218-7	B0514		Set S000				
ALLO STATO TO THE STATE		C1 11 0 0 0 0 0 1					CONDIZ-CONDIT.				
REV											
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
smk.		TIMING CHART FORMAT 1 UCE 460									
opp. <i>mc</i>		Fappl.									
sez.-sec.		SFS									
loc.		PREGNANA									
		N° 4024 4370									
		cont. su to. 31 to. 30									

ISTRUZIONE - INSTRUCTION				JRT			
DA - FROM FASE - PHASE				64 - 65			
				0	1	0	1
				0	1	0	1
				X	FASE - PHASE		
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment	
TO10	CO10	CO1011 = CB19AO	208-2	F2515		PO	→ NO
TO30	CI12	CI1211 = DE00AO	187-1	F3215		V2	→ NO
TO40	CO01	CO0111 = DE00AO	206-3	H3313		NI	→ VI
TO50						NO	→ BO
TO65	CO49	CO4911 = DIO6AO	212-2	H2915		RES URPE E URPU	
TI05	CI00	CI0011 = EGO1AO	180-3	H3502		NI	→ PO
		{ AVER - JRT }					
TI06	CU10	CU10AO = DIO6AO	221-7	B0314		Reset S000	
TI06	CU12	CU12AO = DIO6AO	224-9	D1014		Reset S002	
TI06	CU01	CU01AO = CM01AO (DE00AO)	219-2	B0416		Set S001	
TI06	CU07	CU07AO = CM01AO (DE00AO)	221-4	B0315		Set S007	
TI06	CU03	CU03AO = CM05AO (DE01AO); JRT	219-4	B0415		Set S003	
ALLO STATO TO THE STATE							
EB 1 1 1 0 1 0 1 0							
CONDIZ - CONDIR							
S.T.							
comp. SPS							
TIMING CHART FORMAT 1 UCB 460							
Fappli.							
N° 140241372							
cont. su fo. 34 fo. 33							

ISTRUZIONE - INSTRUCTION				JRT - SR - SL - LA			
DA - FROM 64+65 40+42				EA			
				1	1	1	0
				1	1	1	0
				X	FASE - PHASE		
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment	
TO10	CO18	CO1811 = DA26AO	209-1	H3114		FORZ IN NO21	
		{ SR + SL + JRT }				FORCING IN NO21	
	CO97	CO9711 = CB18AO (DI11AO)	205-5	H3701		1 → NO07 0 15	
	CO96	CO9611 = CB18AO (DI11AO)	212-4	H2914		1 → NO06 0 14	
	CO95	CO9511 = CB18AO (DI11AO)	206-6	H3616		1 → NO05 0 13	
	CO94	CO9411 = DI11BO	213-4	H3214		1 → NO04 0 12	
	CO93	CO9311 = CB17AO (DI11BO)	213-2	H3215		1 → NO03 0 11	
	CO92	CO9211 = CB17AO (DI11BO)	213-5	H3216		1 → NO02 0 10	
	CO91	CO9111 = DI11BO	209-4	H3101		1 → NO01 0 09	
	CO90	CO9011 = CB16AO (DI11AO)	211-7	H3001		1 → NO00 0 08	
TO10	CO12	CO1211 = CB06AO (DA25AO)	205-1	H3715		V2 → NO	
		{ LA }					
TO10	CO40	CO4011 = CB11AO (DI11BO)	193-1	H2215		CONTA MENO	
						DECREASING COUNT	
TO10	CO41	CO4111 = CB11AO (DI11BO)	200-1	H2014		CONTA DA 00	
						COUNT FROM 00	
TO25	CO31	CO3111 = BD92AO	207-4	H3601		RO → MEM	
TO30	CI11	CI1111 = DI11BO	186-1	F1815		V1 → NO	
TO40	CO02	CO0211 = CB05AO (DI11AO)	207-1	H3614		NI → V2	
TO50	CI33	CI3311 = CD06AO (CD0610)	185-7	H2701		NO21 → RO	
TI06	CU00	CU00AO = DI11AO	218-7	B0514		Set S000	
ALLO STATO TO THE STATE							
EB 1 1 1 0 1 0 1 1							
CONDIZ - CONDIR							
S.T.							
comp. SPS							
TIMING CHART FORMAT 1 UCB 460							
Fappli.							
N° 140241370							
cont. su fo. 35 fo. 34							

ISTRUZIONE - INSTRUCTION JRT - SR - SL - LA													
DA - FROM		BA	BB	1	1	0	1	0	1	FASE-PHASE			
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin Mac. Local	VOC	Evento - Comment						
TO10	C012	C01211 = CB06AO (DA25AO)		205-1	H3715		V2 → NO						
	C097	C09711 = CB18AO (DI11AO)		205-5	H3701		1 → NO07 0 15						
	C096	C09611 = CB18AO (DI11AO)		212-4	H2914		1 → NO06 0 14						
	C095	C09511 = CB18AO (DI11AO)		206-6	H3616		1 → NO05 0 13						
	C094	C09411 = DI11BO		213-4	H3214		1 → NO04 0 12						
	C093	C09311 = CB17AO (DI11BO)		213-2	H3215		1 → NO03 0 11						
	C092	C09211 = CB17AO (DI11BO)		213-5	H3216		1 → NO02 0 10						
	C091	C09111 = DI11BO		209-4	H3101		1 → NO01 0 09						
	C090	C09011 = CB16AO (DI11AO)		211-7	H3001		1 → NO00 0 08						
TO10	C040	C04011 = CB11AO (DI11BO)		193-1	H2215		CONTA MENO						
							DECREASING COUNT						
TO10	C041	C04111 = CB11AO (DI11BO)		200-1	H2014		CONTA DA OO						
							COUNT FROM OO						
TO25	C031	C03111 = ED92AO		207-4	H3601		RO → MEM						
TO30	C111	C11111 = DI11BO		186-1	F1815		V1 → NO						
TO40	C002	C00211 = CB05AO (DI11AO)		207-1	H3614		NI → V2						
TO50	C132	C13211 = CD05AO (DI82AO)		192-1	H3815		NO43 → RO						
TI06	CU00	CU00AO = DI11AO		218-7	B0514		Set S000						
TI06	CU13	CU13AO = CM08AO (DI82AO)		223-4	D1115		Reset S003						
ALLO STATO TO THE STATE				E2+E3 1 1 1 0 0 0 1 X				CONDIZ-CONDI.					
REV													
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1											
emiss.		TIMING CHART FORMAT 1 UCE 460											
opp. <i>Mc</i>		Fapli.											
GENERAL ELECTRIC		sez.-sec. SPS		N° 140241370									
loc. PREGNANA				cont. sufo. 36		to. 35							

ISTRUZIONE - INSTRUCTION LA														
DA - FROM		FASE-PHASE		64-65	0	1	0	1	0	1	0	X	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin Mac. Local	VOC	Evento - Comment							
TO10	C018	C01811 = DE02AO		209-1	H3114		FORZ IN NO21							
							FORCING IN NO21							
	C097	C09711 = CB18AO (DE02AO)		205-5	H3701		1 → NO07 0 15							
	C096	C09611 = CB18AO (DE02AO)		212-4	H2914		1 → NO06 0 14							
	C095	C09511 = CB18AO (DE02AO)		206-6	H3616		1 → NO05 0 13							
	C094	C09411 = DE02AO		213-4	H3214		1 → NO04 0 12							
	C093	C09311 = EG58AO		213-2	H3215		1 → NO03 0 11							
		{LI06}												
	C092	C09211 = EG59AO		213-5	H3216		1 → NO02 0 10							
		{LI05}												
	C091	C09111 = EG60AO		209-4	H3101		1 → NO01 0 09							
		{LI04}												
	C090	C09011 = DE02AO		211-7	H3001		1 → NO00 0 08							
TO40	C002	C00211 = DE06AO		207-1	H3614		NI → V2							
TO30	CI41	CI4111 = CD08AO (DE02AO)		195-1	F3715		CONTA DA OO							
							COUNT FROM OO							
TO30	CI42	CI4211 = CD08AO (DE02AO)		193-4	H2203		CONTA DA 04							
							COUNT FROM 04							
TO50							NO → B0							
TO65	C049	C04911 = DI06AO		212-2	H2915		RES URPE E URPU							
TO80	CI89	CI8911 = EC04AO		182-4	F2703		SET ALTO							
		{PUL4}												
TI05	CI05	CI0511 = CD01AO (DE02AO)		183-1	F2915		NI → L1							
TI06	CU10	CU10AO = DI06AO		221-7	B0314		Reset S000							
TI06	CU12	CU12AO = DI06AO		224-9	D1014		Reset S002							
TI06	CU03	CU03AO = CM05AO (DE06AO)		219-4	B0415		Set S003							
TI06	CU01	CU01AO = CM01AO (DE06AO)		219-2	B0416		Set S001							
TI06	CU07	CU07AO = CM01AO (DE06AO)		221-4	B0315		Set S007							
ALLO STATO TO THE STATE				EA 1 1 1 0 1 0 1 0				CONDIZ-CONDI.						
REV														
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1												
emiss.		TIMING CHART FORMAT 1 UCE 460												
opp. <i>Mc</i>		Fapli.												
GENERAL ELECTRIC		sez.-sec. SPS		N° 140241370										
loc. PREGNANA				cont. sufo. 37		to. 36								

ISTRUZIONE - INSTRUCTION LR - AMR - SMR - CMR - STR									
DA - FROM		FASE - PHASE		64 - 65		0 1 1 0 0 1 0 X		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin MacLocat.	U	V	W	Evento - Comment	
TO10	CO18	CO1811 = DE02AO	209-1	H3114				{FORZ IN NO21 FORCING IN NO21	
	GO97	CO9711 = CB18AO (DE02AO)	205-5	H3701				1 → NO07 0 15	
	GO96	CO9611 = CB18AO (DE02AO)	212-4	H2914				1 → NO06 0 14	
	GO95	CO9511 = CB18AO (DE02AO)	206-6	H3616				1 → NO05 0 13	
	GO94	CO9411 = DE02AO	213-4	H3214				1 → NO04 0 12	
	GO93	CO9311 = EG58AO {LI06}	213-2	H3215				1 → NO03 0 11	
	GO92	CO9211 = EG59AO {LI05}	213-5	H3216				1 → NO02 0 10	
	GO91	CO9111 = EG60AO {LI04}	209-4	H3101				1 → NO01 0 09	
	GO90	CO9011 = DE02AO	211-7	H3001				1 → NO00 0 08	
TO30	CI41	CI4111 = CD08AO (DE02AO)	195-1	F3715				{CONTA DA 00 COUNT FROM 00	
TO30	CI42	CI4211 = CD08AO (DE02AO)	193-4	H2203				{CONTA DA 04 COUNT FROM 04	
TO40	CO01	CO0111 = DE04AO {STR}	206-3	H3313				NI → VI	
TO40	CO02	CO0211 = CB05AO (DE05AO)	207-1	H3614				NI → V2	
TO50								NO → BO	
TO65	CO49	CO4911 = DI06AO	212-2	H2915				RES URPE E URPU	
TI05	CI05	CI0511 = CD01AO (DE02AO); {LR + AMR + SMR + CMR}	183-1	F2915				NI → L1	
TO80	CI89	CI8911 = EC04AO {FUI4}	182-4	F2703				SET ALTO	
TI06	CU10	CU10AO = DI06AO	221-7	B0314				Reset S000	
TI06	CU12	CU12AO = DI06AO	224-9	D1014				Reset S002	
60+52 0 1 1 0 0 0 X 0 CONDIZ.-CONDIT.									
ALLO STATO TO THE STATE									
2 Vnd-F-v 1.3.62									
comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 FINE TIMING CHART FORMAT UCE 460 Fapp.									
GENERAL ELECTRIC SPS loc. PREGNANA									
N° 140241372 cont. sufo. 38 fo. 37									

ISTRUZIONE - INSTRUCTION LR - AMR - SMR - CMR - STR									
DA - FROM		FASE - PHASE		60 - 62		0 1 1 0 0 0 X 0		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin MacLocat.	U	V	W	Evento - Comment	
TO10	CO12	CO1211 = DE16AO	205-1	H3715				V2 → NO	
TO10	CO41	CO4111 = DI05BO	200-1	H2014				{CONTA DA 00 COUNT FROM 00	
TO10	CO40	CO4011 = CB12AO (DE17AO)	193-1	H2215				{CONTA MENO DECREASING COUNT	
TO25	CO30	CO3011 = EG09AO	180-1	H3515				MEM → RO	
TO30	CI15	CI1511 = CD03AO (DI05AO)	188-1	F3315				L1 → NO	
TO30	CI41	CI4111 = CD08AO (DE17AO)	195-1	F3715				{CONTA DA 00 COUNT FROM 00	
TO30	CI42	CI4211 = CD08AO (DE17AO)	193-4	H2203				{CONTA DA 04 COUNT FROM 04	
TO30	CI40	CI4011 = DI05BO	194-1	F3615				{CONTA MENO DECREASING COUNT	
TO30	CI44	CI4411 = DI05BO	215-1	G1802				{BLOCCA CONTA 07 STOP COUNT 07	
TO40	CO02	CO0211 = DE17AO	207-1	H3614				NI → V2	
TO50								NO → BO	
TO70	CI65	CI6511 = CD11AO (DE17AO)	182-3	F2702				RO1 → NI3	
TO70	CI60	CI6011 = CD11AO (DE17AO)	197-1	F2615				RO2 → NI4	
TI05	CI05	CI0511 = DE89AO	183-1	F2915				NI → L1	
TI06	CI85	CI85AO = CD20AO (DE91AO); {SA01 (AMR + SMR + CMR)}	218-4	B0515				RESET FIO5	
TI06	CI84	CI84AO = CD19AO (DE90AO); {AMR + SMR + CMR}	218-2	B0516				RESET FIO4	
TI06	CU04	CU04AO = CM06AO (DI05AO)	219-7	B0414				SET S004	
TI06	CU14	CU14AO = DE93AO {LR + STR}	223-7	D1114				RESET S004	
TI06	CU15	CU15AO = DI05AO	220-7	B0614				RESET S005	
50+52 0 1 1 0 0 0 X 0 {AMR + SMR + CMR} 40+42 0 1 0 0 0 0 X 0 {LR + STR} CONDIZ.-CONDIT.									
ALLO STATO TO THE STATE									
comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 FINE TIMING CHART FORMAT UCE 460 Fapp.									
GENERAL ELECTRIC SPS loc. PREGNANA									
N° 140241370 cont. sufo. 38 fo. 38									

ISTRUZIONE - INSTRUCTION										AMR - SMR - CMR										
DA - FROM 50 + 52										50 - 52										
0 1 0 1 0 0 X 0										FASE-PHASE										
Mastro Clock	Comando Command	Equazione - Equation								Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment							
TO10	CO11	CO1111 = EG15AO								206-7	H3301		VI → NO							
TO25	CO30	CO3011 = CB07AO								180-1	H3515		MEM → RO							
TO30	CI15	CI1511 = CD02AO (DA19AO)								188-1	F3315		L1 → NO							
TO50	CO48	CO4811 = DE97AO								211-3	H3013		SET URPE E URPU							
		{(SMR + CMR) · SA01}																		
TO50	CI47	CI4711 = DA17AO								190-3	H2413		NO → RO							
		{SMR + CMR}											OPER SOTT O ORE							
TO7D	CI58	CI5811 = DA20AO								200-4	H2001		ORE OR SUBTR OPERAT							
TI05	CI05	CI0511 = CD02AO (DA19AO)								183-1	F2915		UA → NI43							
TI06	CU14	CU14AO = CM09AO (DI04AO)								223-7	D1114		NI → L1							
													RESET S004							
40+42 0 1 0 0 0 0 X 0										CONDIZ - CONDIT.										
ALLO STATO																				
TO THE STATE																				
comp.										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1										
emiss.										TIMING CHART FORMAT 1 UCE 460										
appri.										Fappl.										
GENERAL ELECTRIC										SFS										
SFS - SFC.										N° 140241370										
loc.										cent. suto. 40 to. 33										

ISTRUZIONE - INSTRUCTION										LR - AMR - SMR - CMR - STR										
DA - FROM 50 + 52 60 + 62										40 - 42										
0 1 0 0 0 0 X 0										FASE-PHASE										
Mastro Clock	Comando Command	Equazione - Equation								Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment							
TO10	CO11	CO1111 = CB01AO (DI49AO)								206-7	H3301		VI → NO							
TO10	CO41	CO4111 = CB14AO (DA31AO)								200-1	H2014		CONTA DA OO							
													COUNT FROM OO							
TO10	CO40	CO4011 = CB12AO (DE95AO)								193-1	H2215		CONTA MENO							
													DECREASING COUNT							
TO25	CO31	CO3111 = CB09AO (DE96AO);								207-4	H3601		RO → MEM							
		{LR + AMR + SMR + STR}																		
TO30	CI15	CI1511 = CD21AO (DA21AO)								188-1	F3315		L1 → NO							
TO40	CO01	CO0111 = CB01AO (DI49AO)								206-3	H3313		NI → VI							
TO50	CI32	CI3211 = CD21AO (DA21AO)								192-1	H3815		NO43 → RO							
TI06	CI75	CI75AO = CD18AO (EG46AO);								201-7	B0714		SET FIO5							
		{(ARO=01) · (AMR+SMR+CMR)}																		
TI06	CI74	CI74AO = DE92AO								201-4	B0715		SET FIO4							
		{URPE · (AMR + SMR + CMR)}																		
TI06	CI73	CI73AO = EG43AO								203-9	D1414		SET FIO3							
		{(L1 = 1)}																		
TI06	CU01	CU01AO = CM02AO (DI49AO)								219-2	B0416		SET S001							
TI06	CU05	CU05AO = DI49AO								221-2	B0316		SET S005							
TI06	CU07	CU07AO = CM03AO (EG45AO);								221-4	B0315		SET S007							
		{(L1 = 1)}																		
B2+23 1 1 1 0 0 0 1 X {(L1 = 1)}										CONDIZ - CONDIT.										
60+62 0 1 1 0 0 0 X 0 {(L1 = 1)}																				
ALLO STATO																				
TO THE STATE																				
comp.										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1										
emiss.										TIMING CHART FORMAT 1 UCE 460										
appri.										Fappl.										
GENERAL ELECTRIC										SFS										
SFS - SFC.										N° 140241370										
loc.										cent. suto. 41 to. 40										

[illegible][illegible]

[illegible]

ISTRUZIONE - INSTRUCTION			NI - XI - OI - TM										
DA - FROM 50+52			40 - 42		0	1	0	0	0	0	X	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin MacLocat.	VCC	Evento - Comment							
TO10	CO11	C01111=CB01AO (D149AO)	206-7	H3301		VI → NO							
TO10	CO41	C04111=CB14AO (DA31AO)	200-1	H2014		CONTA DA OO COUNT FROM OO							
TO25	CO31	C03111=CB10AO (DA14AO)	207-4	H3601		RO → MEM							
TO30	CI15	CI1511=CD21AO (DA21AO)	188-1	F3315		L1 → NO							
TO40	CO01	C00111=CB01AO (DI49AO)	206-3	H3313		NI → VI							
TO50	CI32	CI3211=CD21AO (DA21AO)	192-1	H3815		NO43 → RO							
TI06	CI75	CI75AO=EG51AO {(ARO=OI). (XI+TM)}	201-7	B0714		SET FIO5							
TI06	CU07	CU07AO=EG52AO {(L12, 1=11)}	221-4	B0315		SET SO07							
TI06	CU01	CU01AO=CM02AO (DI49AO)	219-2	B0416		SET SO01							
TI06	CU05	CU05AO=DI49AO	221-2	B0316		SET SO05							
<div>ALLO STATO TO THE STATE</div> <div> E2+E3 1 1 1 0 0 0 1 X {(L12, 1=11)} 60+62 0 1 1 0 0 0 X 0 {(L12, 1=11)} </div>								CONDIZ.-CONDIT					
<div>REV</div> <div> comp. FRMS OPPI Poppl. </div>								DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460					
GENERAL ELECTRIC								N° 140241370 cont. su fo. 45 to. 44					

ISTRUZIONE - INSTRUCTION		INIZIALIZZAZIONE - INITIALIZATION									
DA - FROM		80		1 0 0 0 0 0 0 0		FASE - PHASE					
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat	Pin Mac Locat	VCC	Evento - Comment					
TO30	CI19	CI1911=CD04AO (DI28AO)	185-3	H2713		(FORZA IN NO43 FORCING IN NO43					
	C096	C09611=ED69AO	212-4	H2914		1 → NO06 O 14					
	C097	{AL01=FUL2+AL01=FUL3} C09711=ED68AO {AL01=FUL2}	205-5	H3701		1 → NO07 O 15					
TO40	C000	C00011=DI28BO	205-3	H3702		NI → F0					
TO40	C002	C00211=DI28BO	207-1	H3614		NI → V2					
TO50	CI32	CI3211=CD05AO (DI28AO)	192-1	H3815		NO43 → R0					
TO70	CI62	CI6211=DI28BO	213-6	H3212		R02 → NI2					
TO70	CI67	CI6711=CD15AO (DI28BO)	190-7	H2401		R01 → NI1					
TI05	CI05	CI0511=CD01AO (DI28BO)	183-1	F2915		NI → L1					
TI05	CI08	CI0811=DI28BO	207-3	G3606		NI21 → F0					
TI06	CI76	CI7611=DI28AO	202-3	D1202		Set FIO6					
TI06	CI80	CI8011=DI28AO	204-3	D1302		Reset FIO0					
TI06	CI81	CI81AO=DI28AO	204-5	D1314		Reset FIO1					
TI06	CI82	CI8211=DI28AO	202-7	C1215		Reset FIO2					
TI06	CU01	CU01AO=ED66AO	219-2	B0416		Set S001					
		{AINI}									
TI06	CU03	CU03AO=ED67AO	219-4	B0415		Set S003					
		{AINI}									
TI06	CU05	CU05AO=ED66AO	221-2	B0316		Set S005					
		{AINI}									
TI06	CU06	CU06AO=DI28AO	222-5	D0914		Set S006					
ALLO STATO TO THE STATE E2+E3 1 1 0 0 0 1 X {AINI} C8 1 1 0 0 1 0 0 0 {AINI}											
CONDIZ.-CONDT.											
2. Ved. EV. 1.3.69 <i>hy</i>											
comp. <i>Mc</i> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460 Pappi.											
GENERAL ELECTRIC ser.-sec. SPS loc. PREGNANA											
N° 140244372 cont. su fo. 46 fo. 45											

ISTRUZIONE - INSTRUCTION		PER - PERI									
DA - FROM		64 - 65		0 1 1 0 0 1 0 X		FASE - PHASE					
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat	Pin Mac Locat	VCC	Evento - Comment					
TO10	CO18	CO1811=DE07AO	209-1	H3114		(FORZ IN NO21 FORCING IN NO21					
	C095	C09511=CB18AO (DE07AO)	206-6	H3616		1 → NO05 O 13					
	C096	C09611=CB18AO (DE07AO)	212-4	H2914		1 → NO06 O 14					
	C097	C09711=CB18AO (DE07AO)	205-5	H3701		1 → NO07 O 15					
TO25	CO30	CO3011=CB08AO (DE08AO)	180-1	H3515		MEM → R0					
		{FO01}									
TO50						NO → B0					
TO70	CI62	CI6211=CD15AO (DE07AO)	213-6	H3212		R02 → NI2					
TO70	CI67	CI6711=CD15AO (DE07AO)	190-7	H2401		R01 → NI1					
TI05	CI05	CI0511=CD01AO (DE08AO)	183-1	F2915		NI → L1					
		{FO01}									
TI06	CU10	CU10AO=DI06AO	221-7	B0314		Reset S000					
TI06	CU12	CU12AO=DI06AO	224-9	D1014		Reset S002					
TI06	CU15	CU15AO=DE07AO	220-7	B0614		Reset S005					
TI06	CU03	CU03AO=DE07AO	219-4	B0415		Set S003					
TI06	CU07	CU07AO=CM03AO (DE07AO)	221-4	B0315		Set S007					
ALLO STATO TO THE STATE C8 1 1 0 0 1 0 0 0											
CONDIZ.-CONDT.											
2. Ved. EV. 1.3.69 <i>hy</i>											
comp. <i>Mc</i> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460 Pappi.											
GENERAL ELECTRIC ser.-sec. SPS loc. PREGNANA											
N° 140244370 cont. su fo. 47 fo. 46											

ISTRUZIONE - INSTRUCTION			PER - PERI			
DA - FROM 64 - 65			C8	1101000	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VIC	Evento - Comment
TO10	CO12	CO1211=CBQ4AO (DI97AO)	205-1	H3715		V2 → NO
TO10	CO41	CO4111=CB13AO (DI97AO)	200-1	H2014		CONTA DA OO COUNT FROM OO
TO25	CO30	CO3011=CB07AO (ED70AO)	180-1	H3515		MEM → RO
TO40	CO02	CO0211=CBQ4AO (DI97AO)	207-1	H3614		NI → V2
TO50						NO → BO
TO70	CI62	CI6211=CD14AO (DI25AO)	213-6	H3212		RO2 → NI2
TO70	CI67	CI6711=CD14AO (DI25AO)	190-7	H2401		RO1 → NI1
TI06	CI06	CI0611=DI25BO	184-1	F3015		NI21 → L2
TI06	CI75	CI75AO=CD17AO (DI25AO)	201-7	B0714		Set FIO5
TI06	CI84	CI84AO=CD19AO (DI25AO)	218-2	B0516		Reset FIO4
TI06	CI85	CI85AO=EC42AO	218-4	B0515		Reset FIO5
TI06	CU04	CU04AO=DI25BO	219-7	B0414		Set SOO4
ALLO STATO TO THE STATE D8 11011000						CONDIZ - CONDI.
COMP. <input type="checkbox"/> EMIS. <input type="checkbox"/> OP. <input checked="" type="checkbox"/> Papp. <input type="checkbox"/>						DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCS 460
GENERAL ELECTRIC SPS loc. PREGNANA						N° 140241370 cont. su fo. 48 fo. 47

ISTRUZIONE - INSTRUCTION			PER - PERI			
DA - FROM C8			D8	11011000	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VIC	Evento - Comment
TO10	CO10	CO1011=DI21AO	208-2	F2515		PO → NO
TO10	CO40	CO4011=CB11AO (DI21AO)	193-1	H2215		CONTA MENO DECREASING COUNT
TO10	CO41	CO4111=CB11AO (DI21AO)	200-1	H2014		CONTA DA OO COUNT FROM OO
TO19	CE02	CE0211=EC44AO	215-13	H1813		AB SEL CANALE ENA SEL CHANNEL
TO30	CI15	CI1511=CD03AO (DI21AO)	188-1	F3315		L1 → NO
TO40	CO00	CO0011=EC43AO	205-3	H3702		NI → PO
TO50	CI33	CI3311=CD06AO (DI21AO)	185-7	H2701		NO21 → RO
FIPO	CE01	CE0111=DI92AO	214-4	H1703		RO → RE
TI06	CU00	CU00AO=CM00AO (DI93AO)	218-7	B0514		Set SOO0
ALLO STATO TO THE STATE D9 11011001						CONDIZ - CONDI.
COMP. <input type="checkbox"/> EMIS. <input type="checkbox"/> OP. <input checked="" type="checkbox"/> Papp. <input type="checkbox"/>						DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCS 460
GENERAL ELECTRIC SPS loc. PREGNANA						N° 140241372 cont. su fo. 49 fo. 48

[illegible][illegible]

ISTRUZIONE - INSTRUCTION				PER - PERI				FASE-PHASE			
DA - FROM				DB	1	1	0	1	1	0	1
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Locat.	Pin Mac Locat.	U VU	Evento - Comment				
T010	C010	C01011=DI21AO		208-2	F2515		PO → NO				
T010	C040	C04011=CB11AO (DI21AO)		193-1	H2215		CONTA MENO DECREASING COUNT				
T010	C041	C04111=CB11AO (DI21AO)		200-1	H2014		CONTA DA OO COUNT FROM OO				
T030	CI15	CI1511=CD03AO (DI21AO)		188-1	F3315		L1 → NO				
T040	C000	C00011=EC43AO		205-3	H3702		NI → PO				
		{ FA05 • DU93 }									
T050	CI33	CI3311=CD05AO (DI21AO)		185-7	H2701		NO21 → RO				
T106	CI74	CI74AO=CD17AO (DI91AO)		201-4	BQ715		Set F104				
T106	CU00	CU00AO=CM00AO (DI93AO)		218-7	B0514		Set S000				
T106	CU10	CU10AO=DI98AO		221-7	B0314		Reset S000				
T106	CU01	CU01AO=CM02AO (DI94AO)		219-2	B0416		Set S001				
T106	CU11	CU11AO=CM07AO (DI95AO)		223-2	D1116		Reset S001				
T106	CU02	CU02AO=DI91AO		220-4	B0615		Set S002				
		{ FA05 • FA04 }									
T106	CU12	CU12AO=EC08AO		224-9	D1014		Reset S002				
ALLO STATO TO THE STATE				DB 1 1 1 0 1 1 0 0 0 { FA05 • FA04 }		CONDIZ.-CONDIT.					
				DC 1 1 0 1 1 1 1 0 0 { FA05 + FA04 }							
REV											
comp. emiss. app. <i>me</i>				DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCS 460							
Fappli.											
GENERAL ELECTRIC				N° 140241370							
S22-SEC. SPS				cont. su fo. 52 fo. 51							
loc. PREGNANA											

ISTRUZIONE - INSTRUCTION				PER - PERI				FASE-PHASE			
DA - FROM				DC	1	1	0	1	1	0	0
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Locat.	Pin Mac Locat.	U VU	Evento - Comment				
T010	C013	C01311=DI22AO		205-4	H3703		V1 → NO				
T030	CI19	CI1911=DI22AO		185-3	H2713		FORZA IN NO43 FORCING IN NO43				
	C090	C09011=DI22AO		211-7	H3001		1 → NO00 O Q8				
T040	C001	C00111=DI22AO		206-3	H3313		NI → VI				
T050	CI32	CI3211=CD05AO (DI22AO)		192-1	H3815		NO43 → RO				
T106	CI70	CI70AO=EC47AO		201-2	B0716		Set F100				
		{ FCCV • L202 • AITE }									
T106	CU20	CU20AO=DI2211 L20071 FA05G1 { L200 • FA05 }		192-4	H3803		ST FUT IN SO. ST				
T106	CU14	CU14AO=CM09AO (DI22AO)		223-7	D1114		Reset S004				
ALLO STATO TO THE STATE				CC 1 1 0 0 1 1 1 0 0		CONDIZ.-CONDIT.					
REV											
comp. emiss. app. <i>me</i>				DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCS 460							
Fappli.											
GENERAL ELECTRIC				N° 140241370							
S22-SEC. SPS				cont. su fo. 53 fo. 52							
loc. PREGNANA											

[illegible]

ISTRUZIONE - INSTRUCTION			TPER - CPER																						
DA - FROM AA			AB		1	0	1	0	1	1	FASE-PHASE														
Maistro Clock	Comando Command	Equazione - Equation			Schema Sch. Local	Pin Mac Local	U C	Evento - Comment																	
	CE07	CE0711=DI85AO			215-2	G1811		Set IU																	
T010	CO12	CO1211=CB04AO (PI97AO)			205-1	H3715		V2 → NO																	
T010	CO41	CO4111=CB13AO (DI97AO)			200-1	H2014		CONTA DA 00 COUNT FROM 00																	
T019	CE08	CE0811=DI85AO			214-7	H1706		Set VIGU																	
T025	CO30	CO3011=CB07AO (ED70AO) { AINT }			180-1	H3515		MEM → RO																	
T030	CI19	CI1911=CD04AO (DI29AO)			185-3	H2713		FORZA IN NO43 FORCING IN NO43																	
T030	CI11	CI1111=DI85AO			186-1	F1815		V1 → NO																	
T040	CO02	CO0211=CB04AO (PI97AO)			207-1	H3614		NI → V2																	
T050								NO → BO																	
T070	CI62	CI6211=CD14AO (ED79AO) { FC11 · FC21 }			213-6	H3212		RO2 → NI2																	
T070	CI67	CI6711=CD14AO (ED79AO) { FC11 · FC21 }			190-7	H2401		RO1 → NI1																	
T080	CE18	CE1811=ED78AO { FC12+FC11 · FC21 }			214-1	H1715		AB RESET RIAP ENABLE RESET RIAP																	
TI05	CI01	CI0111=DI88AO			181-1	H2315		NI → V1																	
TI05	CI04	CI0411=ED80AO { L200 }			180-4	H3503		NI → V4																	
TI06	CI03	CI0311=ED81AO { PC03 }			211-6	H3016		NI → V3																	
TI06	CU00	CU00AO=CM00AO (DI93AO)			218-7	B0514		Set S000																	
TI06	CU10	CU10AO=DI98AO			221-7	B0314		Reset S000																	
TI06	CU01	CU01AO=CM02AO (DI34A9)			219-2	B0416		Set S001																	
TI06	CU11	CU11AO=CM07AO (DI95AO)			223-2	D1116		Reset S001																	
TI06	CU04	CU04AO=CM06AO (DI85AO)			219-7	B0414		Set S004																	
TI10	CE10	CE1011=DI85AO			214-3	H1702		INVIA TU20 CAN1 SEND_TU20_CAN1																	
<table border="1"> <tr> <td>B8</td> <td>1</td> <td>0</td> <td>1</td> <td>1</td> <td>1</td> <td>0</td> <td>0</td> <td>0</td> <td>0</td> </tr> </table>										B8	1	0	1	1	1	0	0	0	0	CONDIZ - CONDIT.					
B8	1	0	1	1	1	0	0	0	0																
ALLO STATO TO THE STATE																									
<table border="1"> <tr> <td>REY</td> <td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td> </tr> </table>													REY												
REY																									
COMP. RISERCH. APPR. <i>ME</i>				DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460																					
F. P. 001.				N° 440244370 cont. auto. 59 to 58																					
GENERAL ELECTRIC GENERAL ELECTRIC CORPORATION				sez. - sec. SPS loc. PREGNANA																					

ISTRUZIONE - INSTRUCTION			TPER - CPER										
DA - FROM		AB	B8	1	0	1	1	0	0	0	0	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin Mac. Local	VU	Evento - Comment						
TO50												NO → BO	
TI06	CI72	CI7211=ED83AO L200 - L203		201-5	B0704		Set FIO2						
TI06	CI70	CI70AO=DI41AO		201-2	B0716		Set FIO0						
TI06	CU01	CU01AO=ED84AO DU97 + DU98		219-2	B0416		Set S001						
TI06	CU13	CU13AO=ED85AO DU97		223-4	D1115		Reset S003						
TI06	CU14	CU14AO=ED84AO DU97 + DU98		223-7	D1114		Reset S004						
TI06	CU06	CU06AO=ED84AO DU97 + DU98		222-9	D0914		Set S006						
TI10	CB09	CB0911=ED82AO FA00-L206-RAC1		214-2	H1704		(INVIA TU10 CAN1 SEND TU10 CAN1						
ALLO STATO TO THE STATE				BA 1111 010101 { DU98 } E2+E3 1111 0001X { DU97 } B8 1011 11000 { DU98 - DU97 }				CONDIZ.-CONDIT.					
<div>comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>emiss. TIMING CHART FORMAT 1 UCE 460</div> <div>app. <i>mc</i> Fappi.</div>													
GENERAL ELECTRIC				N° 140241370				cent. sufo. 60 to. 59					

ISTRUZIONE - INSTRUCTION			TPER - CPER										
DA - FROM		CC - B8	BA	1	1	1	0	1	0	1	0	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin Mac. Local	VU	Evento - Comment						
TO10	CO18	CO1811=DA26AO		209-1	H3114		FORZ IN NO21						
							FORCING IN NO21						
	CO97	CO9711=CB18AO (DI11AO)		205-5	H3701		1 → NO07 0 15						
	CO96	CO9611=CB18AO (DI11AO)		212-4	H2914		1 → NO06 0 14						
	CO95	CO9511=CB18AO (DI11AO)		206-6	H3616		1 → NO05 0 13						
	CO94	CO9411=DI11BO		213-4	H3214		1 → NO04 0 12						
	CO93	CO9311=CB17AO (DI11BO)		213-2	H3215		1 → NO03 0 11						
	CO92	CO9211=CB17AO (DI11BO)		213-3	H3216		1 → NO02 0 10						
	CO91	CO9111=DI11BO		209-4	H3101		1 → NO01 0 09						
	CO90	CO9011=CB16AO (DI11AO)		211-7	H3001		1 → NO00 0 08						
TO10	CO40	CO4011=CB11AO (DI11BO)		193-1	H2215		CONTA MENO DECREASING COUNT						
TO10	CO41	CO4111=CB11AO (DI11BO)		200-1	H2014		CONTA DA 00 COUNT FROM 00						
TO25	CO31	CO3111=ED92AO L207 + FC01		207-4	H3601		RO → MEM						
TO30	CI11	CI1111=DI11BO		186-1	F1815		VI → NO						
TO40	CO02	CO0211=CB05AO (DI11AO)		207-1	H3614		NT → V2						
TO50	CI33	CI3311=CO06AO (DI83AO)		185-7	H2701		NO21 → RO						
TI06	CU00	CU00AO=DI11AO		218-7	RC514		Set S000						
ALLO STATO TO THE STATE				BB 1111 1011				CONDIZ.-CONDIT.					
<div>comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>emiss. TIMING CHART FORMAT 1 UCE 460</div> <div>app. <i>mc</i> Fappi.</div>													
GENERAL ELECTRIC				N° 140241370				cent. sufo. 61 to. 60					

[illegible][illegible]

ISTRUZIONE - INSTRUCTION			TPER	INGRESSO INPUT							
DA - FROM			B9	B1	1	0	1	0	0	1	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac. Locat.	VOL	Evento - Comment					
TO10	CO11	CO1111=CB03AO (DI35AO)	206-7	H3301		VI → NO					
TO10	CO41	CO4111=CB13AO (DI35AO)	200-1	H2014		CONTA DA OO COUNT FROM OO					
TO10	CO40	CO4011=EC32AO L205	193-1	H2215		CONTA MENO DECREASING COUNT					
TO25	CO31	CO3111=EC31AO FAO1	207-4	H3601		RO → MEM					
TO30	CI15	CI1511=CD02AO (EC33AO) FAO1	188-1	F3315		L1 → NO					
TO30	CI12	CI1211=EC31AO FAO1	187-1	F3215		V2 → NO					
TO30	CI41	CI4111=CD09AO (DI35AO)	195-1	F3715		CONTA DA OO COUNT FROM OO					
TO30	CI40	CI4011=DI35BO	194-1	F3615		CONTA MENO DECREASING COUNT					
TO40	CO01	CO0111=EC31AO FAO1	206-3	H3313		NI → VI					
TO50		TRASFERISCE NO IN BO SE MANCA CI33 IF CI33 IS ABSENT TRANSFER NO → BO				NO → BO					
TO50	CI33	CI3311=EC31AO FAO1	185-7	H2701		NO21 → RO					
TO80	CE18	CE1811=DI35BO	214-1	H1715		(AB RESET RIAP ENABLE RESET RIAP					
TI05	CI05	CI0511=CD02AO (EC33AO) FAO1	183-1	F2915		NI → L1					
TI06	CI71	CI71AO=DI35AO	202-9	D1214		Set FIO1					
TI06	CI81	CI81AO=EC31AO FAO1	204-9	D1314		Reset FIO1					
CONDIZ.-CONDIT.											
ALLO STATO											
TO THE STATE											
<div> <div>comp.</div> <div>emiss.</div> <div>apppr.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div> <div> <div>Fappl.</div> </div>											
<div>GENERAL ELECTRIC</div> <div>ser.-sec. SPS</div> <div>loc. PREGNANA</div>											
<div>N° 140841370</div> <div>cont. sufo. 66 fo. 65</div>											

ISTRUZIONE - INSTRUCTION			TPER	INGRESSO INPUT							
DA - FROM			B9	B1	1	0	1	0	0	1	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac. Locat.	VOL	Evento - Comment					
TI06	CU03	CU03AO=CM05AO (DI35AO)	219-4	BD415		Set S003					
TI06	CU10	CU10AO=CM11AO (DI35AO)	221-7	B0314		Reset S000					
CONDIZ.-CONDIT.											
ALLO STATO											
TO THE STATE											
<div> <div>comp.</div> <div>emiss.</div> <div>apppr.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div> <div> <div>Fappl.</div> </div>											
<div>GENERAL ELECTRIC</div> <div>ser.-sec. SPS</div> <div>loc. PREGNANA</div>											
<div>N° 140841370</div> <div>cont. sufo. 67 fo. 66</div>											

ISTRUZIONE - INSTRUCTION			TPER -		INGRESSO INPUT				
DA - FROM			01	00	00	00	00	01	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	U D	Evento - Comment			
TO10	CO13	CO1311=DI54AO	205-4	H3703		V3 → NO			
TO10	CO41	CO4111=CB13AO (DI54AO)	200-1	H2014		(CONTA DA OO COUNT FROM OO			
TO10	CO40	CO4011=EC35AO	193-1	H2215		(CONTA MENO DECREASING COUNT			
TO25	CO31	CO3111=EC36AO	207-4	H3601		RO → MEM			
	CE05	CE0511=EC39AO	214-5	H1701		(AB SET ERR EST ENABLE SET EXT ERR			
TO30	CI17	CI1711=DI54AO	223-5	D1104		L3 → NO			
TO30	CI41	CI4111=CD09AO (DI54AO)	195-1	F3715		(CONTA DA OO COUNT FROM OO			
TO30	CI40	CI4011=DI54AO	194-1	F3615		(CONTA MENO DECREASING COUNT			
TO40	CO03	CO0311=DI54AO	217-13	F1213		NI → V3			
TO50	CI34	CI3411=EC36AO	193-3	H2202		NO → BO			
TO50	CI34	CI3411=EC36AO	193-3	H2202		NE → RO			
TO65	CE14	CE1411=EC36AO	210-1	F2216		(INVIA TU30 CAN3 SEND TU30 CAN3			
TO80	CE18	CE1811=DI54AO	214-1	H1715		(AB RESET RIAP ENABLE RESET RIAP			
TI06	CI07	CI0711=DI54AO	180-5	H3501		NI → L3			
TI10	CE12	CE1211=EC38AO	215-6	G1813		(INVIA TU10 CAN3 SEND TU10 CAN3			
		{ RIVA - RUSC }							
ALLO STATO			CONDIZ.-CONDIT.						
TO THE STATE									
REV									
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1							
emiss.		TIMING CHART FORMAT 1 UCE 460							
gppp		Toppl.							
GENERAL ELECTRIC		N° 140341370							
SRT-SEC. SPS		cont. su to. 68 fo. 67							
loc. PREGNANA									

ISTRUZIONE - INSTRUCTION			TPER -		USCITA OUTPUT				
DA - FROM			01	00	00	00	00	01	FASE-PHASE
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	U D	Evento - Comment			
TO10	CO13	CO1311=DI54AO	205-4	H3703		V3 → NO			
TO10	CO41	CO4111=CB13AO (DI54AO)	200-1	H2014		(CONTA DA OO COUNT FROM OO			
TO10	CO40	CO4011=EC35AO	193-1	H2215		(CONTA MENO DECREASING COUNT			
TO25	CO30	CO3011=CB08AO (CB08AO)	180-1	H3515		MEM → RO			
	CE05	CE0511=EC39AO	214-5	H1701		(AB SET ERR EST ENABLE SET EXT ERR			
TO30	CI17	CI1711=DI54AO	223-5	D1104		L3 → NO			
TO30	CI41	CI4111=CD09AO (DI54AO)	195-1	F3715		(CONTA DA OO COUNT FROM OO			
TO30	CI40	CI4011=DI54AO	194-1	F3615		(CONTA MENO DECREASING COUNT			
TO40	CO03	CO0311=DI54AO	217-13	F1213		NI → V3			
TO50	CI34	CI3411=EC36AO	193-3	H2202		NO → BO			
TO80	CE18	CE1811=DI54AO	214-1	H1715		(AB RESET RIAP ENABLE RESET RIAP			
TI06	CI07	CI0711=DI54AO	180-5	H3501		NI → L3			
TI10	CE12	CE1211=EC38AO	215-6	H1806		(INVIA TU20 CAN3 SEND TU20 CAN3			
PIPO	CE00	CE0011=EC37AO	214-6	H1705		RO → RA			
		{ RUSC }							
ALLO STATO			CONDIZ.-CONDIT.						
TO THE STATE									
REV									
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1							
emiss.		TIMING CHART FORMAT 1 UCE 460							
gppp		Toppl.							
GENERAL ELECTRIC		N° 140341370							
SRT-SEC. SPS		cont. su to. 69 fo. 68							
loc. PREGNANA									

ISTRUZIONE - INSTRUCTION		TPER									
DA - FROM 04 + 06		02 - 03		000	000	001	X	FASE-PHASE			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment					
TO10	CO14	CO1411 = DI96AO	208-4	F2514		V4 → NO					
TO10	CO41	CO4111 = CB13AO (DI96AO)	200-1	H2014		CONTA DA 00 (COUNT FROM 00)					
TO25	CO30	CO3011 = CB07AO (DI55AO)	180-1	H3515		MEM → PRO					
TO30	CI21	CI2111 = DI96AO	191-5	F2404		RI → NO43					
TO40	CO04	CO0411 = DI96AO	190-6	H2416		NI → V4					
	CI45	CI4511 = DI96AO	196-2	H2504		OPER LOGICHE					
						LOGIC OPERATIONS					
	CI47	CI4711 = CD10AO (DI96AO)	190-3	H2413		OPER SOTT O ORE					
						ORE OR SUBT OPERATIONS					
TO50						NO → BO					
TO70	CI68	CI6811 = DI96AO	200-4	H2001		UA → NI43					
TO89	CE16	CE1611 = DI55AO	217-4	E1214		CARICA BUFFER					
						LOAD BUFFER					
TI06	CU03	CU03AO = ED65AO { RUF2 + SA00 }	219-4	B0415		SET S003					
ALLO STATO TO THE STATE		02+03 00000011X { SA00-RUF2 }				CONDIZ.-CONDIT.					
		04+06 00000101X { SA00 + RUF2 }									
S.T.											
REV											
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
EMISS.		TIMING CHART FORMAT 1 UCE 450									
APPR. <i>Ar</i>		Pappi									
GENERAL ELECTRIC		SFC - SFC. SPS									
loc. PREGNANA		N° 140241370									
		cont. sufo. 72 to 71									

ISTRUZIONE - INSTRUCTION		TPER									
DA - FROM		0A - 0B		000	000	001	X	FASE-PHASE			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment					
TO10	CO14	CO1411 = DI56AO	208-4	F2514		V4 → NO					
TO50	CI32	CI3211 = CD05AO (DI56AO)	192-1	H3815		NO43 → PRO					
TO70	CI67	CI6711 = CD14AO (DI56AO)	190-7	H2401		RO1 → NI1					
TO70	CI62	CI6211 = CD14AO (DI56AO)	213-6	H3212		RO2 → NI2					
TO70	CE17	CE1711 = DI56AO	217-15	E1207		FINE STAMPA					
						END OF PRINT					
TI05	CI04	CI0411 = DI56AO	180-4	H3503		NI → V4					
TI06	CU02	CU02AO = DI56AO	220-4	B0615		SET S002					
TI10	CE15	CE1511 = DI81AO { SA00 }	215-12	H1812		EMETTI FIRU					
						SEND FIRU					
ALLO STATO TO THE STATE						CONDIZ.-CONDIT.					
S.T.											
REV											
comp.		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
EMISS.		TIMING CHART FORMAT 1 UCE 450									
APPR. <i>Ar</i>		Pappi									
GENERAL ELECTRIC		SFC - SFC. SPS									
loc. PREGNANA		N° 140241370									
		cont. sufo. 73 to 73									

ISTRUZIONE - INSTRUCTION MVI - MVC													
DA - FROM FASE - PHASE			64 - 65		0	1	0	0	1	0	X	FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment							
TO30	CI15	CI1511 = CDO0A0 (DE09A0)	188-1	F3315		L1 → NO							
		{ MVI }											
TO50	CI33	CI3311 = CDO6A0 (DE09A0)	185-7	H2701		NO21 → RO							
		{ MVI }											
TO65	C049	C04911 = DIO6A0	212-2	H2915		RES URPE E URPU							
TO70	CI60	CI6011 = CD11A0 (DE09A0)	197-1	F2615		RO2 → NI4							
		{ MVI }											
TO70	CI65	CI6511 = CD11A0 (DE09A0)	182-3	F2702		RO1 → NI3							
		{ MVI }											
TI05	CI05	CI0511 = CDO0A0 (DE09A0)	183-1	F2915		NI → L1							
		{ MVI }											
TI06	CU10	CU10A0 = DIO6A0	221-7	B0314		RESET S000							
TI06	CU12	CU12A0 = DIO6A0	224-9	D1014		RESET S002							
<div> <div>60+62 0 1 1 0 0 0 X 0</div> <div>CONDIZ.-CONDIT.</div> </div>													
<div> <div>ALLO STATO TO THE STATE</div> <div></div> </div>													
<div> <div>comp. emise. app. Pappi.</div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> </div>													
<div> <div>GENERAL ELECTRIC</div> <div>SER.-SRC. SPS loc. PREGNANA</div> <div>N° 140844370 cont. su fo. 74 to. 73</div> </div>													

ISTRUZIONE - INSTRUCTION MVI - MVC														
DA - FROM			64 + 65		60 - 62	0	1	1	0	0	X	0	FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment								
TO10	CO12	CO1211 = DE16A0	205-1	H3715		V2 → NO								
TO10	CO41	CO4111 = DIO5B0	200-1	H2014		CONTA DA 00								
						COUNT FROM 00								
TO25	CO30	CO3011 = EG09A0	180-1	H3515		MEM → RO								
		{ MVC }												
TO30	CI15	CI1511 = CDQ3A0 (DIO5A0)	188-1	F3315		L1 → NO								
TO30	CI40	CI4011 = DIO5B0	194-1	F3615		CONTA MENO								
						DECREASING COUNT								
TO30	CI44	CI4411 = DIO5B0	215-1	G1802		BLOCCA CONTA 07								
						STOP COUNT 07								
TO30	CI41	CI4111 = DE36A0	195-1	F3715		CONTA DA 00								
						COUNT FROM 00								
TO40	CO02	CO0211 = DE36A0	207-1	H3614		NI → V2								
TO50						NO → BO								
TO70	CI60	CI6011 = CD12A0 (DE37A0)	197-1	F2615		RO2 → NI4								
		{ MVC }												
TO70	CI65	CI6511 = CD12A0 (DE37A0)	182-3	F2702		RO1 → NI3								
		{ MVC }												
TI05	CI05	CI0511 = DE89A0	183-1	F2915		NI → L1								
TI06	CU04	CU04A0 = CM06A0 (DIO5A0)	219-7	B0414		SET S004								
TI06	CU15	CU15A0 = DIO5A0	220-7	B0614		RESET S005								
TI06	CU14	CU14A0 = CM09A0 (DA13A0)	223-7	D1114		RESET S004								
<div> <div>40+42 0 1 0 0 0 0 X 0</div> <div>CONDIZ.-CONDIT.</div> </div>														
<div> <div>ALLO STATO TO THE STATE</div> <div></div> </div>														
<div> <div>comp. emise. app. Pappi.</div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> </div>														
<div> <div>GENERAL ELECTRIC</div> <div>SER.-SRC. SPS loc. PREGNANA</div> <div>N° 140844370 cont. su fo. 75 to. 74</div> </div>														

ISTRUZIONE - INSTRUCTION										MVI - MVC									
DA - FROM 60 + 62										40 - 42									
010000X0										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	to	Evento - Comment													
T010	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO													
T010	CO41	CO4111 = CB14AO (DA31AO)	200-1	H2014		(CONTA DA OO COUNT FROM OO													
T025	CO31	CO3111 = CB10AO (DA14AO)	207-4	H3601		RO → MEM													
T030	CI15	CI1511 = CD21AO (DA21AO)	188-1	F3315		L1 → NO													
T040	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI													
T050	CI32	CI3211 = CD21AO (DA21AO)	192-1	H3815		NO43 → RO													
TI06	CU07	CU07AO = EG52AO	221-4	B0315		SET S007													
		L1 _{2.1} = 1 ₁																	
TI06	CU01	CU01AO = CM02AO (DI49AO)	219-2	B0416		SET S001													
TI06	CU05	CU05AO = DI49AO	221-2	B0316		SET S005													
ALLO STATO TO THE STATE										CONDIZ.-CONDIT.									
E2-E3 11110001X {L1 _{2.1} = 1 ₁ } 60+62 0111000X0 {L1 _{2.1} = 1 ₁ }																			
comp. <input type="checkbox"/> EMISS. <input type="checkbox"/> OPP. <input checked="" type="checkbox"/>										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460									
GENERAL ELECTRIC sez.-sec. SPS loc. PREGNANA										N° 140241370 cont. su fo. 76 fo. 75									

ISTRUZIONE - INSTRUCTION										CMC - CMI									
DA - FROM FASE-α-PHASE										64 - 65									
0110010X										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	to	Evento - Comment													
T030	CI15	CI1511 = CD00AO (DE09AO)	188-1	F3315		L1 → NO													
		{CMI}																	
T050	CI33	CI3311 = CD06AO (DE09AO)	185-7	H2701		NO21 → RO													
		{CMI}																	
T065	CO49	CO4911 = DI06AO	212-2	H2915		RES URPE F URPU													
T070	CI60	CI6011 = CD11AO (DE09AO)	197-1	F2615		RO2 → NI4													
		{CMI}																	
T070	CI65	CI6511 = CD11AO (DE09AO)	182-3	F2702		RO1 → NI3													
		{CMI}																	
T105	CI05	CI0511 = CD00AO (DE09AO)	183-1	F2915		NI → L1													
		{CMI}																	
TI06	CU10	CU10AO = DI06AO	221-7	B0314		RESET S000													
TI06	CU12	CU12AO = DI06AO	224-9	D1014		RESET S002													
ALLO STATO TO THE STATE										CONDIZ.-CONDIT.									
60+62 011000X0																			
comp. <input type="checkbox"/> EMISS. <input type="checkbox"/> OPP. <input checked="" type="checkbox"/>										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460									
GENERAL ELECTRIC sez.-sec. SPS loc. PREGNANA										N° 140841370 cont. su fo. 77 fo. 76									

[illegible][illegible]

ISTRUZIONE - INSTRUCTION CMC - CMI									
DA - FROM 50 + 52			40 - 42		0 1 0 0 0 X 0		FASE-PHASE		
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VUC	Evento - Comment			
TO10	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO			
TO10	CO41	CO4111 = CB14AO (DA31AO)	200-1	H2014		{CONTA DA 00 COUNT FROM 00			
TO30	CI15	CI1511 = CD21AO (DA21AO)	188-1	F3315		L1 → NO			
TO40	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI			
TO50	CI32	CI3211 = CD21AO (DA21AO)	192-1	H3815		NO43 → RO			
TI06	CI75	CI75AO = BG51AO {(ΔRO = 01)}	201-7	B0714		SET FIO5			
TI06	CI84	CI84AO = BG50AO {URPE}	218-2	B0516		RESET FIO4			
TI06	CU07	CU07AO = BG52AO {(L1 _{0.1} = 1 ¹) + (ΔRO = 0 ¹)}	221-4	B0315		SET S007			
TI06	CU01	CU01AO = CM02AO (DI49AO)	219-2	B0416		SET S001			
TI06	CU05	CU05AO = DI49AO	221-2	B0316		SET S005			
<p>ALLO STATO TO THE STATE</p> <p>22-B3 1111 0001 X {(L1_{0.1} = 1¹) + (ΔRO = 01)} CONDIZ.-CONDIT.</p> <p>60+52 011 000 X 0 {(L1_{0.1} = 1¹) + (ΔRO = 01)}</p>									
<p>GENERAL ELECTRIC</p> <p>SPS</p> <p>loc. PREGNANA</p> <p>N° 14024 13 70</p> <p>cont. sufo. 80 fo. 79</p>									

ISTRUZIONE - INSTRUCTION AP - SP									
DA - FROM FASEX - A PHASE			64 - 65		0 1 1 0 0 1 0 X		FASE-PHASE		
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VUC	Evento - Comment			
TO30	CI15	CI1511 = DE14AO	188-1	F3315		L1 → NO			
TO50	CI33	CI3311 = CD06AO (DE14AO)	185-7	H2701		NO21 → RO			
TO65	CO49	CO4911 = DI06AO	212-2	H2915		RES URPE E URPU			
TO70	CI63	CI6311 = DE14AO	198-5	F2304		RO2 → NI1			
TI06	CI06	CI0611 = DE14AO	184-1	F3015		NI21 → L2			
TO80	CI89	CI8911 = ECO4AO {PUL4}	182-4	F2703		SET ALTO			
TI06	CU10	CU10AO = DI06AO	221-7	B0314		RESET S000			
TI06	CU12	CU12AO = DI06AO	224-9	D1014		RESET S002			
TI06	CU16	CU1611 = DE14AO	222-3	D0902		RESET S006			
<p>ALLO STATO TO THE STATE</p> <p>20 001 000000 CONDIZ.-CONDIT.</p>									
<p>GENERAL ELECTRIC</p> <p>SPS</p> <p>loc. PREGNANA</p> <p>N° 14024 13 70</p> <p>cont. sufo. 84 fo. 80</p>									

ISTRUZIONE-INSTRUCTION		AP - SP														
DA-FROM		64 → 65		20		0 0 1 0 0 0 0		FASE-PHASE								
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin MacLocal	VOC	Evento - Comment									
TO10	CO11	CO1111 = DA23AO		206-7	H3301		VI → NO									
TO10	CO41	CO4111 = CB11AO (DI46AO)		200-1	H2014		CONTA DA OO									
							(COUNT FROM OO									
TO10	CO40	CO4011 = CB11AO (DI46AO)		193-1	H2215		CONTA MENO									
							(DECREASING COUNT									
TO25	CO30	CO3011 = CB07AO (DI46AO)		180-1	H3515		MEM → RO									
TO30	CI15	CI1511 = CD00AO (DI46AO)		188-1	F3315		L1 → NO									
TO30	CI40	CI4011 = DI46AO		194-1	F3615		CONTA MENO									
							(DECREASING COUNT									
TO50							NO → BO									
TO70	CI60	CI6011 = CD11AO (DI46BO)		197-1	F2615		RO2 → NI4									
TO70	CI65	CI6511 = CD11AO (DI46BO)		182-3	F2702		RO1 → NI3									
TI05	CI05	CI0511 = CD00AO (DI46AO)		183-1	F2915		NI → L1									
TI06	CI71	CI71AO = ED24AO		202-9	D1214		SET FIO1									
		{(ΔRO = " + n) }														
TI06	CI85	CI85AO = CD20AO (DI46AO)		218-4	BO515		RESET FIO5									
TI06	CI74	CI74AO = DE65AO		201-4	BO715		SET FIO4									
TI06	CU06	CU06AO = DE65AO		222-9	DO914		SET S006									
<div>ALLO STATO TO THE STATE</div> <div>60 → 62 0 1 1 0 0 0 X 0</div> <div>CONDIZ-CONDT.</div>																
<div>GENERAL ELECTRIC</div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1 UCE 460</div> <div>comp. FPMK</div> <div>OPPIA</div> <div>Foppl.</div> <div>ser.-sec. SPS</div> <div>loc. PREGNANA</div> <div>N° 140244370</div> <div>cont. sufo. 82 fo. 81</div>																

ISTRUZIONE-INSTRUCTION		AP - SP														
DA-FROM		20		60 → 62		0 1 1 0 0 0 X 0		FASE-PHASE								
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch. Local	Pin MacLocal	VOC	Evento - Comment									
TO10	CO12	CO1211 = DE16AO		205-1	H3715		V2 → NO									
TO10	CO41	CO4111 = DI05BO		200-1	H2014		CONTA DA OO									
							(COUNT FROM OO									
TO10	CO40	CO4011 = CB12AO (DE17AO)		193-1	H2215		CONTA MENO									
							(DECREASING COUNT									
TO25	CO30	CO3011 = EG09AO		180-1	H3515		MEM → RO									
		{FA03 }														
TO30	CI15	CI1511 = CD03AO (DI05AO)		188-1	F3315		L1 → NO									
TO30	CI40	CI4011 = DI05BO		194-1	F3615		CONTA MENO									
							(DECREASING COUNT									
TO30	CI44	CI4411 = DI05BO		215-1	G1802		BLOCCA CONTA 07									
							(STOP COUNT 07									
TO30	CI41	CI4111 = CD08AO (DE17AO)		195-1	F3715		CONTA DA OO									
							(COUNT FROM OO									
TO30	CI42	CI4211 = CD08AO (DE17AO)		193-4	H2203		CONTA DA O4									
							(COUNT FROM O4									
TO40	CO02	CO0211 = DE17AO		207-1	H3614		NI → V2									
TO50							NO → BO									
TO70	CI65	CI6511 = CD11AO (DE17AO)		182-3	F2702		RO1 → NI3									
TO70	CI60	CI6011 = CD11AO (DE17AO)		197-1	F2615		RO2 → NI4									
TI05	CI05	CI0511 = DE89AO		183-1	F2915		NI → L1									
TI06	CI70	CI70AO = RG44AO		201-2	BO716		SET FIO0									
		{SA01 (AP-FA01 (ΔRO, = +) +														
		+FA01 (ΔRO, = +) } + SP-FA01														
		{(ΔRO, = +) + FA01 (ΔRO, = +) }														
TI06	CU04	CU04AO = CM6AO (DI05AO)		219-7	BO414		SET S004									
TI06	CU15	CU15AO = DI05AO		220-7	BO614		RESET S005									
<div>ALLO STATO TO THE STATE</div> <div>50 → 52 0 1 0 1 0 0 X 0</div> <div>CONDIZ-CONDT.</div>																
<div>GENERAL ELECTRIC</div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1 UCE 460</div> <div>comp. FPMK</div> <div>OPPIA</div> <div>Foppl.</div> <div>ser.-sec. SPS</div> <div>loc. PREGNANA</div> <div>N° 140244372</div> <div>cont. sufo. 83 fo. 82</div>																

ISTRUZIONE - INSTRUCTION AP - SP										
DA - FROM 60 + 62			50 - 52			O 1 0 1 0 0 X 0			FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin McLocal	VOL	Evento - Comment				
TO1C	CO11	CO1111 = EG15AO	206-7	H3301		VI → NO				
TO25	CO30	CO3011 = CB07AO (DIO4AO)	180-1	H3515		MEM → RO				
TO30	CI15	CI1511 = CD02AO (DA19AO)	188-1	F3315		L1 → NO				
TO5C	CO48	CO4811 = DE97AO {SA01 • FA00}	211-3	H3013		SET URPE E URPU				
TO50						NO → BO				
	CI46	CI4611 = DE74AO	196-1	H2515		OPER DEC O AND (AND OR DEC OPERAT.				
	CI47	CI4711 = EG19AO {FA00}	190-3	H2413		OPER SOTT O ORE (ORE OR SUBT OPERAT				
	CI51	CI5111 = DA09AO {SA01}	181-4	H2303		(WORK ONLY UA2 RO1 → NI3				
TO70	CI65	CI6511 = CD13AO (DA09AO); {SA01}	182-3	F2702		UA → NI43				
TO70	CI68	CI6811 = DA20AO	200-4	H2001		NI → L1				
TI05	CI05	CI0511 = CD02AO (DA19AO)	183-1	F2915		RESET S004				
TI06	CU14	CU14AO = CM09AO (DIO4AO)	223-7	D1114						
ALLO STATO TO THE STATE			40+42 0 1 0 0 0 X 0			CONDIZ-CONDIT.				
<div>REV</div> <div> <div>comp.</div> <div>EMISS.</div> <div>OPPI</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div> <div> <div>GENERAL ELECTRIC</div> <div>SPS</div> <div>PREGNANA</div> </div> <div> <div>N° 14024370</div> <div>cont. su to. 84 to. 83</div> </div>										

ISTRUZIONE - INSTRUCTION AP - SP										
DA - FROM 50 + 52			40 - 42			O 1 0 0 0 X 0			FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin McLocal	VOL	Evento - Comment				
TO10	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO				
TO10	CO41	CO4111 = CB14AO (DA31AO)	200-1	H2014		CONTA DA 00 COUNT FROM 00				
TO10	CO40	CO4011 = CB12AO (DE95AO)	193-1	H2215		CONTA MENO DECREASING COUNT				
TO25	CO31	CO3111 = CB09AO (DE96AO)	207-4	H3601		NO → MEM				
TO30	CI15	CI1511 = CD21AO (DA21AO)	188-1	F3315		L1 → NO				
TO40	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI				
TO50	CI32	CI3211 = CD21AO (DA21AO)	192-1	H3815		NO43 → RO				
TI06	CI73	CI73AO = EG43AO {L1 = 1}	203-9	D1414		SET FIO3				
TI06	CI75	CI75AO = EG53AO {(ΔRO ₂ =01)+(ΔRO ₁ =01) • SA01}	201-7	BO714		SET FIO5				
TI06	CI85	CI85AO = EG56AO {FA00-URPE{(L1=1)+(L2=1) • FA03 • (L1=1)}}	218-4	BO515		RESET FIO5				
TI06	CI84	CI84AO = CD19AO (EG56AO) {FA00-URPE{(L1=1)+(L2=1) • FA03 • (L1=1)}}	218-2	BO516		RESET FIO4				
TI06	CI84	CI84AO = EG57AO {FA01 • (L1=1) • URPE • FA00 + +FA01 (L1=1) (URPE+FA00) +FA05 • ((ΔRO ₂ =01)+(ΔRO ₁ =01) • SA01)}	218-2	BO516		RESET FIO4				
TI06	CU01	CU01AO = CM02AO (DI49AO)	219-2	BO416		SET S001				
TI06	CU05	CU05AO = DI49AO	221-2	BO316		SET S005				
TI06	CU16	CU1611 = EG54AO {(L1=1) • FA00-URPE}	222-3	DO902		RESET S006				
TI06	CU07	CU07AO = EG55AO {(L1=1) • (FA00-URPE)}	221-4	BO315		SET S007				
ALLO STATO TO THE STATE			60+62 0 1 1 0 0 0 X 0 {(L1=1)}			CONDIZ-CONDIT.				
<div>REV</div> <div> <div>comp.</div> <div>EMISS.</div> <div>OPPI</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div> <div> <div>GENERAL ELECTRIC</div> <div>SPS</div> <div>PREGNANA</div> </div> <div> <div>N° 14024370</div> <div>cont. su to. 85 to. 84</div> </div>										

[illegible][illegible]

[illegible][illegible]

[illegible][illegible]

ISTRUZIONE - INSTRUCTION MVP									
DA - FROM 64 + 65 20 0 0 1 0 0 0 0 0 FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	V2	Pin	Evento - Comment		
T010	CO12	CO1211 = CBO6AO (DA22AO)	205-1	H3715			V2 → NO		
T010	CO41	CO4111 = CB11AO (DI46AO)	200-1	H2014			{CONTA DA 00 COUNT FROM 00		
T010	CO40	CO4011 = CB11AO (DI46AO)	193-1	H2215			{CONTA MENO DECREASING COUNT		
TO25	CO30	CO3011 = CBO7AO (DI46AO)	180-1	H3515			MEM → RO		
TO30	CI15	CI1511 = CDO0AO (DI46AO)	188-1	F3315			L1 → NO		
TO30	CI40	CI4011 = DI46AO	194-1	F3615			{CONTA MENO DECREASING COUNT		
TO50							NO → BO		
TO70	CI60	CI6011 = CD11AO (DI46BO)	197-1	F2615			RO2 → NI1		
TO70	CI65	CI6511 = CD11AO (DI46BO)	182-3	F2702			RO1 → NI3		
TI05	CI05	CI0511 = CDO0AO (DI46AO)	183-1	F2915			NI → L1		
TI06	CI71	CI71AO = ED24AO {(ΔRO = "+n")}	202-9	D1214			SET FIO1		
TI06	CI85	CI85AO = CD20AO (DI46AO)	218-4	BO515			RESET FIO5		
TI06	CI74	CI74AO = DE65AO	201-4	BQ715			SET FIO4		
TI06	CU06	CU06AO = DE65AO	222-9	DO914			SET S006		
60+62 0 1 1 0 0 0 X 0 CONDIZ-CONDIT.									
ALLO STATO TO THE STATE									
comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460 Pappi.									
GENERAL ELECTRIC SPS loc. PREGNANA									
N° 140241370 cont. su to. 92 to. 94									

ISTRUZIONE - INSTRUCTION MVP									
DA - FROM 20 60 - 62 0 1 1 0 0 0 X 0 FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	V2	Pin	Evento - Comment		
T010	CO12	CO1211 = DE16AO	205-1	H3715			V2 → NO		
T010	CO41	CO4111 = DI05BO	200-1	H2014			{CONTA DA 00 COUNT FROM 00		
T010	CO40	CO4011 = CB12AO (DE17AO)	193-1	H2215			{CONTA MENO DECREASING COUNT		
TO25	CO30	CO3011 = EGO9AO {FA03}	180-1	H3515			MEM → RO		
TO30	CI15	CI1511 = CDO3AO (DIO5AO)	188-1	F3315			L1 → NO		
TO30	CI40	CI4011 = DIO5BO	194-1	F3615			{CONTA MENO DECREASING COUNT		
TO30	CI44	CI4411 = DIO5BO	215-1	G1802			{BLOCCA CONTA 07 STOP COUNT 07		
TO30	CI41	CI4111 = CDO8AO (DE17AO)	195-1	F3715			{CONTA DA 00 COUNT FROM 00		
TO30	CI42	CI4211 = CDO8AO (DE17AO)	193-4	H2203			{CONTA DA 04 COUNT FROM 04		
TO40	GO02	GO0211 = DE17AO	207-1	H3614			NI → V2		
TO50							NO → BO		
TO70	CI65	CI6511 = CD11AO (DE17AO)	182-3	F2702			RO1 → NI3		
TO70	CI60	CI6011 = CD11AO (DE17AO)	197-1	F2615			RO2 → NI4		
TI05	CI05	CI0511 = DE89AO	183-1	F2915			NI → L1		
TI06	CI70	CI70AO = EG44AO {SA01/FA01 (ΔRO = "+n") + FA01 (ΔRO = "+n")}	201-2	BQ716			SET FIOO		
TI06	CU14	CU14AO = DE93AO	223-7	D1114			RESET S004		
TI06	CU04	CU04AO = CMO6AO (DIO5AO)	219-7	BO414			SET S004		
TI06	CU15	CU15AO = DIO5AO	220-7	BO614			RESET S005		
60+62 0 1 1 0 0 0 X 0 CONDIZ-CONDIT.									
ALLO STATO TO THE STATE									
comp. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460 Pappi.									
GENERAL ELECTRIC SPS loc. PREGNANA									
N° 140241370 cont. su to. 93 to. 92									

ISTRUZIONE - INSTRUCTION				MVP							
DA - FROM				60 + 62		40 - 42		0 1 0 0 0 X 0		FASE - PHASE	
Master Clock	Commando Commande	Equazione - Equation		Schema Sch. Locat. MacLocat.		Pin	NO	Evento - Comment			
TC10	CO11	C01111 = CB01A0 (DI49A0)		206-7		H3301		VI → NO			
TC10	CO41	C04111 = CB14A0 (DA31A0)		200-1		H2014		CONTA DA 00			
								COUNT FROM 00			
TC10	CO40	C04011 = CB12A0 (DE95A0)		193-1		H2215		CONTA MENO			
								DECREASING COUNT			
TC25	CO31	C03111 = CB09A0 (DE96A0)		207-4		H3601		RO → MEM			
TC30	CI15	CI1511 = CD21A0 (DA21A0)		188-1		F3315		L1 → NO			
TC40	CO01	C00111 = CB01A0 (DI49A0)		205-3		H3313		NY → VI			
TC50	CI32	CI3211 = CD21A0 (DA21A0)		192-1		H3815		NO43 → RO			
TC106	CI73	CI73A0 = EG43A0		203-9		D1414		SET FIO3			
		{ L1 ₁ = 11 }									
TC106	CI75	CI75A0 = BG53A0		201-7		B0714		SET FIO5			
		{ (ΔRO ₀ =01) + (ΔRO ₀ =01) · SA01 }									
TC106	CI85	CI85A0 = BG56A0		218-4		B0515		RESET FIO5			
		{ (L1 ₀ =11) · (L1 ₁ =11) · FA03 }									
TC106	CI84	CI84A0 = CD19A0 (BG56A0)		218-2		B0516		RESET FIO4			
		{ (L1 ₀ =11) · (L1 ₁ =11) · FA03 }									
TC106	CI84	CI84A0 = BG57A0		218-2		B0516		RESET FIO4			
		{ FA01 · (L1 ₀ =11) · URPE · FA00 +									
		+ FA01 · (L1 ₀ =11) · (URPE + FA00) +									
		· FA05 + { (ΔRO ₀ =01) + (ΔRO ₀ =01) ·									
		· SA01 }									
TC106	CU01	CU01A0 = CM02A0 (DI49A0)		219-2		B0416		SET S001			
TC106	CU05	CU05A0 = DI49A0		221-2		B0316		SET S005			
TC106	CU07	CU07A0 = BG55A0		221-4		B0315		SET S007			
		{ L1 ₀ = 11 }									

ALLO STATO	60+62	0 1 1 0 0 0 X 0	{ L1 ₀ = 11 }	CONDIZ - CONDIT.
	62+63	1 1 0 0 0 0 1 X	{ L1 ₀ = 11 }	
TO THE STATE				

COMP.	DIAGRAMMA DI TEMPORIZZAZIONE	TIP 1
TIME	TIMING CHART FORMAT 1	UCB 460
DATE	Foglio	

GENERAL ELECTRIC	ser. - snc. SFS	N° 14024370
GENERAL ELECTRIC PREGNANA	loc. PREGNANA	cont. su te. 94 fo. 93

[illegible]

ISTRUZIONE - INSTRUCTION										CMP									
DA - FROM 64+65										20									
										FASE-PHASE 1									
Mastro Clock	Comando Command	Eseguenza - Equation				Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment										
TO10	C011	C01111=DA23AO				205-7	H3301		V1 → NO										
TO10	C041	C04111=CB11AO (DI46AO)				200-1	H2014		CONTA DA 00										
									COUNT FROM 00										
TO10	C040	C04011=CB11AO (DI46AO)				193-1	H2215		CONTA MENO										
									DECREASING COUNT										
TO25	C030	C03011=CB07AO (DI46AO)				180-1	H3515		MEM → RO										
TO30	CI15	CI1511=CD00AO (DI46AO)				188-1	F3315		L1 → NO										
TO30	CI40	CI4011=DI46AO				194-1	F3615		CONTA MENO										
									DECREASING COUNT										
TO50									NO → BO										
TO70	CI60	CI6011=CD11AO (DI46BO)				197-1	F2615		RO2 → NI4										
TO70	CI65	CI6511=CD11AO (DI46BO)				182-3	F2702		RO1 → NI3										
TI05	CI05	CI0511=CD00AO (DI46AO)				183-1	F2915		NI → L1										
TI06	CI71	CI71A0=BD24AO				202-9	D1214		Set FIO1										
		{(ARO1="++")}																	
TI06	CI85	CI85A0=CD20AO (DI46AO)				218-4	B0515		Reset FIO5										
TI06	CI74	CI74A0=DE65AO				201-4	B0715		Set FIO4										
TI06	CU06	CU06A0=DE65AO				222-9	D0914		Set SQ06										
60+62 0111000000										CONDIZ-CONDIT.									
ALLO STATO TO THE STATE																			
REV																			
comp. TIMING CHART FORMAT 1 UCB 460										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460									
Pappi										Pappi									
GENERAL ELECTRIC										GENERAL ELECTRIC									
S22 - SEC. SPS										S22 - SEC. SPS									
loc. PREGNANA										loc. PREGNANA									
N° 140241370										N° 140241370									
cont. sufo. 96 fo. 95										cont. sufo. 96 fo. 95									

ISTRUZIONE - INSTRUCTION										CMP									
DA - FROM 20										60-62									
										FASE-PHASE 1									
Mastro Clock	Comando Command	Eseguenza - Equation				Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment										
TO10	C012	C01211=DB16AO				205-1	H3715		V2 → NO										
TO10	C041	C04111=DI05BO				200-1	H2014		CONTA DA 00										
									COUNT FROM 00										
TO10	C040	C04011=CB12AO (DE17AO)				193-1	H2215		CONTA MENO										
									DECREASING COUNT										
TO25	C030	C03011=EG09AO				180-1	H3515		MEM → RO										
		{FA03}																	
TO30	CI15	CI1511=CD03AO (DIO5AO)				188-1	F3315		L1 → NO										
TO30	CI40	CI4011=DI05BO				194-1	F3615		CONTA MENO										
									DECREASING COUNT										
TO30	CI44	CI4411=DI05BO				215-1	G1802		BLOCCA CONTA 07										
									STOP COUNT 07										
TO30	CI41	CI4111=CD08AO (DE17AO)				195-1	F3715		CONTA DA 00										
TO30	CI42	CI4211=CD08AO (DE17AO)				193-4	H2203		CONTA DA 04										
									COUNT FROM 04										
TO40	CO02	CO0211=DE17AO				207-1	H3614		NI → V2										
TO50									NO → BO										
TO70	CI65	CI6511=CD11AO (DE17AO)				182-3	F2702		RO1 → NI3										
TO70	CI60	CI6011=CD11AO (DE17AO)				197-1	F2615		RO2 → NI4										
TI05	CI05	CI0511=DE89AO				183-1	F2915		NI → L1										
TI06	CI70	CI70A0=BG44AO				201-2	B0716		Set FIO0										
		{SA01[FA01(ARO1="++")+FA01(ARO1="++")]}																	
TI06	CU04	CU04A0=CM06AO (DIO5AO)				219-7	B0414		Set SQ04										
TI06	CU15	CU15A0=DI05AO				220-7	B0614		Reset SQ05										
60+52 0110100000										CONDIZ-CONDIT.									
ALLO STATO TO THE STATE																			
REV																			
comp. TIMING CHART FORMAT 1 UCB 460										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460									
Pappi										Pappi									
GENERAL ELECTRIC										GENERAL ELECTRIC									
S22 - SEC. SPS										S22 - SEC. SPS									
loc. PREGNANA										loc. PREGNANA									
N° 140241370										N° 140241370									
cont. sufo. 92 fo. 96										cont. sufo. 92 fo. 96									

ISTRUZIONE - INSTRUCTION				CMP					
DA - FROM 60462				50-52		010100X0		FASE-PHASE	
Mastra Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac Local	NUM	Evento - Comment			
T010	C011	C01111=EG15A0	206-7	H3301		VI → NO			
T025	C030	C03011=CB07A0 (D104A0)	180-1	H3515		MEM → RO			
T030	C115	C11511=CD02A0 (DA19A0)	188-1	F3315		L1 → NO			
T050	C048	C04811=DE97A0 {SA01 • FA00}	211-3	H3013		SET URPE E URPU			
T050						NO → BO			
	CI46	CI4611=DE74A0	196-1	H2515		(OPER DEC 0 AND DECIMAL OR AND OPERATIONS			
	CI47	CI4711=EG19A0 {FA00}	190-3	H2413		(OPER SOTT 0 ORE ORE OR SUBTRACT OPERATIONS			
	CI51	CI5111=DA09A0 {SA01}	181-4	H2303		(OPERA SOLO UA2 WORK ONLY UA2			
T070	CI65	CI6511=CD13A0 (DA09A0) {SA01}	182-3	F2702		RO1 → NI3			
T070	CI68	CI6811=DA20A0	200-4	H2001		UA → NI43			
T105	CI05	CI0511=CD02A0 (DA19A0)	183-1	F2915		NI → L1			
T106	CU14	CU14A0=CM09A0 (D104A0)	223-7	D1114		Reset S004			
ALLO STATO		40442 010 0 0 0 X 0				CONDIZ - CONDIT.			
TO THE STATE									
REV									
GENERAL ELECTRIC <small>GENERAL ELECTRIC CORPORATION PITTSBURGH, PA.</small>		DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1		UCE 460					
604-606 SPS loc. PREGNANA		Fuppl.		N° 140844370 cont. su to. 98 to. 97					

[illegible]

[illegible][illegible]

[illegible][illegible]

[illegible][illegible]

ISTRUZIONE - INSTRUCTION										MP - DP									
DA - FROM A5										A1									
FASE-PHASE										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment													
TO10	CO12	CO1211 = CB06AO (DE54AO)	205-1	H3715		V2 → NO													
TO10	CO41	CO4111 = DI33AO	200-1	H2014		CONTA DA 00													
						COUNT FROM 00													
TO10	CO40	CO4011 = DI33AO	193-1	H2215		CONTA MENO													
						DECREASING COUNT													
	CO90	CO9011 = EC99AO	211-7	H3001		1 → NO00 0 08													
	CO92	CO9211 = CB17AO (DI33AO)	213-5	H3216		1 → NO02 0 10													
	CO93	CO9311 = CB17AO (DI33AO)	213-4	H3215		1 → NO03 0 11													
TO50	CI32	CI3211 = DI33AO	192-1	H3815		NO43 → RO													
	CI47	CI4711 = CD10AO (DE54AO)	190-3	H2413		OPER SOTT O ORE													
						ORE DA SUBT OPERATIONS													
TO70	CI68	CI6811 = DE54AO	200-4	H2001		UA → NI43													
TI05	CI02	CI0211 = DE54AO	182-1	F2715		NI → V2													
TI06	CU00	CU00AO = CM0AO (DI33AO)	218-7	B0514		SET S000													
TI06	CU06	CU06AO = DE54AO	222-9	D0914		SET S006													
TI06	CU17	CU17AO = DE54AO	220-2	B0616		RESET S007													
60+63 0 1 1 0 0 0 X X										CONDIZ.-CONDIT.									
ALLO STATO TO THE STATE																			
comp. emick. opp. Pappi										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460									
GENERAL ELECTRIC										N° 140841370									
SPZ - SPEC. SPS loc. PREGNANA										cont. su to. 106 to. 105									

ISTRUZIONE - INSTRUCTION										MP %									
DA - FROM 1940+43; 2015; 21										60-61-62-63									
FASE-PHASE										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment													
TO10	CO18	CO1811 = DE6910	209-1	H3114		FORZ IN NO21													
						FORCING IN NO21													
	CO97	CO9711 = CB18AO (DE69AO)	205-5	H3701		1 → NO07 0 15													
	CO96	CO9611 = CB18AO (DE69AO)	212-4	H2914		1 → NO06 0 14													
	CO95	CO9511 = CB18AO (DE69AO)	206-6	H3616		1 → NO05 0 13													
	CO93	CO9311 = DE69AO	213-2	H3215		1 → NO03 0 11													
	CO92	CO9211 = ED08AO	213-5	H3216		1 → NO02 0 10													
		LI06 }																	
	CO91	CO9111 = ED07AO	209-4	H3101		1 → NO01 0 09													
		LI05 }																	
	CO90	CO9011 = ED06AO	211-7	H3001		1 → NO00 0 08													
		LI04 }																	
TO10	CO41	CO4111 = DI05BO	200-1	H2014		CONTA DA 00													
						COUNT FROM 00													
TO25	CO30	CO3011 = EG09AO	180-1	H3515		MEM → RO													
		FA03-FA04 }																	
TO30	CI15	CI1511 = CD03AO (DI05AO)	188-1	F3315		L1 → NO													
TO30	CI40	CI4011 = DI05BO	194-1	F3615		CONTA MENO													
						DECREASING COUNT													
TO30	CI44	CI4411 = DI05BO	215-1	G1802		BLOCCA CONTA 07													
						STOP COUNT 07													
TO30	CI42	CI4211 = DE38AO	193-4	H2203		CONTA DA 04													
						COUNT FROM 04													
TO50						NO → BO													
TO70	CI65	CI6511 = CD12AO (DE39AO)	182-3	F2702		RO1 → NI3													
		SA00 }																	
TO70	CI60	CI6011 = CD12AO (DE39AO)	197-1	F2615		RO2 → NI4													
		SA00 }																	
TO70	CI61	CI6111 = DE40AO	181-5	H2301		RO2 → NI3													
		SA00 }																	
CONDIZ.-CONDIT.																			
ALLO STATO TO THE STATE																			
comp. emick. opp. Pappi										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460									
GENERAL ELECTRIC										N° 140841370									
SPZ - SPEC. SPS loc. PREGNANA										cont. su to. 107 to. 106									

ISTRUZIONE - INSTRUCTION				MP			
DA - FROM 18179 (see 43) To - To 20				60-61-62-63 0 1 1 0 0 0 X X			
FASE - PHASE 1							
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment	
TI05	CI05	CI0511 = DE89AO	183-1	F2915		NI → L1	
TI06	CI73	CI7340 = EG14AO { VO2, 1, 0 = 000 }	203-9	D1414		SET FIO3	
TI06	CU03	CU03AO = DE40AO { SA00 }	219-4	B0415		SET S003	
TI06	CU04	CU04AO = CM06AO (DIO5AO)	219-7	B0414		SET S004	
TI06	CU15	CU15AO = DIO5AO	220-7	B0614		RESET S005	
<div> <div> <div>ALLO STATO TO THE STATE</div> <div> 5B+59 0 1 0 1 1 0 X 1 { SA00 } 50+53 0 1 0 1 0 0 X X { SA00 } </div> </div> <div>CONDIZ - CONDIT.</div> </div>							
<div> <div> <div>REV</div> <div> <div>Comp.</div> <div>Emiss.</div> <div>Oppr.</div> </div> <div> <div>Diagramma di TempORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> </div> </div> <div> <div>GENERAL ELECTRIC</div> <div> <div>ser.-ser.</div> <div>loc.</div> </div> </div> <div> <div>N° 140344370</div> <div>cont. su to. 108 fo. 107</div> </div> </div>							

ISTRUZIONE - INSTRUCTION				MP			
DA - FROM 60 + 63				5B - 59 0 1 0 1 1 0 X 1			
FASE - PHASE 1							
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment	
TO10	CO18	CO1811 = DE6910	209-1	H3114		FORZ IN NO21 FORCING IN NO21	
	CO97	CO9711 = CB18AO (DE69AO)	205-5	H3701		1 → NO07 O 15	
	CO96	CO9611 = CB18AO (DE69AO)	212-4	H2914		1 → NO06 O 14	
	CO95	CO9511 = CB18AO (DE69AO)	206-6	H3616		1 → NO05 O 13	
	CO93	CO9311 = DE69AO	213-2	H3215		1 → NO03 O 11	
	CO92	CO9211 = ED08AO { LI06 }	213-5	H3216		1 → NO02 O 10	
	CO91	CO9111 = ED07AO { LI05 }	209-4	H3101		1 → NO01 O 09	
	CO90	CO9011 = ED06AO { LI04 }	211-7	H3001		1 → NO00 O 08	
TO25	CO30	CO3011 = ED25AO { FA03 - FA04 }	180-1	H3515		MEM → RO	
TO30	CI15	CI1511 = CD00AO (DIO9AO)	188-1	F3315		L1 → NO NO → RO	
TO50	CI64	CI6411 = DIO9AO	199-1	B2215		RO1 → NI4	
TI05	CI05	CI0511 = CD00AO (DIO9AO)	183-1	F2915		NI → L1	
TI06	CU13	CU13AO = CM08AO (DIO9AO)	223-4	D1115		RESET S003	
<div> <div> <div>ALLO STATO TO THE STATE</div> <div> 50+53 0 1 0 1 0 0 X X </div> </div> <div>CONDIZ - CONDIT.</div> </div>							
<div> <div> <div>REV</div> <div> <div>Comp.</div> <div>Emiss.</div> <div>Oppr.</div> </div> <div> <div>Diagramma di TempORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> </div> </div> <div> <div>GENERAL ELECTRIC</div> <div> <div>ser.-ser.</div> <div>loc.</div> </div> </div> <div> <div>N° 140844372</div> <div>cont. su to. 109 fo. 108</div> </div> </div>							

[illegible][illegible]

[illegible][illegible]

ISTRUZIONE - INSTRUCTIONMP

DA - FROMF2 + F3

FA - FB

1111101X

FASE-PHASE

Master Clock	Commando Commande	Equazione - Equation	Schema Sch. Local	Pin MacLocal	70A	Evento - Comment
T010	C012	C01211 = DE59A0	205-1	H3715		V2 → NO
T025	C030	C03011 = CB08A0 (DE59A0)	180-1	H3515		MEM → RO
T030	CI15	CI1511 = CD03A0 (DI38A0)	188-1	F3315		L1 → NO
T050						NO → BO
T070	CI60	CI6011 = DE62A0	197-1	F2615		RO2 → NI4
		{SA00}				
T070	CI63	CI6311 = DE61A0	198-5	F2304		RO2 → NI1
		{SA00}				
T070	CI65	CI6511 = CD13A0 (DE61A0)	182-3	F2702		RO1 → NI3
T070	CI67	CI6711 = DE62A0	190-7	H2401		RO1 → NI1
		{SA00}				
TI05	CI05	CI0511 = ED18A0	183-1	F2915		NI → L1
		{(RO2=01) SA00 + SA00 (RO1 = 01) + (L2 = 01)}				
TI06	CI71	CI71A0 = ED16A0	202-9	D1214		SET FIO1
		{(ΔRO1 = "+") · (L21 = 0)}				
TI06	CI81	CI81A0 = ED17A0	204-9	D1314		RESET FIO1
		{FA01 · (ΔRO1 = "+") · (L21 = 0)}				
TI06	CU10	CU10A0 = E111A0 (DE61A0)	221-7	B0314		RESET S000
		{SA00}				
TI06	CU00	CU00A0 = CM00A0 (DI38A0)	218-7	B0514		SET S000
TI06	CU11	CU11A0 = ED18A0	223-2	D1116		RESET S001
		{SA00 (ΔRO2=01) + SA00 (ΔRO1 = 01) + (L2 = 01)}				
TI06	CU13	CU13A0 = ED19A0	223-4	D1115		RESET S003
		{SA00 (ΔRO2 = 01) (L21 = 01) + SA00 (ΔRO2 = 01)}	223-4	D1115		RESET S003

ALLO STATO TO THE STATE

F2+F311111001X

F8+F91111100X

{SA00 (ΔRO1=01) · (L21=01) + SA00 (ΔRO2=01)}

{SA00 (ΔRO2=01) + SA00 (ΔRO1=01) + (L21=01)}

CONDIZ - CONDIT.

REV

comp.

miss

opp.

Foppl.

DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1
TIMING CHART FORMAT 1UCB 460

GENERAL ELECTRIC
GENERAL ELECTRIC CORPORATION

ser. - ser. SPS
loc. PREGNAHA

N° 140841370
cont. auto. 144 to 143

[illegible]

ISTRUZIONE - INSTRUCTION				DP											
DA - FROM PHASE - PHASE				60-61-62-63											
				0	1	1	0	0	0	X	X	FASE - PHASE			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin MacLocat.	VOL	Evento - Comment									
TO10	CO18	CO1811 = DE6910	209-1	H3114		FORZ → NO21									
	CO97	CO9711 = CB18AO (DE69AO)	205-5	H3701		1 → NO07 0 15									
	CO96	CO9611 = CB18AO (DE69AO)	212-4	H2914		1 → NO06 0 14									
	CO95	CO9511 = CB18AO (DE69AO)	206-6	H3616		1 → NO05 0 13									
	CO93	CO9311 = DE69AO	213-2	H3215		1 → NO03 0 11									
	CO92	CO9211 = ED08AO	213-5	H3216		1 → NO02 0 10									
		{ LI06 }													
	CO91	CO9111 = ED07AO	209-4	H3101		1 → NO01 0 09									
		{ LI05 }													
	CO90	CO9011 = ED06AO	211-7	H3001		1 → NO00 0 08									
		{ LI04 }													
TO10	CO41	CO4111 = DI05BO	200-1	H2014		{ CONTA DA 00 (COUNT FROM 00									
						MEM → RO									
TO25	CO30	CO3011 = EG09AO	180-1	H3515											
		{ FA03 }													
TO30	CI15	CI1511 = CD03AO (DI05AO)	188-1	F3315		L1 → RO									
TO30	CI40	CI4011 = DI05BO	194-1	F3615		{ COUNTA MENO (DECREASING COUNT									
						{ BLOCCA CONTA 07 (STOP COUNT 07									
TO30	CI44	CI4411 = DI05BO	215-1	G1802		{ CONTA DA 04 (COUNT FROM 04									
						RO → RO									
TO50						RO1 → NT1									
TO70	CI65	CI6511 = CD12AO (DE39AO)	182-3	F2702		RO2 → NT4									
		{ SA00 }													
TO70	CI60	CI6011 = CD12AO (DE39AO)	197-1	F2615		RO2 → NT1									
		{ SA00 }													
TO70	CI61	CI6111 = DE40AO	181-5	H2301											
		{ SA00 }													
TI05	CI05	CI0511 = DE89AO	183-1	F2915		NT → L1									
ALLO STATO						CONDIZ - CONDIT.									
TO THE STATE															
V. V. V. L. 3. 69															
COMP. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1															
TIMING CHART FORMAT 1 UCE 460															
F. Appl.															
GENERAL ELECTRIC						N° 140841372									
S. S. S. cont. sufo. 416 to. 415															
S. S. S. loc. PREGNANA															

ISTRUZIONE - INSTRUCTION				DP											
DA - FROM PHASE - PHASE				60-61-62-63											
				0	1	1	0	0	0	X	X	FASE - PHASE			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin MacLocat.	VOL	Evento - Comment									
TI06	CI73	CI73AO = EG14AO	203-9	D1414		SET FIO3									
		{ { VO2, 1, 0 = 000 } }													
TI06	CU03	CU03AO = DE40AO	219-4	B0415		SET S003									
		{ SA00 }													
TI06	CU04	CU04AO = CM06AO (DI05AO)	219-7	B0414		SET S004									
TI06	CU15	CU15AO = DI05AO	220-7	B0614		RESET S005									
ALLO STATO						CONDIZ - CONDIT.									
TO THE STATE															
V. V. V. L. 3. 69															
COMP. DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1															
TIMING CHART FORMAT 1 UCE 460															
F. Appl.															
GENERAL ELECTRIC						N° 140841370									
S. S. S. cont. sufo. 417 to. 416															
S. S. S. loc. PREGNANA															

ISTRUZIONE - INSTRUCTION		DP										FASE-PHASE	
DA-FROM 60+63		5B-59		010110X1									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VUB	Evento - Comment							
TO10	CO18	CO1811 = DE6910	209-1	H3114		{FORZ IN NO21 {FORCING IN NO21							
	CO97	CO9711 = CB18AO (DE69AO)	205-5	H3701		1 → NO07 0 15							
	CO96	CO9611 = CB18AO (DE69AO)	212-4	H2914		1 → NO06 0 14							
	CO95	CO9511 = CB18AO (DE69AO)	206-6	H3616		1 → NO05 0 13							
	CO93	CO9311 = DE69AO	213-2	H3215		1 → NO03 0 11							
	CO92	CO9211 = ED08AO	213-5	H3216		1 → NO02 0 10							
		{LI06}											
	CO91	CO9111 = ED07AO	209-4	H3101		1 → NO01 0 09							
		{LI05}											
	CO90	CO9011 = ED06AO	211-7	H3001		1 → NO00 0 08							
		{LI04}											
TO25	CO30	CO3011 = ED25AO	180-1	H3515		MEM → RO							
		{FA03}											
TO30	CI15	CI1511 = CI00AO (DIO9AO)	188-1	F3315		L1 → NO							
TO50						NO → BO							
TO70	CI64	CI6411 = DIO9AO	199-1	B2215		RO1 → NI4							
TI05	CI05	CI0511 = CI00AO (DIO9AO)	183-1	F2915		NI → L1							
TI06	CU13	CU13AO = CM08AO (DIO9AO)	223-4	D1115		RESET S003							
<div>ALLO STATO TO THE STATE</div> <div>50+53 010100X1</div> <div>CONDIZ.-CONDIT.</div>													
<div>2</div> <div>Work: F.V. 1.3.69</div> <div>comp. emiss. app. Papet.</div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> <div>GENERAL ELECTRIC</div> <div>SPS loc. PREGNANA</div> <div>N° 140241372</div> <div>cont. suto. 118 to. 117</div>													

ISTRUZIONE - INSTRUCTION		DP										FASE-PHASE	
DA-FROM 5B+59		50-51-52-53		010100XX									
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VUB	Evento - Comment							
TO10	CO11	CO1111 = EG15AO	206-7	H3301		V1 → NO							
		{SA01}											
TO10	CO12	CO1211 = DE75AO	205-1	H3715		V2 → NO							
		{SA01}											
TO25	CO30	CO3011 = CB07AO (DIO4AO)	180-1	H3515		MEM → RO							
TO30	CI15	CI1511 = CDO2AO (DA19AO)	188-1	F3315		L1 → NO							
TO30	CI40	CI4011 = EG23AO	194-1	F3615		{CONTA MENO (DECREASING COUNT							
		{FA00}											
TO30	CI41	CI4111 = DE75AO	195-1	F3715		{CONTA DA OO (COUNT FROM OO							
		{SA01}											
TO30	CI43	CI4311 = DE43AO	193-5	H2201		{BLOCCA CONTA O3 (STOP COUNT O3							
	CI46	CI4611 = DE43AO	196-1	H2515		{OPER DEC O AND (AND OR DEC OPERAT							
	CI47	CI4711 = EG25AO	190-3	H2413		{OPER SOTT O ORE (ORE OR SUBT OPERAT							
		{FA04 + FA00}											
	CI51	CI5111 = DE75AO	181-4	H2303		{OPERA SOLO UA2 (WORK ONLY UA2							
		{SA01- SA00}											
TO40	CO01	CO0111 = DE43AO	206-3	H3313		NI → VI							
TO50	CO48	CO4811 = EG22AO	211-3	H3013		SET URPE E URPU							
		{SA01-FA00}											
TO50						NO → BO							
TO70	CI65	CI6511 = CD13AO (DE76AO);	182-3	F2702		RO1 → NI3							
		{SA01- SA00}											
TO70	CI68	CI6811 = DA20AO	200-4	H2001		UA → NI43							
TI05	CI05	CI0511 = CDO2AO (DA19AO)	183-1	F2915		NI → L1							
TI06	CU14	CU14AO = CM09AO (DIO4AO)	223-7	D1114		RESET S004							
<div>ALLO STATO TO THE STATE</div> <div>40+43 010100X1</div> <div>CONDIZ.-CONDIT.</div>													
<div>REV</div> <div>comp. emiss. app. Papet.</div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> <div>GENERAL ELECTRIC</div> <div>SPS loc. PREGNANA</div> <div>N° 140241370</div> <div>cont. suto. 119 to. 118</div>													

ISTRUZIONE - INSTRUCTION										DP					
DA - FROM 50 + 53										40-41-42-43		0 1 1 0 0 0 X X		FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VO	Evento - Comment									
T010	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO									
T010	CO40	CO4011 = CB12AO (DE95AO)	193-1	H2215		{CONTA MEMO (DECREASING COUNT									
T010	CO41	CO4111 = EG47AO {FA03 + LI04}	200-1	H2014		{CONTA DA 00 (COUNT FROM 00									
T025	CO31	CO3111 = CB10AO (DE96AO); {FA04}	207-4	H3601		RO → MEM									
T030	CI15	CI1511 = CD21AO (DA21AO)	188-1	F3315		LI → NO									
T040	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI									
T050	CI32	CI3211 = CD21AO (DA21AO)	192-1	H3815		NO43 → RO									
T106	CI70	CI70AO = EG31AO {FA04}	201-2	B0716		SET FIOO									
T106	CU01	CU01AO = CM02AO (DI49AO)	219-2	B0416		SET S001									
T106	CU05	CU05AO = DI49AO	221-2	B0316		SET S005									
T106	CU04	CU04AO = CM04AO (EG34AO); {FA03 (SA00+LI04)}	219-7	B0414		SET S004									
T106	CU03	CU03AO = CM04AO (EG34AO); {FA03 (SA00+LI04)}	219-4	B0415		SET S003									
ALLO STATO TO THE STATE 7A+7B 0 1 1 1 1 0 1 X {FA03 (SA00+LI04)} 60+63 0 1 1 0 0 0 X X {FA03 + SA00-LI04}												CONDIZ.-CONDI.			
comp. <input type="checkbox"/> emiss. <input type="checkbox"/> app. <input checked="" type="checkbox"/> <i>me</i> Pappi. <input type="checkbox"/>														DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460	
GENERAL ELECTRIC SPS loc. PREGNANA														N° 140841370 cont. su to. 120 to. 149	

ISTRUZIONE - INSTRUCTION										DP					
DA - FROM 40 + 43										7A - 7B		0 1 1 1 1 0 1 X		FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VO	Evento - Comment									
T010	CO16	CO1611 = DI08B0	207-2	H3605		L2 → NO21									
T030	CI15	CI1511 = CD00AO (DI08AO)	188-1	F3315		L1 → NO									
T050	CI33	CI3311 = CD06AO (DI08AO)	185-7	H2701		NO21 → RO									
T070	CI67	CI6711 = CD14AO (DI08AO)	190-7	H2401		RO1 → NI1									
T070	CI64	CI6411 = DA07AO {SA00}	199-1	B2215		RO1 → NI4									
T070	CI65	CI6511 = CD13AO (DA08AO) {SA00}	182-3	F2702		RO1 → NI3									
T105	CI05	CI0511 = CD00AO (DI08AO)	183-1	F2915		NI → L1									
T106	CI83	CI8311 = DI08AO	204-7	C1315		RESET FIO3									
T106	CI70	CI70AO = ED31AO {URPE}	201-2	B0716		SET FIOO									
T106	CI75	CI75AO = CD18AO (ED32AO); {URPE-FA00-FA04}	201-7	B0714		SET FIO5									
T106	CU13	CU13AO = CM08AO (DI08AO)	223-4	D1115		RESET S003									
T106	CU11	CU11AO = ED26AO {FA00}	223-2	D1116		RESET S001									
T106	CU14	CU14AO = ED26AO {FA00 + FA04 - URPE}	223-7	D1114		RESET S004									
T106	CU14	CU14AO = ED28AO	223-7	D1114		RESET S004									
T106	CU07	CU07AO = CM03AO (ED27AO); {FA00}	221-4	B0315		SET S007									
ALLO STATO TO THE STATE 60+63 0 1 1 0 0 0 X X {FA03 (SA00 + LI04)} F2+F3 1 1 1 0 0 1 X {FA00 (FA04 + URPE)} E2+E3 1 1 1 0 0 1 X {FA00-FA04-URPE}												CONDIZ.-CONDI.			
comp. <input type="checkbox"/> <i>me</i> emiss. <input type="checkbox"/> app. <input checked="" type="checkbox"/> <i>me</i> Pappi. <input type="checkbox"/>														DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460	
GENERAL ELECTRIC SPS loc. PREGNANA														N° 140841370 cont. su to. 121 to. 120	

ISTRUZIONE - INSTRUCTION			DP		DA - FROM		7A + 7B		F2 - F3		1 1 1 1 0 0 1 X		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VCC	Evento - Comment								
TO10	CO12	CO1211 = CB04AO (DI70AO); { SA00 }	205-1	H3715		V2 → NO								
TO10	CO16	CO1611 = DI17AO { SA00 }	207-2	H3605		L2 → NO21								
TO10	CO41	CO4111 = DI39AO	200-1	H2014		(CONTA DA 00 (COUNT FROM 00								
TO10	CO40	CO4011 = CB12AO (DI71AO) { SA00 }	193-1	H2215		(CONTA MENO (DECREASING COUNT								
TO30	CI15	CI1511 = CD00AO (DI39AO)	188-1	F3315		L1 → NO								
TO40	CO02	CO0211 = CB04AO (DI70AO)	207-1	H3614		NI → V2								
TO40	CO06	CO0611 = DI71AO { SA00 }	206-8	H3304		NI21 → L2								
TO50						NO → BO								
TO70	CI67	CI6711 = DI39AO	190-7	H2401		RO1 → NI1								
TI05	CI05	CI0511 = CD00AO (DI39AO)	183-1	F2915		NI → L1								
TI06	CU03	CU03AO = CM05AO (DI39AO)	219-4	BO415		SET S003								
CONDIZ.-CONDIT.														
ALLO STATO TO THE STATE														
REV														
<div> <div>Comp. emisa. dpp. <i>for</i></div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> </div>														
<div> <div>GENERAL ELECTRIC</div> <div>ser.-sec. SPS loc. PREGNANA</div> </div>														
<div> <div>N° 140244370</div> <div>cont. su to. 122 to. 121</div> </div>														

ISTRUZIONE - INSTRUCTION			DP		DA - FROM		F2 + F3		FA - FB		1 1 1 1 1 0 0 1 X		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	VCC	Evento - Comment								
TO10	CO12	CO1211 = CB06AO (DA06AO) { SA00 }	205-1	H3715		V2 → NO								
TO10	CO11	CO1111 = DA02AO { SA00 }	206-7	H3301		VI → NO								
TO25	CO30	CO3011 = ED15AO { FA04 }	180-1	H3515		MEM → RO								
TO30	CI15	CI1511 = CD03AO (DI38AO)	188-1	F3315		L1 → NO								
TO50						NO → BO								
TO70	CI60	CI6011 = DA02AO { SA00 }	197-1	F2615		RO2 → NI4								
TI05	CI05	CI0511 = CD01AO (DE60AO)	183-1	F2915		NI → L1								
TI06	CI71	CI71AO = ED16AO { $\Delta RO_1 = "+" \cdot (L_2_1 = 01)$ }	202-9	D1214		SET FIO1								
TI06	CI81	CI81AO = ED17AO { $\Delta RO_1 = "+" \cdot (L_2_1 = 01)$ }	204-9	D1314		RESET FIO1								
TI06	CU10	CU10AO = CM11AO (DA02AO) { SA00 }	221-7	BO314		RESET S000								
TI06	CU00	CU00AO = CM00AO (DI38AO)	218-7	BO514		SET S000								
TI06	CU11	CU11AO = DE60AO	223-2	D1116		RESET S001								
CONDIZ.-CONDIT.														
ALLO STATO TO THE STATE														
REV														
<div> <div>Comp. emisa. dpp. <i>for</i></div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460</div> </div>														
<div> <div>GENERAL ELECTRIC</div> <div>ser.-sec. SPS loc. PREGNANA</div> </div>														
<div> <div>N° 140244372</div> <div>cont. su to. 123 to. 122</div> </div>														

ISTRUZIONE - INSTRUCTION				DP			
DA - FROM		FA + FB		F8 - F9		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment	
TO10	CO11	CO1111 = CBO3AO (DE68AO)	206-7	H3301	VI → NO		
TO25	CO31	CO3111 = ED33AO {FA04}	207-4	H3601	RO → MEM		
TO30	CI15	CI1511 = CD21AO (DI37AO)	188-1	F3315	L1 → NO		
TO30	CI19	CI1911 = ED35AO {(L2 ₁ = O1)}	135-3	H2713	FORZA IN NO43 (FORCING IN NO43)		
	CO90	CO9011 = ED30AO {FA01}	211-7	H3001	1 → NO00 O 08		
	CO92	CO9211 = CB17AO (DI37AO)	213-5	H3216	1 → NO02 O 10		
	CO93	CO9311 = CB17AO (DI37AO)	213-2	H3215	1 → NO03 O 11		
TO50	CI32	CI3211 = CD21AO (DI37AO)	192-1	H3815	NO43 → RO		
TI06	CI80	CI8011 = DI37AO	204-3	D1302	RESET FIOO		
TI06	CI74	CI74AO = DI37AO {(L2 ₁ = O1) · FA01 · FA05}	201-4	B0715	SET FIO4		
TI06	CI84	CI84AO = ED37AO	218-2	B0516	RESET FIO4		
TI06	CU01	CU01AO = ED35AO {(L2 ₁ = O1)}	219-2	B0416	SET S001		
TI06	CU13	CU13AO = CM08AO (DI37AO)	223-4	D1115	RESET S003		
TI06	CU14	CU14AO = CM09AO (DI37AO)	223-7	D1114	RESET S004		
TI06	CU17	CU17AO = ED36AO {(L2 ₁ = O1)}	220-2	B0616	RESET S007		
ALLO STATO TO THE STATE		R2+E3111 1 0 0 0 1 X {(L2 ₁ = O1)} 60+6301 1 0 0 0 X X {(L2 ₁ = O1)}		CONDIZ.-CONDIT.			
<div> <div>comp.</div> <div>emiss.</div> <div>appl.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div> <div> <div>GENERAL ELECTRIC</div> <div>SPS</div> <div>140241370</div> </div> <div> <div>loc.</div> <div>PREGNANA</div> <div>cont. su to. 124 to. 123</div> </div>							

ISTRUZIONE - INSTRUCTION				PKS			
DA - FROM		FASE α - α PHASE		64 - 65		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment	
TO50	CO49	CO4911 = DIO6AO	212-2	H2915	NO → BO		
TO80	CI89	CI8911 = EC04AO {FUL4}	182-4	F2703	RES URPE E URPU SET ALTO		
TI06	CU10	CU10AO = DIO6AO	221-7	B0314	RESET S000		
TI06	CU12	CU12AO = DIO6AO	224-2	D1014	RESET S002		
ALLO STATO TO THE STATE		60+63011 0 0 0 X X		CONDIZ.-CONDIT.			
<div> <div>comp.</div> <div>emiss.</div> <div>appl.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCE 460</div> </div> <div> <div>GENERAL ELECTRIC</div> <div>SPS</div> <div>140241370</div> </div> <div> <div>loc.</div> <div>PREGNANA</div> <div>cont. su to. 125 to. 124</div> </div>							

ISTRUZIONE - INSTRUCTION										PKS									
DA - FROM 60 + 63										40-41-42-43									
										0 1 0 0 0 0 X X									
										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation								Schema Sch. Locat.	Pin Mac Locat.	U U	Evento - Comment						
T010	C011	C01111 = CB01A0 (DI49A0)								206-7	H3301		VI → NO						
T010	C040	C04011 = CB12A0 (DE95A0);								193-1	H2215		{CONTA MENO						
													{DECREASING COUNT						
T010	C041	C04111 = CB14A0 (DA30A0);								200-1	H2014		{CONTA DA OO						
		{SA00}											{COUNT FROM OO						
T025	C031	C03111 = CB10A0 (DE88A0);								207-4	H3601		RO → MEM						
		{SA00}																	
T030	CI15	CI1511 = CD21A0 (DA21A0)								188-1	F3315		L1 → NO						
T030	CI19	CI1911 = DE87A0								185-5	H2713		{FORZA IN NO43						
		{SA01}											{FORCING IN NO43						
	C093	C09311 = CB17A0 (DE86A0)								213-2	H3215		1 → NO03 O 11						
	C092	C09211 = CB17A0 (DE86A0)								213-5	H3216		1 → NO02 O 10						
	C090	C09011 = EG38A0								211-7	H3001		1 → NO00 O 08						
		{FA01}																	
T040	C001	C00111 = CB01A0 (DI49A0)								206-3	H3313		NI → VI						
T050	CI32	CI3211 = CD21A0 (DA21A0)								192-1	H3815		NO43 → RO						
T106	CI75	CI75A0 = CD18A0 (EG39A0);								201-7	B0714		SET FIO5						
		{(ΔRO ₁ =01)+(RO ₁ =01)·SA01}																	
T106	CI84	CI84A0 = EG40A0								218-2	B0515		RESET FIO4						
		{FA01·FA05+(ΔRO ₂ =01)+																	
		{(ΔRO ₁ =01)·SA01}																	
T106	CI73	CI73A0 = EG36A0								203-9	D1414		SET FIO3						
		{(L ₁ = 11)}																	
T106	CU01	CU01A0 = CM02A0 (DI49A0)								219-2	B0416		SET S001						
T106	CU05	CU05A0 = DI49A0								221-2	B0316		SET S005						
T106	CU07	CU07A0 = CM1CA0 (EG37A0);								221-4	B0315		SET S007						
		{(L ₁₂ = 11)}																	
ALLO STATO TO THE STATE										60+63 0 1 1 0 0 0 X X {(L ₁₂ = 11)}									
										E2+23 1 1 1 0 0 0 1 X {(L ₁₂ = 11)}									
CONDIZ.-CONDI.																			
REV																			
comp.										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
emiss.										TIMING CHART FORMAT 1									
opp.										Poppl.									
GENERAL ELECTRIC										N° 140244370									
SERZ.-SFC.										cont. su to. 128 fo. 127									
loc.																			

ISTRUZIONE - INSTRUCTION										UPKS									
DA - FROM 60 + 63										64 - 65									
										0 1 1 0 0 1 0 X									
										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation								Schema Sch. Locat.	Pin Mac Locat.	U U	Evento - Comment						
T065	C049	C04911 = DI06A0								212-2	H2915		RES URPE E URPU						
T050													NO → BO						
T030	CI89	CI8911 = EC04A0								182-4	F2703		SET ALTO						
		{FUL4}																	
T106	CU10	CU10A0 = DI06A0								221-7	B0314		RESET S000						
T106	CU12	CU12A0 = DI06A0								224-9	D1014		RESET S002						
ALLO STATO TO THE STATE										60+63 0 1 1 0 0 0 X X									
CONDIZ.-CONDI.																			
REV																			
comp.										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
emiss.										TIMING CHART FORMAT 1									
opp.										Poppl.									
GENERAL ELECTRIC										N° 140244370									
SERZ.-SFC.										cont. su to. 129 fo. 128									
loc.																			

ISTRUZIONE - INSTRUCTION				UPKS				%							
DA - FROM 64 + 65				60-61-62-63				0	1	0	0	0	X	FASE-PHASE	
Nastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	U	S	Evento - Comment								
T010	CO12	CO1211 = DE16AO	205-1	H3715			V2 → NO								
T010	CO41	CO4111 = DI05BO	200-1	H2014			(CONTA DA 00 (COUNT FROM 00								
T010	CO40	CO4011 = CB12AO (DE19AO)	193-1	H2215			(CONTA MENO (DECREASING COUNT								
T025	CO30	CO3011 = EG09AO {FA03}	180-1	H3515			MEM → RO								
T030	CI15	CI1511 = CD03AO (DIO5AO)	188-1	F3315			L1 → NO								
T030	CI40	CI4011 = DI46AO	194-1	F3615			(CONTA MENO (DECREASING COUNT								
T030	CI41	CI4111 = CD09AO (DE27AO); {SA00}	195-1	F3715			(CONTA DA 00 (COUNT FROM 00								
T030	CI42	CI4211 = DE28AO	193-4	H2203			(CONTA DA 04 (COUNT FROM 04								
T030	CI44	CI4411 = DI05BO	215-1	G1802			BLOCCA CONTA 07 (STOP COUNT 07								
T040	CO02	CO0211 = CB05AO (DE27AO); {SA00}	207-1	H3614			NI → V2								
T050							NO → BO								
T070	CI65	CI6511 = CD13AO (DE20AO); {SA00}	182-3	F2702			RO1 → NI3								
T070	CI61	CI6111 = DE27AO {SA00}	181-5	H2301			RO2 → NI3								
TIO5	CI05	CI0511 = DE89AO	183-1	F2915			NI → L1								
TIO6	CI71	CI71AO = EG13AO {SA01 (ARO, = "+")}	202-9	D1214			SET FIO1								
TIO6	CI74	CI74AO = DE19AO	201-4	BO715			SET FIO4								
TIO6	CI85	CI85AO = CD20AO (DE21AO); {SA01}	218-4	BO515			RESET FIO5								
TIO6	CU00	CU00AO = DE19AO	218-7	BO514			SET SOO0								
CONDIZ.-CONDIT.															
ALLO STATO TO THE STATE															
comp. <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/>															
DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460															
GENERAL ELECTRIC SPS loc. PREGNANA															
N° 140241370 cont. su fo. 430 to. 429															

ISTRUZIONE - INSTRUCTION				UPKS				%							
DA - FROM 64 + 65				60-61-62-63				0	1	0	0	0	X	FASE-PHASE	
Nastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	U	S	Evento - Comment								
TIO6	CU04	CU04AO = CM06AO (DIO5AO)	219-7	BO414			SET SOO4								
TIO6	CU10	CU10AO = DE20AO {SA00}	221-7	BO314			RESET SOO0								
TIO6	CU14	CU14AO = DE19AO	223-7	D1114			RESET SOO4								
TIO6	CU15	CU15AO = DI05AO	220-7	BO614			RESET SOO5								
CONDIZ.-CONDIT.															
ALLO STATO TO THE STATE															
comp. <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/> <input type="checkbox"/>															
DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460															
GENERAL ELECTRIC SPS loc. PREGNANA															
N° 140241370 cont. su fo. 431 to. 430															

ISTRUZIONE - INSTRUCTION										UPKS					
DA - FROM 60 + 63										40-41-42-43		0 1 0 0 0 X X		FASE-PHASE	
Master Clock	Commando Commande	Equazione - Equation				Schema Sch. Locat.	Pin Mac Locat.	DOA	Evento - Comment						
TO1C	CO111	CO1111 = CB01AO (DI49AO)				206-7	H3301		VI → NO						
TO1C	CO41	CO4111 = CB14AO (DA31AO)				200-1	H2014		(CONTA DA OC COUNT FROM OO						
TO1C	CO40	CO4011 = CB12AO (DE95AO)				193-1	H2215		(CONTA MENO DECREASING COUNT						
TO25	CO31	CO3111 = CB10AO (DE88AO)				207-4	H36C1		RO → MEM						
TC30	CI15	CI1511 = CD21AO (DA21AO)				138-1	F3315		L1 → NO						
TC30	CI19	CI1911 = DE88AO				185-3	H2713		(FORZA NO43 FORCING IN NO43						
	CO95	CO9611 = DE88AO				212-4	H2914		1 → NO06 O 14						
TC40	CO01	CO0111 = CB01AO (DI49AO)				206-3	H3313		NI → VI						
TO50	CI32	CI3211 = CD21AO (DA21AO)				192-1	H3815		NO43 → RO						
TO50	CI32	CI3211 = CD21AO (DE83AO)				192-1	H3815		NO43 → RO						
TC50		TRASFERISCE NO IN BO SE MANCA CI32 IF CI32 IS ABSENT, TRANSFER NO → BO							NO → BO						
TI06	CI73	CI73AO = EG36AO {(L1 ₁ = 1)}				203-9	D1414		SET FIO3						
TI06	CI75	CI75AO = CD18AO (EG41AO); {(ARO ₁ = 0)}				201-7	BO714		SET FIO5						
TI06	CI84	CI84AO = EG42AO {FA01·FA05 + (ARO ₁ = 0)}				218-2	BO516		RESET FIO4						
TI06	CU01	CU01AO = CM02AO (DI49AO)				219-2	BO416		SET SO01						
TI06	CU05	CU05AO = DI49AO				221-2	BO316		SET SO05						
TI06	CU07	CU07AO = CM10AO (EG37AO); {(L1 ₂ = 1)}				221-4	BO315		SET SO07						
60+63 0 1 1 0 0 0 X X {(L1 ₀ = 1)} 62+63 1 1 1 0 0 0 1 X {(L1 ₀ = 1)}										CONDIZ.-CONDIT.					
ALLO STATO TO THE STATE															
comp. <input type="checkbox"/> EMISS. <input type="checkbox"/> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460 APP. <input checked="" type="checkbox"/> Fopp. <input type="checkbox"/>															
GENERAL ELECTRIC						SFS			N° 140841370						
Soc. SPS						PREGNANA			cont. sufo. 432 te. 434						

ISTRUZIONE - INSTRUCTION										PK					
DA - FROM FASE - PHASE										64 - 65		C110010X		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch.	Pin Local.	VOC	Evento - Comment								
TG50							NO → BO								
TG65	C049	C04911 = DIO6A0		212-2	H2915		RES URPE E URPU								
TIO6	CU10	CU10A0 = DIO6A0		221-7	B0314		RESET S000								
TIO6	CU12	CU12A0 = DIO6A0		224-9	D1014		RESET S002								
<div> <div>ALLO STATO TO THE STATE</div> <div> 60+63 011000XX </div> </div>															
CONDIZ - CONDIT.															
<div> <div>REV</div> <div> <div>comp.</div> <div>amisk.</div> <div>app.</div> </div> <div> <div>diagramma di temporizzazione</div> <div>tipo 1</div> </div> <div> <div>timing chart format</div> <div>uce 460</div> </div> <div> <div>fappl.</div> </div> </div>															
<div> <div> <div>general electric</div> <div>GENERAL ELECTRIC COMPANY - U.S.A.</div> </div> <div> <div>ser.-ser.</div> <div>SPS</div> <div>loc.</div> <div>PREGNANA</div> </div> <div> <div>n°</div> <div>40244370</div> </div> <div> <div>cont. auto.</div> <div>133</div> <div>to. 132</div> </div> </div>															

[illegible]

ISTRUZIONE - INSTRUCTION				UPK							
DA FROM 64-65 →				60-61-62-63		C1	I0	CX	X	FASE-PHASE	
Mastro Clock	Comando Commande	Equazione - Equation	Schéma Sch. Locat.	Pin Mac Locat.	VOC	Evento - Comment					
T01C T01O	C012 C041	C012I1=DE16AO C041I1=DIO5BO	205-1 200-1	H3715 H2014		V2 → NO CONTA DA OO COUNT FROM OO MEM → RO					
T02S	C03O	C030I1=EG09AO { FA03 }	180-1	H3515							
T03O T03O	CI15 CI4O	CI15I1=CP03AO (DIO5AO) CI40I1=DI46AO	188-1 194-1	F3315 F3615		L1 → NO (CONTA MENO DECREASING COUNT CONTA DA OO COUNT FROM OO BLOCCA CONTA O7 STOP COUNT O7 NI → V2					
T03O T03O	CI4I CI44	CI41I1=DE34AO { SAOO } CI44I1=DIO5BO	195-1 215-1	F3715 G1802		(CONTA MENO DECREASING COUNT CONTA DA OO COUNT FROM OO BLOCCA CONTA O7 STOP COUNT O7 NI → V2					
T04O	C002	C002I1=DE35AO { SAOO }	207-1	H3614		NO → BO RO1 → NI1					
T07O	CI67	CI67I1=DE33AO { SAOO }	190-7	H2401		RO1 → NI3					
T07O	CI6S	CI65I1=CD13AO (DE31AO) { SAOO }	182-3	F2702		RO1 → NI3					
T07O	CI6I	CI61I1=DE34AO { SAOO }	181-5	H2301		RO2 → NI3					
TI0S TI0S	CI0S CI0S	CI05I1=CD01AO (DE34AO) { SAOO }	183-7	F2915		NI → L1					
TI0E TI0E	CI0E CU00	CI06I1=DE33AO { SAOO } CU00AO=DE29AO	184-1 218-7	F3015 R0514		NI21 → L2 Set S000					
TI0E TI0E	CU04 CU1O	CU04AO=CM06AO (DIO5AO) CU10AO=CM11AO (DE31AO) { SAOO }	219-7 221-7	R0414 R0314		Set S004 Reset S000					
ALLO STATO TO THE STATE										CONDIZ.-CONDIT.	
comp. _____ DIAGRAMMA DI TEMPORIZZAZIONE TIPO I emissa _____ TIMING CHART FORMAT I UCE 460 appr. <i>[Signature]</i> Foglio _____											
sez.-sec. SPS loc. PREGNANA n° 140841370 cont. su fo. 137 fo. 136											

ISTRUZIONE - INSTRUCTION										UPK									
DA - FROM 64+65 → 60-61-62-63										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation				Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment										
TIO6	CU14	CU14AO=DE35AO				223-7	D1114		Reset S004										
		{ SAOO }																	
TIO6	CU15	CU15AO=DIO5AO				220-7	B0614		Reset S005										
<div> <div> ALL TO STATE TO THE STATE </div> <div> 50+53 0 1 0 1 0 0 X X { SAOO } 40+43 0 1 0 0 0 0 X X { SAOO } </div> </div>														CONDIZ.-CONDIT.					
<div> <div> REV </div> <div> COMP. RISK OPPI. <i>POK</i> Fappl. </div> </div>																			
<div> <div> GENERAL ELECTRIC GENERAL ELECTRIC INFORMATION SYSTEM </div> <div> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460 </div> </div>																			
<div> <div> S2Z-S2C SPS LOC. PREGNANA </div> <div> N° 140844370 cont. su fo. 138 fo. 137 </div> </div>																			

ISTRUZIONE - INSTRUCTION										UPK									
DA - FROM 60+63:40+43 → 50-51-52-53										FASE-PHASE									
Mastro Clock	Comando Command	Equazione - Equation				Schema Sch. Locat.	Pin Mac Locat.	NO	Evento - Comment										
T010	CO11	CO1111=EG15AO				206-7	H3301		VI → NO										
T025	CO30	CO3011=CB07AO (DIO4AO)				180-1	H3515		MEM → RO										
T030	CI15	CI1511=CD02AO (DE73AO)				188-1	F3315		L1 → NO										
		{ SAOO }																	
T030	CI16	CI1611=DE49AO				189-1	F3415		L2 → NO21										
		{ SAOO }																	
T050									NO → BQ										
T070	CI60	CI6011=DE49AO				197-1	F2615		RO2 → NI4										
T070	CI62	CI6211=DE49AO				213-6	H3212		RO2 → NI2										
		{ SAOO }																	
TIO5	CI05	CI0511=CD02AO (DE73AO)				183-1	F2915		NI → L1										
		{ SAOO }																	
TIO6	CI06	CI0611=DE49AO				184-1	F3015		NI21 → L2										
		{ SAOO }																	
TIO6	CU00	CU00AO=CM00AO (DE73AO)				218-7	B0514		Set S000										
TIO6	CU05	CU05AO=DE73AO				221-2	B0316		Set S005										
		{ SAOO }																	
TIO6	CU14	CU14AO=CM09AO (DIO4AO)				223-7	D1114		Reset S004										
<div> <div> ALL TO STATE TO THE STATE </div> <div> 60+63 0 1 1 0 0 0 X X { SAOO } 40+43 0 1 0 0 0 0 X X { SAOO } </div> </div>														CONDIZ.-CONDIT.					
<div> <div> REV </div> <div> COMP. RISK OPPI. <i>POK</i> Fappl. </div> </div>																			
<div> <div> GENERAL ELECTRIC GENERAL ELECTRIC INFORMATION SYSTEM </div> <div> DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCB 460 </div> </div>																			
<div> <div> S2Z-S2C SPS LOC. PREGNANA </div> <div> N° 140844370 cont. su fo. 139 fo. 138 </div> </div>																			

ISTRUZIONE - INSTRUCTION				UPK					
DA - FROM 60+53 50+53				40-41-42-43		010000XX		FASE-PHASE	
Maistro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat	Pin MacLocat.	U.S.A.	Evento - Comment			
TO10	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO			
TO10	CO41	CO4111 = CB14AO (DA31AO)	200-1	H2014		{CONTA DA 00			
TO30	CI15	CI1511 = CD21AO (DE83AO)	188-1	F3315		{COUNT FROM 00			
		{SA00 }				L1 → NO			
TO30	CI16	CI1611 = DE82AO	189-1	F3415		I2 → NO21			
		{SA00 }							
TO25	CO31	CO3111 = CB10AO (DE83AO)	207-4	H3601		RO → MEM			
TO50	CI32	CI3211 = CD21AO (DE83AO)	192-1	H3815		NO43 → RO			
		{SA00 }							
	CO96	CO9611 = DE88AO	212-4	H2914		1 → NO06 O 14			
TO50		TRASFERISCE NO IN BO SE				NO → BO			
		MANCA CI32 O CI33							
		IF CI32 OR CI33 ARE ABSENT,							
		TRANSFER NO → BO							
TO50	CI33	CI3311 = DE82AO	185-7	H2701		NO21 → RO			
		{SA00 }							
TO40	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI			
TI06	CU01	CU01AO = CMO2AO (DI49AO)	219-2	B0416		SET S001			
TI06	CU04	CU04AO = DE83AO	219-7	B0414		SET S004			
		{SA00 }							
TI06	CU05	CU05AO = DI49AO	221-2	B0316		SET S005			
TI06	CU07	CU07AO = CH10AO (EG64AO);	221-4	B0315		SET S007			
		{(L101 = 1i) * SA00 }							
TI06	CU10	CU10AO = CM11AO (DE82AO)	221-7	B0314		RESET S000			
		{SA00 }							
TI06	CU15	CU15AO = DE83AO	220-7	B0614		RESET S005			
		{SA00 }							
ALLO STATO TO THE STATE						CONDIZ - CONDIT.			
60+53 0111000XXX{(L101 = 1i) * SA00 } 50+53 01110100XXX{SA00 } E2+E3 11110001XXX{(L101 = 1i) * SA00 }									
DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460									
GENERAL ELECTRIC GENERAL ELECTRIC COMPANY LIMITED									
ser.-ser. SPS loc. PREGNANA									
N° 140424370 cont. sufo. 140 fo. 139									


[illegible]

ISTRUZIONE - INSTRUCTION										AB - SB - AD - SD - MVQ - CMQ									
DA - FROM				64 + 55				60 - 62				0 1 1 0 0 0 X 0				FASE - PHASE			
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch.	Local. Local.	Pin	MacLocal.	U	V	Evento - Comment									
TO10	CO12	CO1211 = DE16AO		205-1		H3715				V2 → NO									
TO10	CO41	CO4111 = DIO5BO		200-1		H2014				(CONTA DA 00 (COUNT FROM 00									
TO10	CO40	CO4011 = CB12AO (DE17AO)		193-1		H2215				(CONTA MENO (DECREASING COUNT									
TO25	CO30	CO3011 = EG09AO		180-1		H3515				MEN → RO									
TO30	CI15	CI1511 = CD03AO (DIO5AC)		188-1		F3315				L1 → NO									
TO30	CI41	CI4111 = CD08AO (DE17AO)		195-1		F3715				(CONTA DA 00 (COUNT FROM 00									
TO30	CI42	CI4211 = CD08AO (DE17AO)		193-4		H2203				(CONTA DA 04 (COUNT FROM 04									
TO30	CI40	CI4011 = DIO5BO		194-1		F3615				(CONTA MENO (DECREASING COUNT									
TO30	CI44	CI4411 = DIO5BO		215-1		G1802				(BLOCCA CONTA 07 (STOP COUNT 07									
TO40	CO02	CO0211 = DE17AO		207-1		H3614				NI → V2									
TO50										NO → BO									
TO70	CI65	CI6511 = CD11AO (DE17AO)		182-3		F2702				R01 → NI3									
TO70	CI60	CI6011 = CD11AO (DE17AO)		197-1		F2615				R02 → NI4									
TI05	CI05	CI0511 = DE89AO		183-1		F2915				NI → L1									
TI06	CI85	CI85AO = CD20AO (DE91AO)		218-4		B0515				RESET FIO5									
TI06	CI84	CI84AO = CD19AO (DE90AO)		218-2		B0516				RESET FIO4									
TI06	CU04	CU04AO = CM06AO (DIO5AO)		219-7		B0414				SET S004									
TI06	CU15	CU15AO = DIO5AO		220-7		B0614				RESET S005									
50+52 0 1 0 1 0 0 X 0										CONDIZ - CONDIT.									
ALLO STATO TO THE STATE																			
REV																			
comp. <i>MRK</i>										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
SPEX										TIMING CHART FORMAT 1 UCE 460									
Peppl.																			
GENERAL ELECTRIC										N° 140844370									
SPEX - SPEX										SFS									
loc. PREGNANA										cont. su to. 142 to. 141									

ISTRUZIONE - INSTRUCTION										AB - SB - AD - SD - MVQ - CMQ									
DA - FROM				60 + 62				50 - 52				0 1 0 1 0 0 X 0				FASE - PHASE			
Mastro Clock	Comando Command	Equazione - Equation		Schema Sch.	Local. Local.	Pin	MacLocal.	U	V	Evento - Comment									
TO10	CO11	CO1111 = EG15AO		205-7		H3301				VI → NO									
TO25	CC30	CO3011 = C3C7AO (DI04AO)		180-1		H3515				MEN → RO									
TO30	CI15	CI1511 = CD02AO (DA19AO)		138-1		F3315				L1 → NO									
	CI45	CI4511 = DE99AO		195-1		H2515				(OPER DEC 0 AND (AND OR DEC OPERAT									
	CI47	CI4711 = DE98AO		190-3		H2413				(OPER SOTT 0 ORE (OPER SUBTR OPERAT									
TO50	CO48	CO4811 = DE97AO		211-3		H3013				SET URPE E URPU									
TO50	CI50	CI5011 = DE99AO		215-9		H1814				NO → BO									
	CI60	CI6011 = DA01AO		197-1		F2615				(OPERA SOLO UA1 (WORK ONLY UA1									
TO70	CI68	CI6811 = DA20AO		200-4		H2001				UA → NI43									
TI05	CI05	CI0511 = CD02AO (DA19AO)		183-1		F2915				NI → L1									
TI06	CU14	CU14AO = CM09AO (DI04AO)		223-7		D1114				RESET S004									
40+42 0 1 0 0 0 0 X 0										CONDIZ - CONDIT.									
ALLO STATO TO THE STATE																			
REV																			
comp. <i>MRK</i>										DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1									
SPEX										TIMING CHART FORMAT 1 UCE 460									
Peppl.																			
GENERAL ELECTRIC										N° 140844370									
SPEX - SPEX										SFS									
loc. PREGNANA										cont. su to. 143 to. 142									

[illegible]

ISTRUZIONE - INSTRUCTION						XC - OC - NC								
DA-FROM FASE & PHASE						64-65		O	I	O	O	X	FASE-PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac Local	Vou	Evento - Comment								
T050														
T065	C049	C04911=DI06AO	212-2	H2915		NO → BO								
T106	CU10	CU10A0=DI06AO	221-7	B0314		RES URPE E URPU								
T106	CU12	CU12A0=DI06AO	224-9	D1014		Reset S000								
						Reset S002								
ALLO STATO													CONDIZ.-CONDIT.	
TO THE STATE														
<div style="float: left;">60+62 0 1 1 0 0 0 X 0</div> <div style="float: right;"></div>														
REV _____														
COMP _____			DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1											
EMISSION _____			TIMING CHART FORMAT 1 UCB 460											
OPDC <i>[Signature]</i>			Fappl. _____											
GENERAL ELECTRIC			N° 140244370											
GENERAL ELECTRIC TECHNOLOGY DIVISION			cont. su fo. 145 to. 144											
S&Z-S&C GPS														
loc. PREGNANA														

ISTRUZIONE - INSTRUZIONE			XC - OC - NC					
DA - FROM 54 + 55			60 - 62			0 1 1 0 0 0 X 0		
			FASE-PHASE					
Maistro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin MacLocal	NO	Evento - Comment		
TC10	CO12	CO1211 = DE15A0	205-1	H3715		V2 → NO		
TC10	CO41	CO4111 = DI05B0	200-1	H2014		(CONTA DA 00 (COUNT FROM 00		
TC25	CO30	CO3011 = EGO9A0 {FA03 }	180-1	H3515		MEN → RO		
TC30	CI15	CI1511 = CDC3A0 (DIO5A0)	138-1	F3315		L1 → NO		
TC30	CI40	CI4011 = DI05B0	194-1	F3615		(CONTA MEMO (DECREASING COUNT (BLOCCA CONTA 07 (BLOCK COUNT 07		
TC30	CI44	CI4411 = DI05B0	215-1	G1802		CONTA DA 00 (COUNT FROM 00		
TC30	CI41	CI4111 = DE36A0	195-1	F3715		NI → V2 NO → B0		
TC40	CO02	CO0211 = DE36A0	207-1	H3614		R02 → NI4 R01 → NI3		
TC50						NI → L1		
TC70	CI60	CI6011 = CD12A0 (DE37A0)	197-1	F2615		SET FIO4		
TC70	CI55	CI6511 = CD12A0 (DE37A0)	192-3	F2702				
TC05	CI05	CI0511 = DE89A0	183-1	F2915				
TC06	CI74	CI74A0 = CD17A0 (DA18A0); {SA01 · XC }	201-4	B0715		RESET FIO5		
TC06	CI85	CI85A0 = DA18A0 {SA01 · XC }	218-4	B0515		SET S004 RESET S005		
TC06	CU04	CU04A0 = CM06A0 (DIO5A0)	219-7	B0414				
TC06	CU15	CU15A0 = DIO5A0	220-7	B0514				
<div> <div> <div>ALLO STATO</div> <div>TO THE STATE</div> </div> <div> 50+52 0 1 0 1 0 0 X 0 </div> <div>CONDIZ.-CONDIT.</div> </div>								
<div> <div> <div>comp.</div> <div>SWISS</div> <div>OPD</div> <div>  GENERAL ELECTRIC <small>GENERAL ELECTRIC CORPORATION</small> </div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE</div> <div>TIMING CHART FORMAT</div> <div> <div>TIPO 1</div> <div>UCE 450</div> </div> </div> <div> <div> <div>PREGHIANA</div> <div> <div>502-SER.</div> <div>SFS</div> </div> </div> <div> <div> <div>4024 1370</div> <div>cont. su la 446 to. 445</div> </div> </div> </div> </div>								

[illegible]

[illegible][illegible]

ISTRUZIONE - INSTRUCTION		EDT		DA - FROM		54 + 55		50 - 52		O 1 0 1 0 0 X 0		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac. Locat.	VOL	Evento - Comment							
T010	CO111	CO1111 = EG15AO	206-7	H3301		VI → NO							
T025	CO30	CO3011 = CB37AO (DIO4AO)	180-1	H3515		MEM → RO							
T050						NO → RO							
T070	CI52	CI5211 = DE44AO	213-6	H3212		RO2 → NI2							
T070	CI57	CI5711 = CD15AO (DE44AO)	190-7	H2401		RO1 → NI1							
T106	CI06	CI0611 = DE47AO	184-1	F3015		NI21 → L2							
		{ S401 }											
T106	CI73	CI73AC = DE46AO	203-9	D1414		SET FIC3							
T106	CI83	CI8311 = EG17AO	204-7	C1315		RESET FIC3							
		{ (ARO = INS) + (ARO = RSZ) }											
T106	CI74	CI74AO = DE46AO	201-4	B0715		SET FIC4							
T106	CI75	CI75AO = EG16AO	201-7	B0714		SET FIC5							
		{ ARO = TSZ }											
T106	CI85	CI85AO = EG18AO	218-4	B0515		RESET FIC5							
		{ S301 * (ARO = TSZ) + (ARO = RSZ) }											
T106	CU05	CU05AO = DE44AO	221-2	B0315		SET SC05							
T106	CU14	CU14AO = CM05AO (DIO4AO)	223-7	D1114		RESET SC04							
<div> <div>50+52</div> <div>O 1 1 0 0 0 X 0</div> </div> <div> <div>ALLO STATO</div> <div>TO THE STATE</div> </div> <div>CONDIZ - CONDIT.</div>													
<div> <div>140841370</div> <div>cont. su to. 149</div> </div>													

ISTRUZIONE - INSTRUCTION		EDT		DA - FROM		50 + 52		60 - 52		O 1 1 0 0 0 X 0		FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Locat.	Pin Mac. Locat.	VOL	Evento - Comment							
T010	CO12	CO1211 = DE16AO	205-1	H3715		V2 → NO							
T010	CO41	CO4111 = DIO5BO	200-1	H2014		{ COUNT DA 00 }							
		{ FA03 }				{ COUNT FROM 00 }							
T025	CO30	CO3011 = EG09AO	180-1	H3515		MEM → RO							
		{ FA03 }											
T030	CI15	CI1511 = CD03AO (DIO5AO)	189-1	F3315		L1 → NO							
T030	CI40	CI4011 = DI46AO	194-1	F3615		{ COUNT MENO }							
		{ FA03 }				{ DECREASING COUNT }							
T030	CI41	CI4111 = CD09AO (DE18AO)	195-1	F3715		{ COUNT DA 00 }							
		{ FA03 }				{ COUNT FROM 00 }							
T030	CI44	CI4411 = DIO5BO	215-1	G1802		{ BLOCCA COUNT 07 }							
		{ FA03 }				{ STOP COUNT 07 }							
T040	CO02	CO0211 = EG10AO	207-1	H3614		NI → V2							
		{ FA03 }											
T050						NO → RO							
T070	CI65	CI6511 = CD12AO (DE18AO)	182-3	F2702		RO1 → NI3							
T070	CI60	CI6011 = CD12AO (DE18AO)	197-1	F2615		RO2 → NI4							
T105	CI05	CI0511 = DE89AO	183-1	F2915		NI → L1							
T106	CI75	CI75AO = CD18AO (EG11AO)	201-7	B0714		SET FIC5							
		{ (ARO = 01) }											
T106	CU04	CU04AO = CM06AO (DIO5AO)	219-7	B0414		SET SC04							
T106	CU14	CU14AO = CM09AO (DE18AO)	223-7	D1114		RESET SC04							
T106	CU15	CU15AO = DIO5AO	220-7	B0614		RESET SC05							
<div> <div>40+52</div> <div>O 1 1 0 0 0 X 0</div> </div> <div> <div>ALLO STATO</div> <div>TO THE STATE</div> </div> <div>CONDIZ - CONDIT.</div>													
<div> <div>140841370</div> <div>cont. su to. 150</div> </div>													

ISTRUZIONE - INSTRUCTION				EDT				FASE - PHASE			
DA - FROM 60 + 52				40 - 42				0 1 0 0 0 X 0			
Mastra Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VOL	Evento - Comment					
TO10	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO					
TO10	CO41	CO4111 = CB14AO (DA31AC)	200-1	H2014		CONTA DA 00 COUNT FROM 00					
TO25	CO31	CO3111 = CB1CAO (EG27AO); {FA05}	207-4	H3601		RO → MEM					
TO25	CO31	CO3111 = EG26AO {FA05}	207-4	H3601		RO → MEM					
TO30	CI15	CI1511 = CD21AO (DA21AO); {FA05}	138-1	F3315		L1 → NO					
TO30	CI15	CI1511 = EG27AO {FA05}	189-1	F3415		L2 → NO21					
TO40	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI					
TO50	CI33	CI3311 = CD07AO (EG27AO); {FA05}	185-7	H2701		NO21 → RO					
TO50	CI32	CI3211 = CD21AO (DA21AO); {FA05}	192-1	H3815		NO43 → RO					
TI05	CU01	CU01AO = CM02AO (DI49AO)	219-2	B0416		SET S001					
TI05	CU04	CU04AO = EG28AO	219-7	B0414		SET S004					
TI05	CU05	CU05AO = DI49AO {(L1 ₂₁ = 1)}	221-2	B0316		SET S005					
TI05	CU07	CU07AO = EG29AO {(L1 ₂₁ = 1)}	221-4	B0315		SET S007					
TI05	CU15	CU15AO = EG29AO {(L1 ₂₁ = 1)}	220-7	B0614		RESET S005					
<div>ALLO STATO TO THE STATE</div> <div>50+52 0 1 0 1 0 0 X 0 { (L1₂₁ = 1) }</div> <div>52+53 1 1 1 0 0 0 1 X { (L1₂₁ = 1) }</div>											
CONDIZ.-CONDIT.											
<div>GENERAL ELECTRIC</div> <div>SPS</div> <div>loc. PREGNANA</div> <div>N° 140244370</div> <div>cont. su to. 152 to. 151</div>											

ISTRUZIONE - INSTRUCTION				SR - SL				FASE - PHASE			
DA - FROM FASE α - d. PHASE				64 - 55				0 1 1 0 0 1 0 X			
Mastra Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VOL	Evento - Comment					
TO50						NO → BO					
TO65	CO49	CO4911 = DIO6AO	212-2	H2915		RES URPE E URPU					
TI06	CU10	CU10AO = DE20AO	221-7	B0314		RESET S000					
TI06	CU12	CU12AO = DIO6AO	224-9	D1014		RESET S002					
<div>ALLO STATO TO THE STATE</div> <div>60+62 0 1 1 0 0 0 X 0</div>											
CONDIZ.-CONDIT.											
<div>GENERAL ELECTRIC</div> <div>SPS</div> <div>loc. PREGNANA</div> <div>N° 140244370</div> <div>cont. su to. 153 to. 152</div>											

[illegible][illegible]

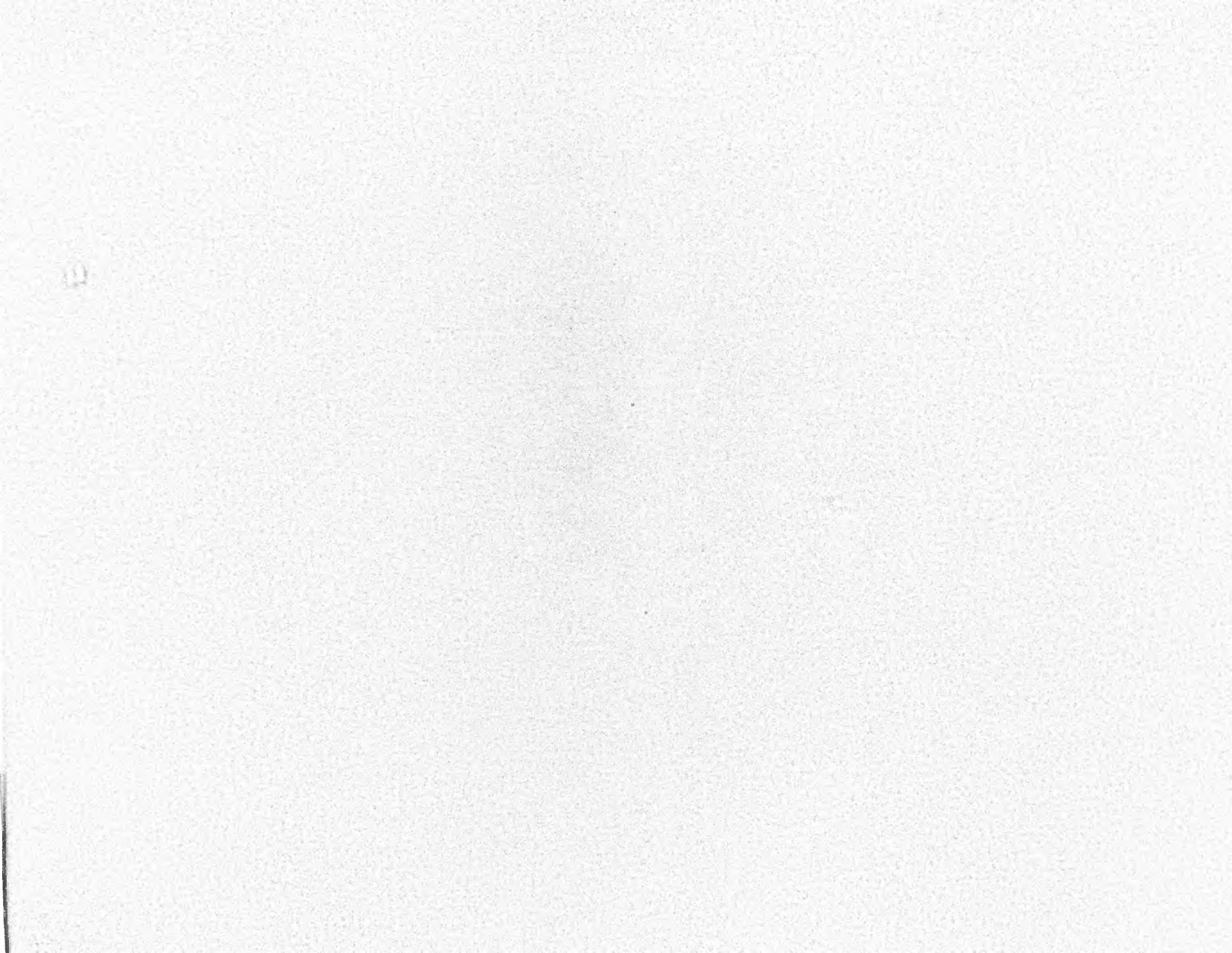
ISTRUZIONE - INSTRUCTION				SR - SL				DA - FROM 50 + 52				40 - 42				0 1 0 0 0 0 X 0				FASE - PHASE			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VCC	Evento - Comment																	
TO10	CO11	CO1111 = CB01AO (DI49AO)	206-7	H3301		VI → NO																	
TO10	CO41	CO4111 = CB14AO (DA31AO)	200-1	H2014		(CONTA DA 00																	
						(COUNT FROM 00																	
TO10	CO40	CO4011 = CB12AO (DE95AO);	193-1	H2215		(CONTA MENO																	
		{SL}				(DECREASING COUNT																	
TO30	CI15	CI1511 = CD21AO (DA21AO)	188-1	F3315		L1 → NO																	
TO40	CO01	CO0111 = CB01AO (DI49AO)	206-3	H3313		NI → VI																	
TO50		TRASFERISCE NO IN BO SE				NO → BO																	
		MANCA CI32																					
		IF CI32 IS ABSENT, TRANSFER																					
		NO → BO																					
TO50	CI32	CI3211 = CD21AO (DA21AO)	192-1	H3815		NO43 → RO																	
TI06	CI75	CI75AO = CD18AO (EG48AO);	201-7	BO714		SET FI05																	
		{(ΔRO = 0i)}																					
TI06	CU01	CU01AO = CM02AO (DI49AO)	219-2	BO416		SET SO01																	
TI06	CU03	CU03AO = ED67AO	219-4	BO415		SET SO03																	
		{(ΔRO = 0i) + (L1 _{2,1} = 1i)}																					
TI06	CU05	CU05AO = DI49AO	221-2	BO316		SET SO05																	
TI06	CU07	CU07AO = CM03AO (EG48AO)	221-4	BO315		SET SO07																	
		{(L1 _{2,1} = 1i)}																					
TI06	CU07	CU07AO = EG49AO	221-4	BO315		SET SO07																	
		{(ΔRO = 0i)}																					
ALLO STATO		60+52 0 1 1 0 0 0 X 0 {(ΔRO = 0i) + (L1 _{2,1} = 1i)}										CONDIZ - CONDIT.											
TO THE STATE		EA 1 1 1 0 1 0 1 0 {(ΔRO = 0i) + (L1 _{2,1} = 1i)}																					
<div> <div>comp.</div> <div>emiss.</div> <div>app.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCC 460</div> </div> <div> <div>Foddi.</div> </div>																							
<div> <div>GENERAL ELECTRIC</div> <div>SEZ - SEC.</div> <div>loc.</div> </div> <div> <div>SPS</div> <div>PREGNANA</div> </div> <div> <div>N° 140241370</div> <div>cont. su to. 156</div> </div>																							

ISTRUZIONE - INSTRUCTION				TR				DA - FROM FASE α - α PHASE				64 - 65				0 1 1 0 0 1 0 X				FASE - PHASE			
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch. Local	Pin Mac. Local	VCC	Evento - Comment																	
TO50						NO → BO																	
TO65	CO49	CO4911 = DI06AO	212-2	H2915		RES URPE E URPU																	
TI06	CU04	CU04AO = DE10AO	219-7	BO414		SET SO04																	
TI06	CU10	CU10AO = DI06AO	221-7	BO314		RESET SO0																	
TI06	CU12	CU12AO = DI06AO	224-5	DI014		RESET SO02																	
TI06	CU15	CU15AO = DE10AO	220-7	BO614		RESET SO05																	
<div> <div>comp.</div> <div>emiss.</div> <div>app.</div> </div> <div> <div>DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1</div> <div>TIMING CHART FORMAT 1</div> <div>UCC 460</div> </div> <div> <div>Foddi.</div> </div>																							
<div> <div>GENERAL ELECTRIC</div> <div>SEZ - SEC.</div> <div>loc.</div> </div> <div> <div>SPS</div> <div>PREGNANA</div> </div> <div> <div>N° 140241370</div> <div>cont. su to. 156</div> </div>																							

ISTRUZIONE - INSTRUCTION				TR				DA - FROM 64 + 65				50 - 52				0 1 0 0 0 X 0				FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch.	Local Local	Mac Local	Vol	Evento - Comment														
TO10	CO11	CO1111 = BG15AO	205-7	H3301			VI → NO														
TO25	CO30	CO3011 = CB07AO (DI04AO)	180-1	H3515			MEN → RO														
TO30	CI12	CI1211 = DE45AO	187-1	F3215			V2 → NO														
TO50							NO → BO														
TO70	CI62	CI6211 = DE44AO	213-3	H3212			RO2 → NI2														
TO70	CI67	CI6711 = CD15AO (DE44AO)	190-7	H2401			RO1 → NI1														
TI05	CI02	CI0211 = DE45AO	182-1	F2715			NI → V2														
TI05	CU05	CU05AO = DE44AO	221-2	B0316			SET S005														
TI06	CU14	CU14AO = CM09AO (DI04AO)	223-7	D1114			RESET S004														
60+62 0 1 1 0 0 0 X 0																		CONDIZ - CONDIT.			
ALLO STATO TO THE STATE																					
S.T.																					
REV																					
COMP. EMITTA. APP. Pappi.																					
DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460																					
GENERAL ELECTRIC																					
SRS - SRC. SPS																					
loc. PREGNANA																					
N° 440844370																					
cont. su to. 158 to. 157																					

ISTRUZIONE - INSTRUCTION				TR				DA - FROM 50 + 52				60 - 62				0 1 1 0 0 0 X 0				FASE - PHASE	
Mastro Clock	Comando Command	Equazione - Equation	Schema Sch.	Local Local	Mac Local	Vol	Evento - Comment														
TO10	CO12	CO1211 = DE16AO	205-1	H3715			V2 → NO														
TO10	CO41	CO4111 = DI05BO	200-1	H2014			CONTA DA 00 (COUNT FROM 00)														
TO25	CO30	CO3011 = BG09AO	180-1	H3515			MEN → RO														
TO30	CI15	CI1511 = CD03AO (DI05AO)	188-1	F3315			I1 → NO														
TO30	CI40	CI4011 = DI46AO	194-1	F3615			(CONTA MENO DECREASING COUNT (COUNT FROM														
TO30	CI41	CI4111 = CD09AO (DE18AO)	195-1	F3715			(CONTA DA 00 (COUNT FROM														
TO30	CI44	CI4411 = DI05BO	215-1	G1802			BLOCCA CONTA 07 (STOP COUNT 07														
TO50							NO → BO														
TO70	CI65	CI6511 = CD12AO (DE18AO)	182-3	F2702			RO1 → NI3														
TO70	CI60	CI6011 = CD12AO (DE18AO)	197-1	F2615			RO2 → NI4														
TI06	CU04	CU04AO = CM06AO (DI05AO)	219-7	B0414			SET S004														
TI06	CU14	CU14AO = CM09AO (DE18AO)	223-7	D1114			RESET S004														
TI06	CU15	CU15AO = DI05AO	220-7	B0614			RESET S005														
40+42 0 1 1 0 0 0 X 0																		CONDIZ - CONDIT.			
ALLO STATO TO THE STATE																					
S.T.																					
REV																					
COMP. EMITTA. APP. Pappi.																					
DIAGRAMMA DI TEMPORIZZAZIONE TIPO 1 TIMING CHART FORMAT 1 UCE 460																					
GENERAL ELECTRIC																					
SRS - SRC. SPS																					
loc. PREGNANA																					
N° 440844370																					
cont. su to. 158 to. 158																					

[illegible]



IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	AM121	053	3			
	AM131	053	7	Forzaggi da tasti "AM" di console	Forcings from "AM" console keys	
	AM141	053	11			
	AM151	053	15			
	AMICB	012	12	Tasto "PAPA" di console inserito	Console "PAPA" key ON	1
	AMEP1	013	11	Consola di manutenzione disinserita	Disconnected maintenance console	
	APLA1	013	17	Tasto "LAMPS CHECK" di console inserito	Console "LAMPS CHECK" key on	
	ARICA	014	2	Tasto "RIGI" di console disinserito	Console "RIGI" key OFF	
	ARESS	022	11	Forza la configurazione 80 nel registro 80	Forces the 80 configuration in the 80 register	
	ASIN6	014	8	Tasto "STEP BY STEP" di console inserito	Console "STEP BY STEP" key ON	
	ASC16	014	11	Tasto "SWITCH 1" di console inserito	Console "SWITCH 1" key ON	
	ASC26	014	14	Tasto "SWITCH 2" di console inserito	Console "SWITCH 2" key ON	
	ASGA1	023	5	Staticizza il tasto "CLEAR" di console	Stores console "CLEAR" key	
	ASTO6	022	29	Abilita il riciclo della linea di ritardo	Enables delay line recycle	
	ATOCF	014	5	Tasto "STOC" di console inserito	Console "STOC" key ON	
	ATEMB	012	15	Tasto "PATE" di console disinserito	Console "PATE" key OFF	
	ATT01	025	19	Elaborazione ferma	Processing interrupted	
	AVIA1	023	12	Staticizza il tasto "START" di console	Stores console "START" key	
	AVER6	024	11	Condizione verificata	Verified condition	

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO - DV, DEL SEGNALE
 - UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE - DV, ELECTRIC LEVEL OF THE SIGNAL
 - L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DV, DEL SEGNALE
 - THE EVENT DESCRIBED REFERS TO THE DV, ELECTRIC LEVEL OF THE SIGNAL

REV	comp	NOMENCLATURA SEGNALI - NOMENCLATURE LIST	
	pmia	UCB 450	
	supp	Topol	
	sex - spc	SPS	N° 140231382
	loc	PREGNAHA	cont. su fa 4 fa 3

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	B0002	073	2			
	B0012	073	14			
	B0022	073	4			
	B0032	073	16			
	B0042	074	2			
	B0052	074	12			
	B0062	074	4			
	B0072	074	14	Bit del Registro B0	B0 Register bits	
	B0082	075	2			
	B0092	075	14			
	B0102	075	4			
	B0112	075	16			
	B0122	076	2			
	B0132	076	12			
	B0142	076	4			
	B0152	076	14			
	B0C01	116	1	Consenso caricamento registro B0	Permission to load B0 register	
	B1FEC	007	2	Bit informazione in ingresso bocch. 3	Information bit in input connector 3	1
	B1FED	008	2	Bit informazione in ingresso bocch. 4	Information bit in input connector 4	1
	B1FUA	153	6	Bit informazione in uscita bocch. 1	Information bit in output connector 1	1
	B1FUC	153	19	Bit informazione in uscita bocch. 3	Information bit in output connector 3	1
	B1FUD	153	23	Bit informazione in uscita bocch. 4	Information bit in output connector 4	1
	BAS11	218	5	Abilita caricamento registro SI	Enables loading SI Register	
	B0001	097	6			
	B0011	097	4			
	B0021	097	11			
	B0031	097	15			
	B0041	097	20			
	B0051	096	4			
	B0061	096	9			
	B0071	096	15	Bit d'uscita rete di conta	Counting network output bits	
	B0081	099	6			
	B0091	099	4			
	B0101	099	11			
	B0111	099	15			
	B0121	099	20			
	B0131	098	4			
	B0141	098	9			
	B0151	098	15			

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	CI091	205	2	Trasferisce NI (08+15) in RI	Transfers NI (08+15) in RI	
	CI101	185	8	Trasferisce PO in NO	Transfers PO in NO	
	CI111	186	1	Trasferisce V1 in NO	Transfers V1 in NO	
	CI121	187	1	Trasferisce V2 in NO	Transfers V2 in NO	
	CI151	188	1	Trasferisce L1 in NO	Transfers L1 in NO	
	CI161	189	1	Trasferisce L2 in NO (00+07)	Transfers L2 in NO (00+07)	
	CI171	223	5	Trasferisce L3 in NO	Transfers L3 in NO	
	CI191	185	3	Abilita forzaggi in NO (08+15)	Enables Forcings in NO (08+15)	
	CI201	190	8	Abilita forzaggi da console in NO	Enables Forcings in NO from console	
	CI211	191	5	Trasferisce RI in NO (08+15)	Transfers RI in NO (08+15)	
	CI321	192	1	Trasferisce NO (08+15) in RO	Transfers NO (08+15) in RO	
	CI331	185	7	Trasferisce NO (00+07) in RO	Transfers NO (00+07) in RO	
	CI341	193	3	Trasferisce NE in RO	Transfers NE in RO	
	CI381	211	8	Abilita set di AVER e ALTO	Enables AVER and ALTO Set	
	CI391	183	6	Reset AVER	AVER Reset	
	CI401	194	1	Conta meno	Counts minus	
	CI411	195	1	Conta dal bit 00	Counts from the bit 00	
	CI421	193	4	Conta dal bit 04	Counts from the bit 04	
	CI431	193	5	Blocca riporto della conta dal bit 03	Stops the carry out of the counting from bit 03	
	CI441	215	1	Blocca riporto della conta dal bit 07	Stops the carry out of the counting from bit 07	
	CI451	196	2	Operazioni logiche	Logic operations	
	CI461	196	1	Operazioni decimali oppure AND logico	Decimal operation or Logic AND	
	CI471	190	3	Operazioni di sottrazione oppure OR	Subtract operation or exclusive OR	
	CI501	215	9	Opera solo bit 00+03 di Unità Aritmetica	Operates only the bits 00+03 of Arithmetical Unit	
	CI511	181	4	Opera solo bit 04+07 di Unità Aritmetica	Operates only the bits 04+07 of Arithmetical Unit	
	CI601	197	1	Trasferisce RO (04+07) in NI (12+15)	Transfers RO (04+07) in NI (12+15)	
	CI611	181	5	Trasferisce RO (04+07) in NI (08+11)	Transfers RO (04+07) in NI (08+11)	
	CI621	213	6	Trasferisce RO (04+07) in NI (04+07)	Transfers RO (04+07) in NI (04+07)	
	CI631	198	5	Trasferisce RO (04+07) in NI (00+03)	Transfers RO (04+07) in NI (00+03)	
	CI641	199	1	Trasferisce RO (00+03) in NI (12+15)	Transfers RO (00+03) in NI (12+15)	
	CI651	182	3	Trasferisce RO (00+03) in NI (08+11)	Transfers RO (00+03) in NI (08+11)	
	CI661	185	6	Trasferisce RO (00+03) in NI (04+07)	Transfers RO (00+03) in NI (04+07)	
	CI671	190	7	Trasferisce RO (00+03) in NI (00+03)	Transfers RO (00+03) in NI (00+03)	
	CI681	200	4	Trasferisce U.A. in NI (08+15)	Transfers U.A. in NI (08+15)	
	CI691	181	3	Trasferisce U.A. in NI (00+07)	Transfers U.A. in NI (00+07)	
	CI701	201	1	Set FIO0	FIO0 Set	
	CI711	201	8	Set FIO1	FIO1 Set	

[illegible]

[illegible]

NOTE	- SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO 0V DEL SEGNALE - UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 0V. ELECTRIC LEVEL OF THE SIGNAL - L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO 0V DEL SEGNALE - THE EVENT DESCRIBED REFERS TO THE 0V. ELECTRIC LEVEL OF THE SIGNAL
------	---

[illegible]

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI 0V. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 0V. ELECTRIC LEVEL OF THE SIGNAL

- L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI 0V. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE 0V. ELECTRIC LEVEL OF THE SIGNAL

[illegible]

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO A BV. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE A BV. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

[illegible]

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

REV.

GENERAL ELECTRIC

comp
emiss

NOMENCLATURA SEGNALI - NOMENCLATURE LIST

UCE 460

11001

sex. = sec.	SPS
loc.	PREGNANA

Nº 14023 1380

cont. su fa 15 fa 14

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	L1006	057	1			
	L1016	057	20			
	L1026	057	21			
	L1036	057	24			
	L1046	060	1			
	L1056	060	20			
	L1066	060	21	>Bit del Registro di lunghezza L1	Bits of L1 length register	
	L1076	060	24			
	L1086	063	1			
	L1096	063	20			
	L1106	063	21			
	L1116	063	24			
	L1126	066	1			
	L1136	066	20			
	L1146	066	21			
	L1156	066	24			
	LIFEC	007	2	Bit informazione in ingresso bocch. 3	Information bit in input connector 3	1
	LIFED	008	2	Bit informazione in ingresso bocch. 4	Information bit in input connector 4	1
	LIPUA	155	23	Bit informazione in uscita bocch. 1	Information bit in output connector 1	1
	LIPUC	155	19	Bit informazione in uscita bocch. 3	Information bit in output connector 3	1
	LIPUD	155	6	Bit informazione in uscita bocch. 4	Information bit in output connector 4	1
	LIU16	068	5	Decodificato L1 (00+03) = "UNI"	Decoding L1 00+03 = "ALL ONES"	
	LIUM6	068	10	Decodificato L1 (00+07) = "UNI"	Decoding L1 00+07 = "ALL ONES"	
	LIZ1F	058	7	Decodificato L1 (00+03) = "ZERI"	Decoding L1 00+03 = "ALL ZEROS"	
	LIZ2A	061	7	Decodificato L1 (04+07) = "ZERI"	Decoding L1 04+07 = "ALL ZEROS"	
	LIZ3A	064	7	Decodificato L1 (08+11) = "ZERI"	Decoding L1 08+11 = "ALL ZEROS"	
	LIZ4A	067	7	Decodificato L1 (12+15) = "ZERI"	Decoding L1 12+15 = "ALL ZEROS"	
	LIZE6	068	23	Decodificato L1 (00+15) = "ZERI"	Decoding L1 00+15 = "ALL ZEROS"	
	L2006	041	5			
	L2016	041	11			
	L2026	041	21			
	L2036	041	25			
	L2046	044	5			
	L2056	044	11	>Bit del Registro Ausiliario L2	Bits of L2 auxiliary register	
	L2066	044	21			
	L2076	044	25			
	L3001	041	6	Bit del Registro di lunghezza L3 canale 3	Bits of length register L3 channel 3	

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI 3V, DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 3V, ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI 3V, DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE 3V, ELECTRIC LEVEL OF THE SIGNAL

[illegible]

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI 3V DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 3V ELECTRIC LEVEL OF THE SIGNAL

- L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. DEL SEGNALE

[illegible]

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	LZ411	395	6	Corrente di inibizione - Piano "4" - 1° Matrice	Inhibition current - Plane "4" - 1st Stack	2
	LZ421	395	22	Corrente di inibizione - Piano "4" - 1° Matrice	Inhibition current - Plane "4" - 1st Stack	2
	LZ431	395	30	Corrente di inibizione - Piano "4" - 1° Matrice	Inhibition current - Plane "4" - 1st Stack	2
	LZ441	400	14	Corrente di inibizione - Piano "4" - 2° Matrice	Inhibition current - Plane "4" - 2nd Stack	2
	LZ451	400	6	Corrente di inibizione - Piano "4" - 2° Matrice	Inhibition current - Plane "4" - 2nd Stack	2
	LZ461	400	22	Corrente di inibizione - Piano "4" - 2° Matrice	Inhibition current - Plane "4" - 2nd Stack	2
	LZ471	400	30	Corrente di inibizione - Piano "4" - 2° Matrice	Inhibition current - Plane "4" - 2nd Stack	2
	LZ501	394	24	Corrente di inibizione - Piano "5" - 1° Matrice	Inhibition current - Plane "5" - 1st Stack	2
	LZ511	394	16	Corrente di inibizione - Piano "5" - 1° Matrice	Inhibition current - Plane "5" - 1st Stack	2
	LZ521	394	32	Corrente di inibizione - Piano "5" - 1° Matrice	Inhibition current - Plane "5" - 1st Stack	2
	LZ531	394	8	Corrente di inibizione - Piano "5" - 1° Matrice	Inhibition current - Plane "5" - 1st Stack	2
	LZ541	399	24	Corrente di inibizione - Piano "5" - 2° Matrice	Inhibition current - Plane "5" - 2nd Stack	2
	LZ551	399	16	Corrente di inibizione - Piano "5" - 2° Matrice	Inhibition current - Plane "5" - 2nd Stack	2
	LZ561	399	32	Corrente di inibizione - Piano "5" - 2° Matrice	Inhibition current - Plane "5" - 2nd Stack	2
	LZ571	399	8	Corrente di inibizione - Piano "5" - 2° Matrice	Inhibition current - Plane "5" - 2nd Stack	2
	LZ601	394	14	Corrente di inibizione - Piano "6" - 1° Matrice	Inhibition current - Plane "6" - 1st Stack	2
	LZ611	394	6	Corrente di inibizione - Piano "6" - 1° Matrice	Inhibition current - Plane "6" - 1st Stack	2
	LZ621	394	22	Corrente di inibizione - Piano "6" - 1° Matrice	Inhibition current - Plane "6" - 1st Stack	2
	LZ631	394	30	Corrente di inibizione - Piano "6" - 1° Matrice	Inhibition current - Plane "6" - 1st Stack	2
	LZ641	399	14	Corrente di inibizione - Piano "6" - 2° Matrice	Inhibition current - Plane "6" - 2nd Stack	2
	LZ651	399	6	Corrente di inibizione - Piano "6" - 2° Matrice	Inhibition current - Plane "6" - 2nd Stack	2
	LZ661	399	22	Corrente di inibizione - Piano "6" - 2° Matrice	Inhibition current - Plane "6" - 2nd Stack	2
	LZ671	399	30	Corrente di inibizione - Piano "6" - 2° Matrice	Inhibition current - Plane "6" - 2nd Stack	2
	LZ701	393	24	Corrente di inibizione - Piano "7" - 1° Matrice	Inhibition current - Plane "7" - 1st Stack	2
	LZ711	393	16	Corrente di inibizione - Piano "7" - 1° Matrice	Inhibition current - Plane "7" - 1st Stack	2
	LZ721	393	32	Corrente di inibizione - Piano "7" - 1° Matrice	Inhibition current - Plane "7" - 1st Stack	2
	LZ731	393	8	Corrente di inibizione - Piano "7" - 1° Matrice	Inhibition current - Plane "7" - 1st Stack	2
	LZ741	398	24	Corrente di inibizione - Piano "7" - 2° Matrice	Inhibition current - Plane "7" - 2nd Stack	2
	LZ751	398	16	Corrente di inibizione - Piano "7" - 2° Matrice	Inhibition current - Plane "7" - 2nd Stack	2
	LZ761	398	32	Corrente di inibizione - Piano "7" - 2° Matrice	Inhibition current - Plane "7" - 2nd Stack	2
	LZ771	398	8	Corrente di inibizione - Piano "7" - 2° Matrice	Inhibition current - Plane "7" - 2nd Stack	2
	LZ801	393	14	Corrente di inibizione - Piano "8" - 1° Matrice	Inhibition current - Plane "8" - 1st Stack	2
	LZ811	393	6	Corrente di inibizione - Piano "8" - 1° Matrice	Inhibition current - Plane "8" - 1st Stack	2
	LZ821	393	22	Corrente di inibizione - Piano "8" - 1° Matrice	Inhibition current - Plane "8" - 1st Stack	2
	LZ831	393	30	Corrente di inibizione - Piano "8" - 1° Matrice	Inhibition current - Plane "8" - 1st Stack	2
	LZ841	398	14	Corrente di inibizione - Piano "8" - 2° Matrice	Inhibition current - Plane "8" - 2nd Stack	2
	LZ851	398	6	Corrente di inibizione - Piano "8" - 2° Matrice	Inhibition current - Plane "8" - 2nd Stack	2
	LZ861	398	22	Corrente di inibizione - Piano "8" - 2° Matrice	Inhibition current - Plane "8" - 2nd Stack	2
	LZ871	398	30	Corrente di inibizione - Piano "8" - 2° Matrice	Inhibition current - Plane "8" - 2nd Stack	2

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	MO00A	361	3	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO01A	361	4	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO02A	361	9	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO03A	361	10	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO04A	361	15	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO05A	361	16	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO06A	361	21	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO07A	361	22	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO08A	362	3	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO09A	362	4	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO10A	362	9	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO11A	362	10	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO12A	362	15	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO13A	362	16	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO14A	362	21	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO15A	362	22	Interruttore lettura chiuso lato generatore asse X	Read switch closed on generator side axis "X"	ANA
	MO1LI	370	9	Corrente di pilotaggio lettura asse Y	Read drive current for axis "Y"	2
	MO1SI	371	9	Corrente di pilotaggio scrittura asse Y	Write drive current for axis "Y"	2
	MO20A	410	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO21A	410	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO22A	410	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO23A	410	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO24A	410	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO25A	410	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO26A	410	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO27A	410	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO28A	411	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO29A	411	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO30A	411	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO31A	411	8	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO32A	411	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO33A	411	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO34A	411	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO35A	411	5	Interruttore lettura chiuso lato massa asse X	Read switch closed on ground side axis "X"	1
	MO40A	363	3	Interruttore lettura chiuso lato generatore asse Y	Read switch closed on generator side axis "Y"	ANA
	MO41A	363	4	Interruttore lettura chiuso lato generatore asse Y	Read switch closed on generator side axis "Y"	ANA
	MO43A	363	10	Interruttore lettura chiuso lato generatore asse Y	Read switch closed on generator side axis "Y"	ANA

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	MI55	364	24	Interruttore scrittura chiuso lato generatore asse Y	Write switch closed on generator side wxis "Y"	ANA
	MI60A	410	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI61A	410	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI62A	410	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI63A	410	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI64A	410	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI65A	410	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI66A	410	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI67A	410	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI68A	411	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI69A	411	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI70A	411	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI71A	411	6	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI72A	411	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI73A	411	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI74A	411	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MI75A	411	7	Interruttore scrittura chiuso lato massa asse "Y"	Write switch closed on ground side axis "Y"	1
	MIPEC	007	2	Bit informazione in ingresso bocch. 3	Information bit in input connector 3	1
	MIPED	008	2	Bit informazione in ingresso bocch. 4	Information bit in input connector 4	1
	MIPUA	155	21	Bit informazione in uscita bocch. 1	Information bit in output connector 1	1
	MIPUC	155	17	Bit informazione in uscita bocch. 3	Information bit in output connector 3	1
	MIPUD	155	12	Bit informazione in uscita bocch. 4	Information bit in output connector 4	1
	MA00A	351	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA01A	352	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA02A	352	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA03A	352	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA04A	352	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA05A	352	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA06A	352	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA07A	352	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA08A	352	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA09A	351	3	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA10A	353	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA11A	353	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA12A	353	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA13A	353	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA14A	351	2	Mastro temporizzazione di memoria	Memory timing pulse	1

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO A 0V DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 0V. ELECTRIC LEVEL OF THE SIGNAL

1 { - L'EVENTO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

NOMENCLATURA SEGNALI - NOMENCLATURE LIST

UCE 460

sez. - sec.	SPS
loc.	PREGNANA

cont. su fo. 25 fo. 24

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	MA15A	354	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA16A	354	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA17A	354	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA18A	354	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA19A	354	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA20A	354	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA21A	354	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA22A	354	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA23A	354	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA24A	354	2	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA25A	351	4	Mastro temporizzazione di memoria	Memory timing pulse	1
	MA26A	355	1	Mastro temporizzazione di memoria	Memory timing pulse	1
	MAG1	371	5	Temporizzazione generatori di inibizione	Timing of inhibition generators	
	MALO	360	10	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MALI	360	2	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL2	360	10	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL3	360	8	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL4	360	23	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL5	360	18	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL6	360	3	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL7	360	11	Comando temporizzato interruttori di lettura	Timed command reading switches	1
	MAL1	360	9	Temporizzazione interruttori di lettura	Timing of read switches	
	MAPC	007	4	Condizione da bocchettone 3	Condition from connector 3	1
	MAPD	008	4	Condizione da bocchettone 4	Condition from connector 4	
	MAREC	007	4	Condizione di "fuori servizio" da bocch. 3	"Out-of-service" condition from connector 3	1
	MARED	008	4	Condizione di "fuori servizio" da bocch. 4	"Out-of-service" condition from connector 4	1
	MASO	360	14	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS1	360	6	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS2	360	12	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS3	360	4	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS4	360	24	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS5	360	20	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS6	360	7	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS7	360	15	Comando temporizzato interruttori di scrittura	Timed command writing switches	1
	MAS1	360	17	Temporizzazione interruttori di scrittura	Timing of write switches	
	MAS9	371	22	Reset generale di memoria	Memory general reset	
	MAST	370	12	Impulso temporizzatore amplificatori	Amplifiers - strobe	

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO DI 3V. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 3V. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO DI 0V. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE 0V. ELECTRIC LEVEL OF THE SIGNAL

[illegible]

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	NO001	058	2			
	NO011	058	11			
	NO021	058	4			
	NO031	058	13			
	NO041	061	2			
	NO051	061	11			
	NO061	061	4			
	NO071	061	13	Bit del nodo NO	NO bits	
	NO081	064	2			
	NO091	064	11			
	NO101	064	4			
	NO111	064	13			
	NO121	067	2			
	NO131	067	11			
	NO141	067	4			
	NO151	067	13			
	NOFA1	036	2	Fase per comandi selezione nodo NO	Fase for NO selection commands	
	NOFE1	039	2			
	NOFU1	037	2			
	NI001	100	6			
	NI011	100	13			
	NI021	100	18			
	NI031	100	22			
	NI041	101	6			
	NI051	101	13			
	NI061	101	18			
	NI071	101	22	Bit del nodo NI	NI bits	
	NI081	102	6			
	NI091	102	13			
	NI101	102	18			
	NI111	102	22			
	NI121	103	6			
	NI131	103	13			
	NI141	103	18			
	NI151	103	22			
	NA001	109	12	Bit del nodo NA	NA bits	
	NA011	109	9			

NOTE

- SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI SV. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE SV. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO DI SV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OF, ELECTRIC LEVEL OF THE SIGNAL

		comp.		NOMENCLATURA SEGNALI - NOMENCLATURE LIST	
		emiss.		UCE 460	
		app/			
		fuppl.			
GENERAL ELECTRIC		sez. - sec.		N° 14023 1380	
		loc. SPS PREGNANA		cont. su fa 29 fa 28	

[illegible]

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	RO006	081	10			
	RO016	081	21			
	RO026	082	10			
	RO036	082	21			
	RO046	083	10	}Bit del registro di memoria RO	Bits of RO memory register	
	RO056	083	21			
	RO066	084	10			
	RO076	084	21			
	RO081	086	2			
	RI002	047	5			
	RI012	047	11			
	RI022	047	21			
	RI032	047	25	}Bit del registro RI	Bits of RI register	
	RI042	050	5			
	RI052	050	11			
	RI062	050	21			
	RI072	050	25			
	RIA01	131	3	Staticizzatore sincrono richiesta ciclo U.C.	Synchronous storage of C.P.U. cycle request	
	RIA21	131	19	Staticizzatore sincrono richiesta ciclo canale 2	Synchronous storage of channel 2 cycle request	
	RIA31	131	22	Staticizzatore sincrono richiesta ciclo canale 3	Synchronous storage of channel 3 cycle request	
	RIQ02	142	7	}Contatore differenziale per stampante MZ	Differential counter for MZ printer	
	RIC12	142	18			
	RIC81	145	13	Consenso contatore per emissione TU04	Counter permission for emission of TU04	
	RIG16	138	4	Fine da governo su canale 1	End from controller on channel 1	
	RIG36	146	4	Fine da governo su canale 3	End from controller on channel 3	
	RIL11	138	13	Fine da lunghezza su canale 1	End from length on channel 1	
	RIL31	146	13	Fine da lunghezza su canale 3	End from length on channel 3	
	RIMZA	143	13	Richiesta ciclo per stampante MZ	MZ printer cycle request	1
	RIN01	144	21	}Buffer informazione per emissione TU02	Information buffer for emission TU02	
	RIN11	144	24			
	RIND6	148	18	Conta per indirizzi decrescenti canale 3	Counts for decreasing addresses connector 3	
	RINT6	141	9	Interruzione presente	Interruption present	
	RIUC1	131	5	Ciclo assegnato a U.C.	Cycle assigned to C.P.U.	
	RIVAF	146	1	Condizione di fine trasferimento su canale 3	Condition of end of transfer on channel 3	1
	RIYEF	138	11	Condizione di fine trasferimento su canale 1	Condition of end of transfer on channel 1	1
	RA001	121	4	}Bit del registro RA	Bits of RA register	
	RA011	121	13			

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. 3V. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 3V. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

REV.

GENERAL ELECTRIC

~~SECRET~~

100

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL L'ELLO ELETTRICO OV. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE .OV. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL LIVELLO ELETTRICO OV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

[illegible]

IND REV	NOME NAME	CAPITOLO CHAPTER	SCATOLA BOX	DESCRIZIONE IN ITALIANO ITALIAN DESCRIPTION	DESCRIZIONE IN INGLESE ENGLISH DESCRIPTION	NOTE
	V0002	069	2			
	V0012	069	14			
	V0022	069	4			
	V0032	069	16			
	V0042	070	2			
	V0052	070	12			
	V0062	070	4			
	V0072	070	14	>Bit del registro indirizzatore di memoria VO	Bits of VO memory addresser register	
	V0082	071	2			
	V0092	071	14			
	V0102	072	4			
	V0112	071	16			
	V0122	072	2			
	V0132	072	12			
	V0142	071	4			
	V0152	072	14			
	V0206	068	3	Decodificato VO 0,1,2 = zero	Decoding VO (V000, V001, V002 ALL ZEROES)	
	V0216	068	8	Decodificato VO = K 256 + 2 (K = 0,1,2.....)	Decoding VO = K 256 + 2 (K = 0,1,2.....)	
	V0226	068	14	Decodificato VO = K 256 + 81 (K = 0,1,2.....)	Decoding VO = K 256 + 81 (K = 0,1,2.....)	
	V0236	068	20	Decodificato VO = K 256 + 161 (K = 0,1,2.....)	Decoding VO = K 256 + 161 (K = 0,1,2.....)	
	VI001	056	13			
	VI011	056	14			
	VI021	056	15			
	VI031	056	16			
	VI041	059	13			
	VI051	059	14			
	VI061	059	15			
	VI071	059	16	>Bit del registro V1	Bits of V1 register	
	VI081	062	13			
	VI091	062	14			
	VI101	062	15			
	VI111	062	16			
	VI121	065	13			
	VI131	065	14			
	VI141	065	15			
	VI151	065	16			
	VICUA	164	14	Accompagnamento comando bocch.1	Command enabling connector 1	1

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTROICO + SV. DEL SEGNALE
- INLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE + SV. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTROICO OV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

[illegible]

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL L VELLO ELETTR CO A 3V DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE 3V ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL L VELLO ELETTR CO 3V DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE 3V ELECTRIC LEVEL OF THE SIGNAL

[illegible]

[illegible]

NOTE - SE NON SPECIFICATO DIVERSAMENTE L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO OV. DEL SEGNALE
- UNLESS OTHERWISE SPECIFIED THE EVENT DESCRIBED REFERS TO THE +OV. ELECTRIC LEVEL OF THE SIGNAL
- L'EVEN TO DESCRITTO SI RIFERISCE AL L'VELLO ELETTRICO OV. DEL SEGNALE
- THE EVENT DESCRIBED REFERS TO THE OV. ELECTRIC LEVEL OF THE SIGNAL

[illegible]

GENERAL ELECTRIC
Product Service

DENOMINAZIONE U.E. GEH13-GE130 *Matrice di memoria*

S.U. DESCRIPTION GEH13-GE130 *Memory stack*

EVOLUZIONE SCHEMI U.E.

F.C.O. DRAWING STATUS LOG

CODICE

CODE 064430E

N° SERIE

SERIAL No. _____

SIGLA HEM470 P. 1
NOME
DISTINTA SCHEMI
DRAWING LIST

DATA DI ESECUZ. O.M.
INSTALL. DATE F.C.O.

O.M.
F.C.O. No.

N° SCHEMA
DRAWING No.

14053098

14013068 1/2

2/3

3/4

4/5

5/6

↓ 6

14013066 1/2

2/3

3/4

4/5

5/6

6/7

7/8

↓ 8

14003080

14003081

14003082

14003083

14043175 1/2

2/3

3/4

↓ 4

14043176 1/2

2/3

3/4

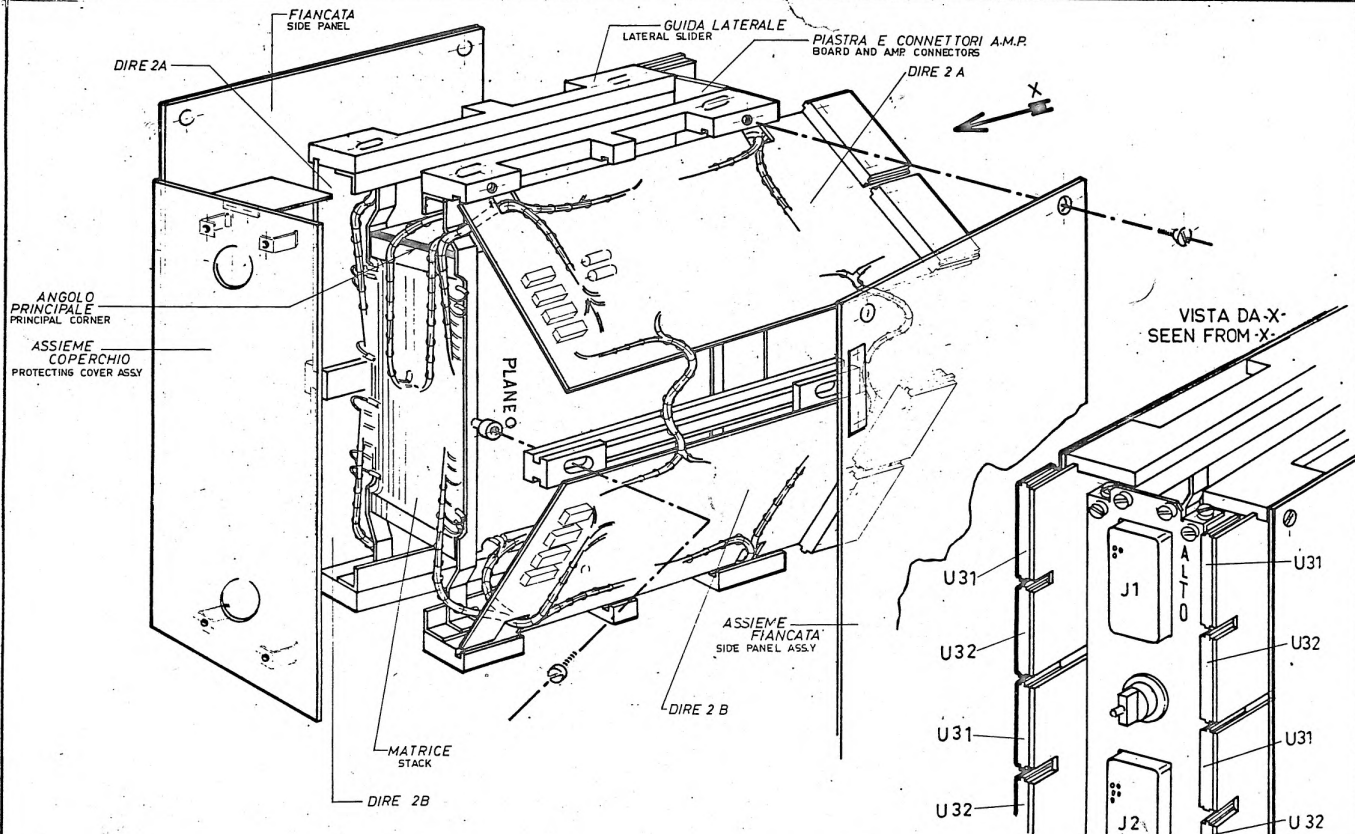
DATA DI ESECUZ. O.M.
INSTALL. DATE F.C.O.

O.M.
F.C.O. No.

N° SCHEMA
DRAWING No.

14043176 4

16/1968 4.041.0.583.1



GENERAL ELECTRIC		MEM 470		MOD. DATA VISTO N. CODICE	
Scala	Firma	UNITA' FISICA		22-2-68 6-6-68 DEF 17-8-68	
ST		PHYSICAL UNIT		npm DISEGNO N. DISEGNO 140530981	
MAT.	TF	FIN.			

NOME NAME	GENERATORE GENERATOR
X0	500 - 18
X10	507 - 15
X1	503 - 15
X11	504 - 18
X2	500 - 16
X12	507 - 17
X3	503 - 17
X13	504 - 16
X4	500 - 18
X14	507 - 15
X5	500 - 15
X15	504 - 18
X6	500 - 16
X16	507 - 17
X7	500 - 17
X17	504 - 16
X8	500 - 18
X18	507 - 15
X9	500 - 15
X19	504 - 18
X10	500 - 16
X110	507 - 17
X11	500 - 17
X111	504 - 16
X12	500 - 18
X112	507 - 15
X13	500 - 15
X113	504 - 18
X14	500 - 16
X114	507 - 17
X15	500 - 17
X115	504 - 16
X16	500 - 13
X116	507 - 10
X17	503 - 10
X117	504 - 13

NOME NAME	GENERATORE GENERATOR
X18	500 - 11
X118	507 - 12
X19	503 - 12
X119	504 - 11
X20	500 - 13
X120	507 - 10
X21	503 - 10
X121	504 - 13
X22	500 - 11
X122	507 - 12
X23	503 - 12
X123	504 - 11
X24	500 - 13
X124	507 - 10
X25	503 - 10
X125	504 - 13
X26	500 - 11
X126	507 - 12
X27	503 - 12
X127	504 - 11
X28	500 - 13
X128	507 - 10
X29	503 - 10
X129	504 - 13
X30	500 - 11
X130	507 - 12
X31	503 - 12
X131	504 - 11
X32	500 - 9
X132	507 - 6
X33	503 - 6
X133	504 - 9
X34	500 - 7
X134	507 - 8
X35	503 - 8
X135	504 - 7

NOME NAME	GENERATORE GENERATOR
X36	500 - 9
X136	507 - 6
X37	503 - 6
X137	504 - 9
X38	500 - 7
X138	507 - 8
X39	503 - 8
X139	504 - 7
X40	500 - 9
X140	507 - 6
X41	503 - 6
X141	504 - 9
X42	500 - 7
X142	507 - 8
X43	503 - 8
X143	504 - 7
X44	500 - 9
X144	507 - 6
X45	503 - 6
X145	504 - 9
X46	500 - 7
X146	507 - 8
X47	503 - 8
X147	504 - 7
X48	500 - 4
X148	507 - 1
X49	503 - 1
X149	504 - 4
X50	500 - 2
X150	507 - 3
X51	503 - 3
X151	504 - 2
X52	500 - 4
X152	507 - 1
X53	503 - 1
X153	504 - 4

NOME NAME	GENERATORE GENERATOR
X54	500 - 2
X154	507 - 3
X55	503 - 3
X155	504 - 2
X56	500 - 4
X156	507 - 1
X57	503 - 1
X157	504 - 4
X58	500 - 2
X158	507 - 3
X59	503 - 3
X159	504 - 2
X60	500 - 4
X160	507 - 1
X61	503 - 1
X161	504 - 4
X62	500 - 2
X162	507 - 3
X63	503 - 3
X163	504 - 2
X64	500 - 3
X164	507 - 2
X65	503 - 2
X165	504 - 3
X66	500 - 1
X166	507 - 4
X67	503 - 4
X167	504 - 1
X68	500 - 3
X168	507 - 2
X69	503 - 2
X169	504 - 3
X70	500 - 1
X170	507 - 4
X71	503 - 4
X171	504 - 1

REV	DEF 9/24/5 25-2-61																		
comp.		INDICE GENERALE - GENERAL INDEX																	
emiss.		MEM 470																	
appl.		Pappl.																	
GENERAL ELECTRIC		SPZ-SFC SPS																	
		loc. Pregnana																	
		N° 140130680																	
		cont. su fo. 4 fo. 3																	

S.T.

NOME NAME	GENERATORE GENERATOR
Y72	506 - 15
Y*72	502 - 17
Y73	506 - 17
Y*73	502 - 15
Y74	506 - 16
Y*74	502 - 18
Y75	506 - 18
Y*75	502 - 16
Y76	506 - 15
Y*76	502 - 17
Y77	506 - 17
Y*77	502 - 15
Y78	506 - 16
Y*78	502 - 18
Y79	506 - 18
Y*79	502 - 16
Y80	506 - 10
Y*80	502 - 12
Y81	506 - 12
Y*81	502 - 10
Y82	506 - 11
Y*82	502 - 13
Y83	506 - 13
Y*83	502 - 11
Y84	506 - 10
Y*84	502 - 12
Y85	506 - 12
Y*85	502 - 10
Y86	506 - 11
Y*86	502 - 13
Y87	506 - 13
Y*87	502 - 11
Y88	506 - 10
Y*88	502 - 12
Y89	506 - 12
Y*89	502 - 10

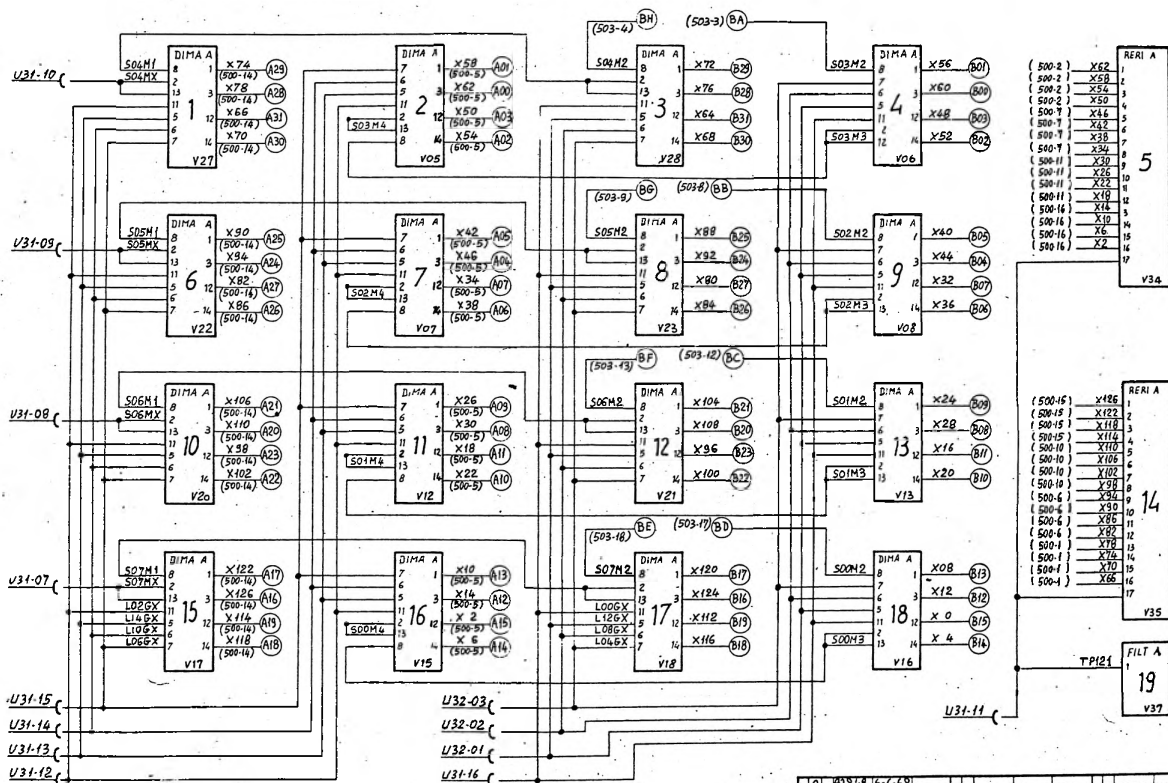
NOME NAME	GENERATORE GENERATOR
Y90	506 - 11
Y*90	502 - 13
Y91	506 - 13
Y*91	502 - 11
Y92	506 - 10
Y*92	502 - 12
Y93	506 - 12
Y*93	502 - 10
Y94	506 - 11
Y*94	502 - 13
Y95	506 - 13
Y*95	502 - 11
Y96	506 - 6
Y*96	502 - 8
Y97	506 - 8
Y*97	502 - 6
Y98	506 - 7
Y*98	502 - 9
Y99	506 - 9
Y*99	502 - 7
Y100	506 - 6
Y*100	502 - 8
Y101	506 - 8
Y*101	502 - 6
Y102	506 - 7
Y*102	502 - 9
Y103	506 - 9
Y*103	502 - 7
Y104	506 - 6
Y*104	502 - 8
Y105	506 - 8
Y*105	502 - 6
Y106	506 - 7
Y*106	502 - 9
Y107	506 - 9
Y*107	502 - 7

NOME NAME	GENERATORE GENERATOR
Y108	506 - 6
Y*108	502 - 8
Y109	506 - 8
Y*109	502 - 6
Y110	506 - 7
Y*110	502 - 9
Y111	506 - 9
Y*111	502 - 7
Y112	506 - 1
Y*112	502 - 3
Y113	506 - 3
Y*113	502 - 1
Y114	506 - 2
Y*114	502 - 4
Y115	506 - 4
Y*115	502 - 2
Y116	506 - 1
Y*116	502 - 3
Y117	506 - 3
Y*117	502 - 1
Y118	506 - 2
Y*118	502 - 4
Y119	506 - 4
Y*119	502 - 2
Y120	506 - 1
Y*120	502 - 3
Y121	506 - 3
Y*121	502 - 1
Y122	506 - 2
Y*122	502 - 4
Y123	506 - 4
Y*123	502 - 2
Y124	506 - 1
Y*124	502 - 3
Y125	506 - 3
Y*125	502 - 1

NOME NAME	GENERATORE GENERATOR
Y126	506 - 2
Y*126	502 - 4
Y127	506 - 4
Y*127	502 - 2

REP	DDP	DDP	28.7.68																
comp.		INDICE GENERALE - GENERAL INDEX																	
emiss.		MEM 470																	
appl.		Pappl.																	
GENERAL ELECTRIC		sez. seg. P.S. loc. Pregnana												N° 140130680					
														cont. su fo. - fo. 6					

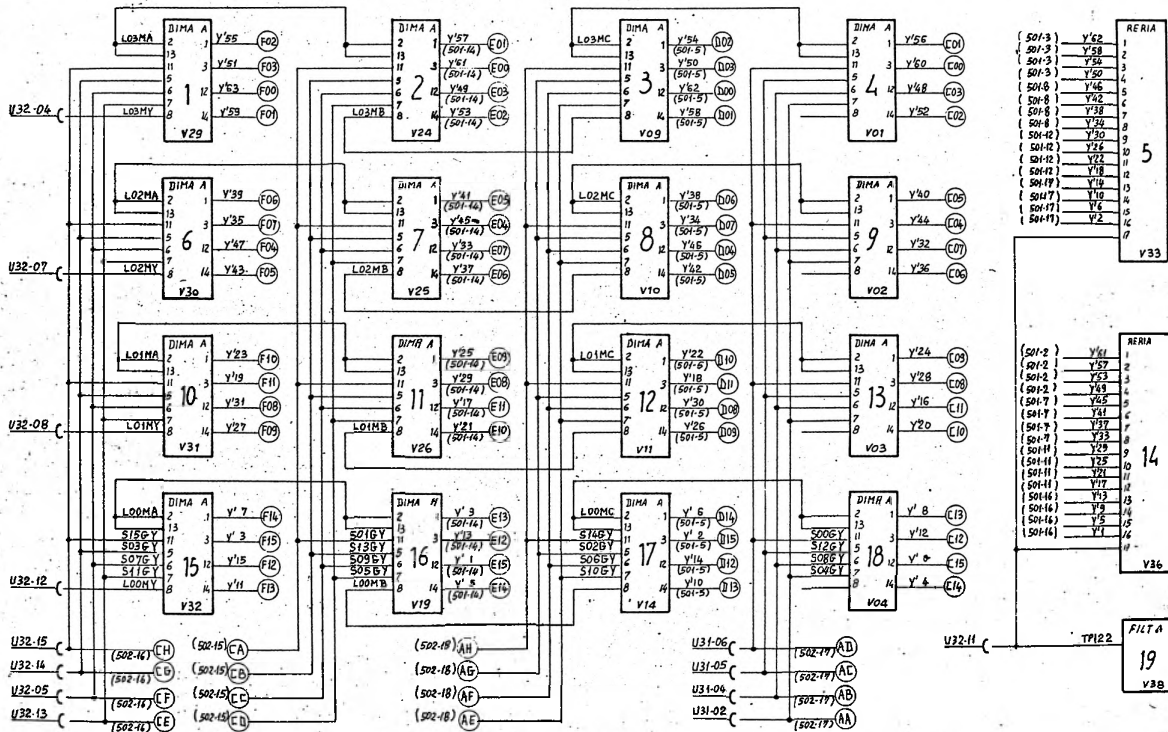
S.T.



NOTE: - IL SIMBOLO ○ INDICA I FORI TERMINALI DI CONNESSIONE
- TUTTE LE USCITE DELLE SCATOLE HANNO DESTINAZIONE CAPITOLO 508.

NOTES: - THE ○ SYMBOL INDICATES THE TERMINAL HOLES
- ALL BLOCK OUTPUTS ARE DIRECTED TO CHAPTER 508

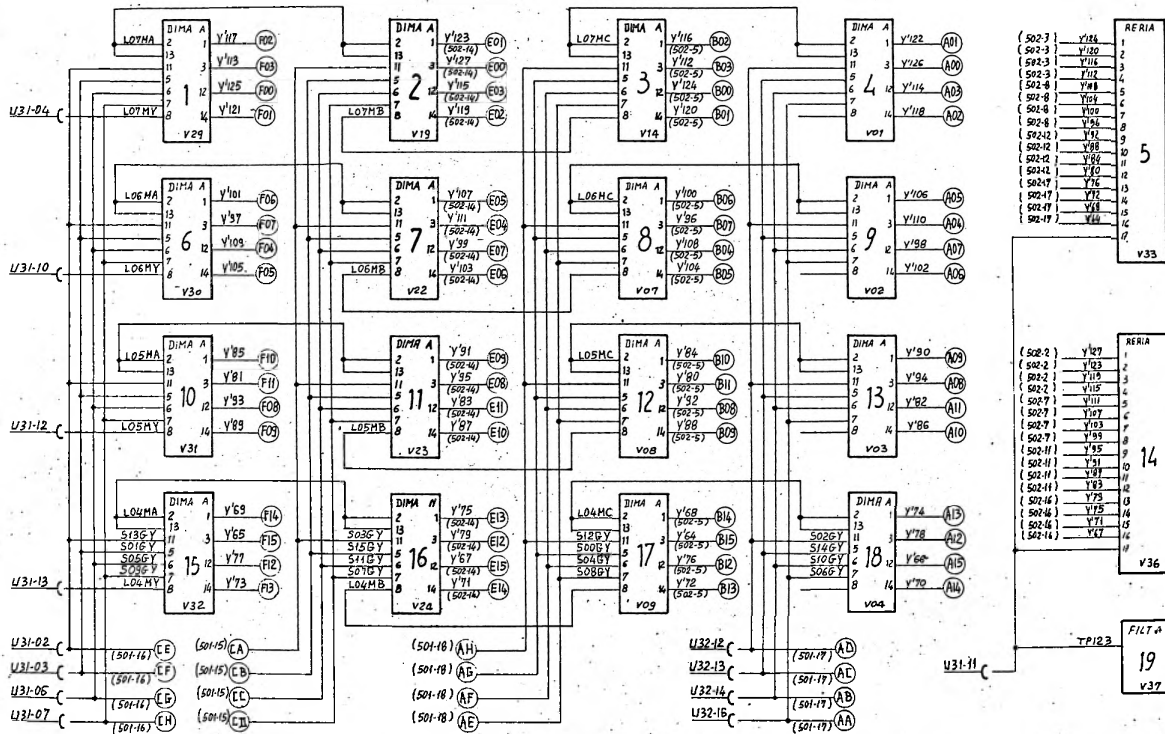
121 BISSIA 16-6-68		DEF. 5034.5 P. 1-4	
CHAPTER 500		DIRE 2A BESIDE PLANE 'O', DIRE 2A LATO PIANO 'O'.	
GENERAL ELECTRIC		MEM 470	
100 Wegmann Milano		14013066 1	



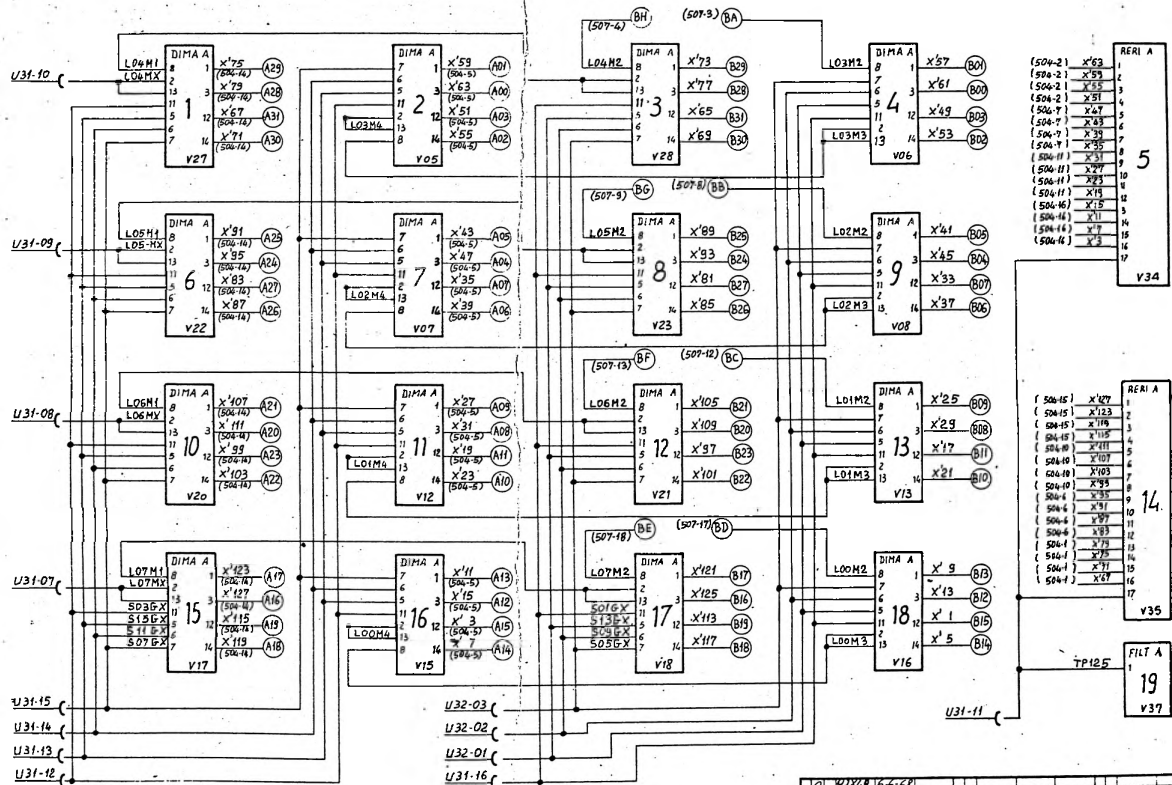
NOTE: - IL SIMBOLO ○ INDICA I FORI TERMINALI DI CONNESSIONE
 - TUTTE LE USCITE DELLE SCATOLE HANNO DESTINAZIONE CAPITOLO 508

NOTES: - THE ○ SYMBOL INDICATES THE TERMINAL HOLES
 - ALL BLOCK OUTPUTS ARE DIRECTED TO CHAPTER 508

CHAPTER 501		DIRE 2A BESIDE PLANE 0	
DIRE 2A LATO PIANO 0		DIRE 2A LATO PIANO 0	
MEM 470		14013066 1	
MEM 470		14013066 1	



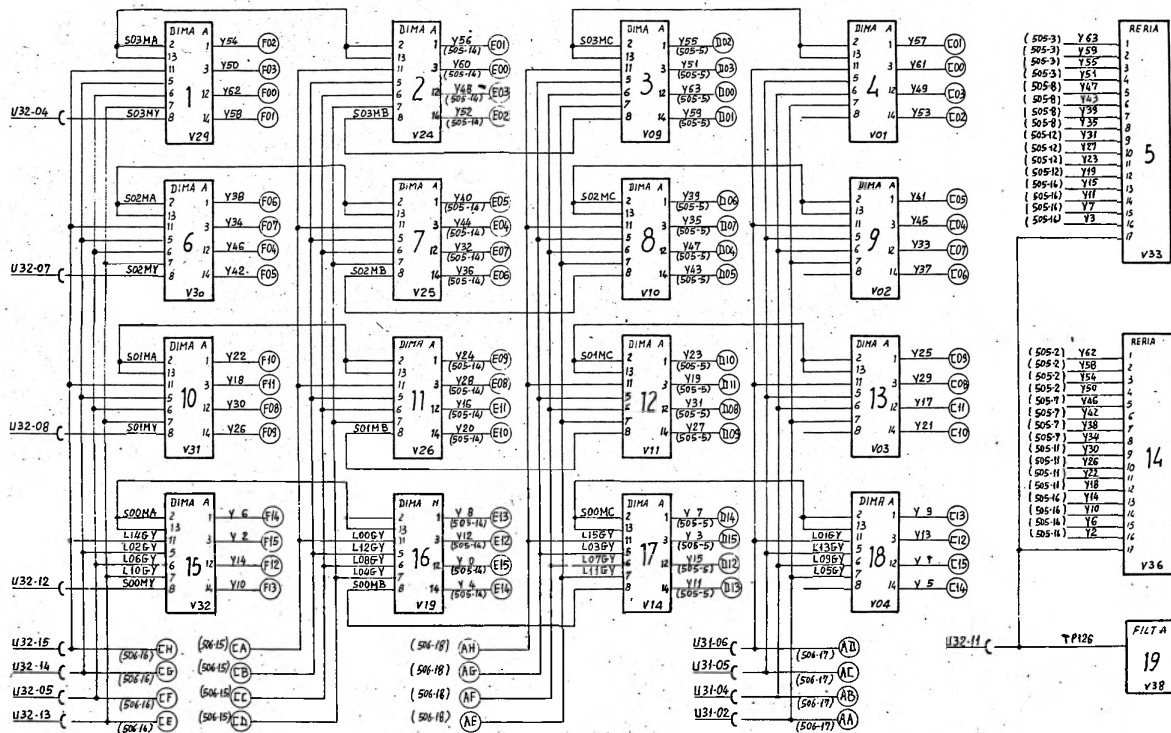
CHAPTER 502		DIRE 2B BESIDE PLANE D, DIRE 2B LATO PIANO D	
GENERAL ELECTRIC		MEM 470	
24-11743-1		14013066 1	



NOTE: - IL SIMBOLO O INDICA I FORI TERMINALI DI CONNESSIONE
- TUTTE LE USCITE DELLE SCATOLE HANNO DESTINAZIONE CAPITOLO 509

NOTES: - THE O SYMBOL INDICATES THE TERMINAL HOLES
- ALL BLOCK OUTPUTS ARE DIRECTED TO CHAPTER 509

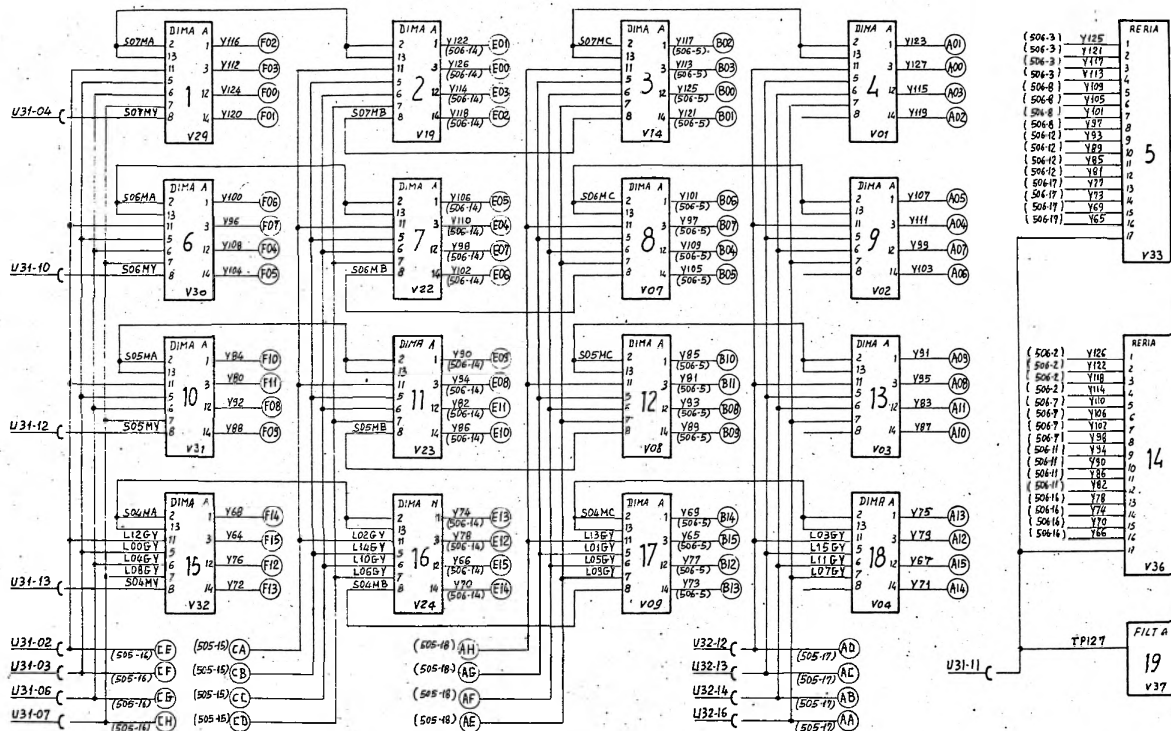
10. WASH 4 5-6-64		DIPE 2A BESIDE PLANE 'B'	
11. WASH 4 5-6-64		DIPE 2A LATO PIANO 'B'	
CHAPTER 504		MEM 470 16013066 1	
GENERAL ELECTRIC		MEM 470 16013066 1	



NOTE: IL SIMBOLO O INDICA I FORI TERMINALI DI CONNESSIONE
TUTTE LE USCITE DELLE SCATOLE HANNO DESTINAZIONE CAPITOLO 509

NOTES: THE O SYMBOL INDICATES THE TERMINAL HOLES
ALL BLOCK OUTPUTS ARE DIRECTED TO CHAPTER 509

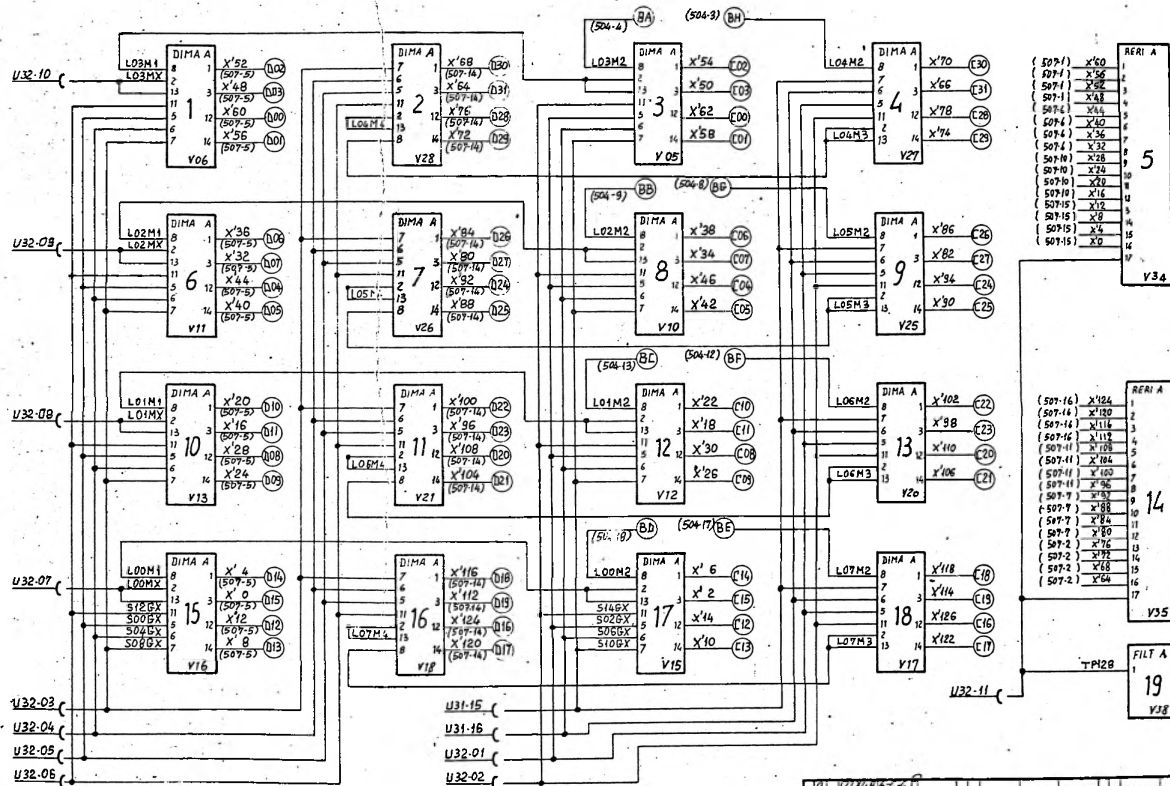
CHAPTER 509		DIRE 2A BESIDE PLANE 'B', DIRE 2A LATO PIANO 'B'	
MEM 470		14013064 1	
MEM 470		14013064 1	



NOTE: - IL SIMBOLO O INDICA I FORI TERMINALI DI CONNESSIONE
- TUTTE LE USCITE DELLE SCATOLE HANNO DESTINAZIONE CAPITOLO 509

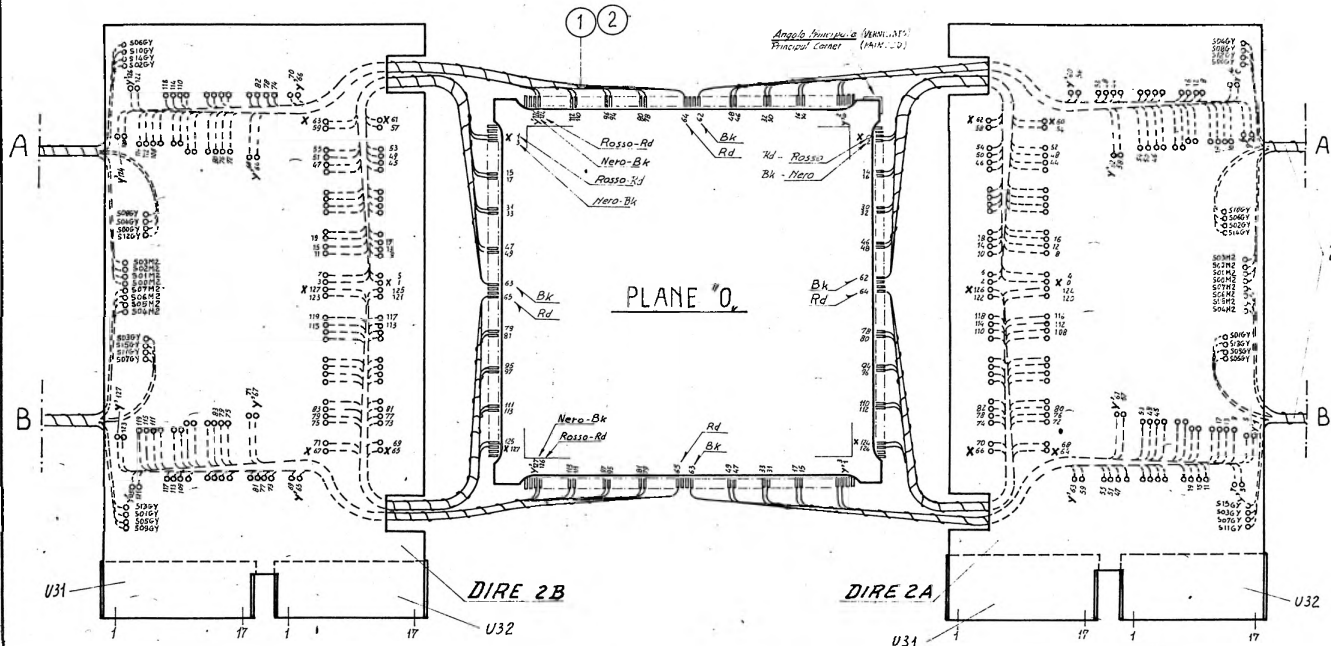
NOTES: - THE O SYMBOL INDICATES THE TERMINAL HOLES
- ALL BLOCK OUTPUTS ARE DIRECTED TO CHAPTER 509

CHAPTER 506		DIRE 2B BESIDE PLANE 8	
GENERAL ELECTRIC		DIRE 2B. LATO PIANO 8	
MEM 470		44013066 1	



NOTE: IL SIMBOLO O INDICA I FORI TERMINALI DI CONNESSIONE
 - TUTTE LE USCITE DELLE SCATOLE HANNO DESTINAZIONE CAPITOLO 509
 NOTES: - THE O SYMBOL INDICATES THE TERMINAL HOLES
 - ALL BLOCK OUTPUTS ARE DIRECTED TO CHAPTER 509

CHAPTER 507		DIRE 28 BESIDE PLANE 'B', DIRE 28 LATO PIANO 'B'	
REVISION		DATE: 1957-11-15	
DRAWN: [Signature]		CHECKED: [Signature]	
APPROVED: [Signature]		MEM 470 14013066 1	
ORIGINAL ELECTRIC		101-11-11-11-11-11	



NOTE: - Per collegamenti alla matrice usare filo a Simb. 1 e filo a Simb. 2 alternati

- Dal lato matrice isolare i fili dopo la saldatura con tubetto a Simb. 3 lunghi 10 mm

- Per collegamenti tra piastre DIRE 2A e DIRE 2B usare filo a Simb. 2.

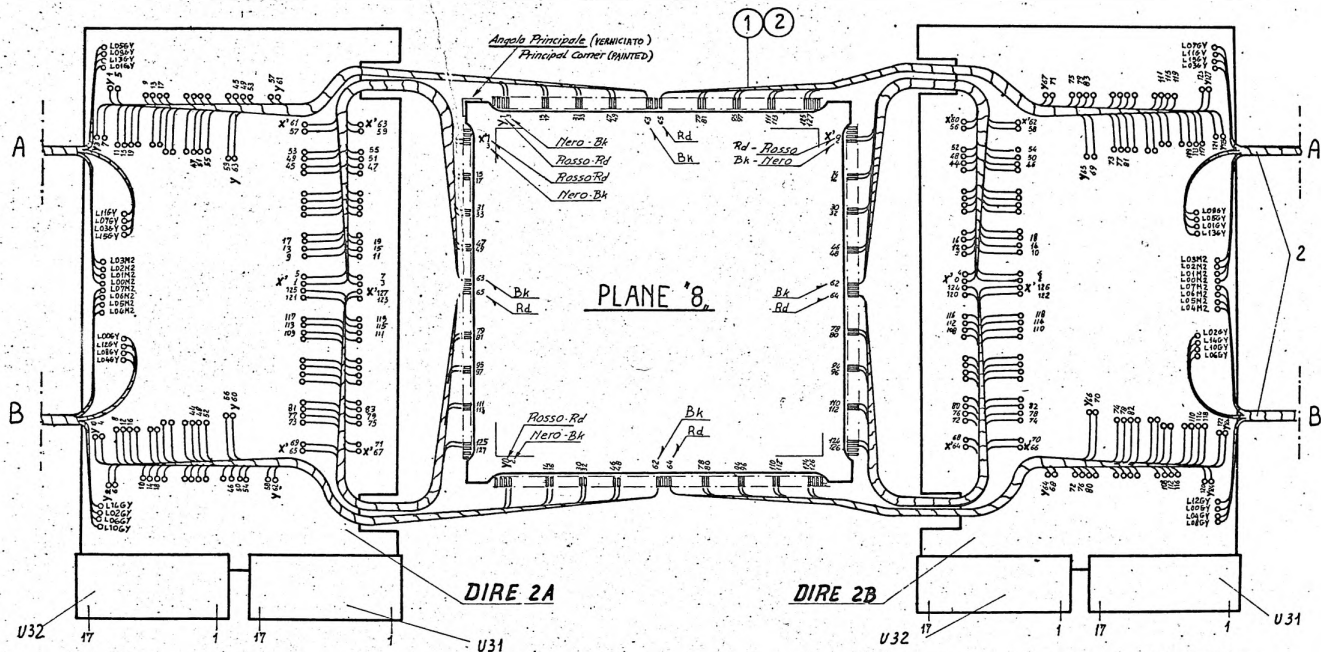
NOTES: - For the connections to the matrix use wire with symb. 1 and wire with symb. 2 alternatively

- On matrix side, isolate the wire after soldering with sleeve with symb. 3 10 mm long.

- For connections between boards DIRE 2A and DIRE 2B use wire with symb. 2.

- I SEGNAI X... E Y... ATTRAVERSSANO LA MATRICE ED ESCONO SUL PIANO B (VEDI CH. 503) DOVE CAMBIANO LAX CON X' E LA Y' CON Y MANTENENDO LO STESSO NUMERO.
- SIGNALS X... AND Y... ARE PASSING THROUGH THE STACK AND THEY COME OUT ON PLANE B (REFER TO CH. 503) WHERE THEY CHANGE THE X WITH THE X' AND THE Y WITH THE Y' MAINTAINING THE SAME NUMBER.

m. 3	3	TUBETTO ISOLANTE TEMPLEX TFS 4 1.5	5621304 X
m. 50	2	CONDUTTORE AWG 28 ROSSO	5711082 K
m. 40	1	CONDUTTORE AWG 28 NERO	5711080 E
m. pm	SIMB	DESCRIZIONE	CODICE DISEGNO
GENERAL ELECTRIC		MEM 470	MOD. DATA VISTO N. CODICE
Scala	Firma	PLANE 0, CONNECTIONS VIEW	pm DISEGNO
CHAPTER 508		VISTA COLLEGAMENTI PIANO 0,	14051070
TT		FIN.	N. DISEGNO 14003080 4



NOTE: - Per collegamenti alla matrice usare filo a Simb. 1 e filo a Simb. 2 alternativi

- Dal lato matrice isolare i fili dopo la saldatura con tubetto a Simb. 3 Length. 10 mm

- Per i collegamenti tra piastre DIRE 2A e DIRE 2B usare filo a Simb. 2

NOTES - For the connections to the matrix use wire with symb. 1 and wire with symb. 2 alternatively

- On matrix side, isolate the wire after soldering with sleeve with symb. 3, 10 mm long.

- For connections between boards DIRE 2A and DIRE 2B use wire with symb. 2

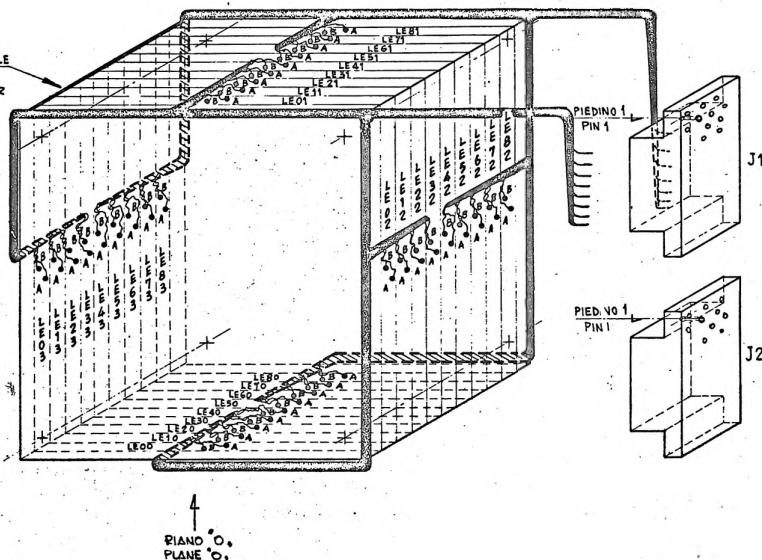
- I segnali X1, E, Y... ATTRAVERSSANO LA MATRICE ED ESCONO SUL PIANO 0, (VEDI CH. 508) DOVE CAMBIANO LA X' CON X E LA Y CON Y' MANTENENDO LO STESSO NUMERO.

- SIGNALS X1... AND Y... ARE PASSING THROUGH THE STACK AND THEY COME OUT ON PLANE 0, (REFER TO CH 508) WHERE THEY CHANGE THE X' WITH THE X AND THE Y' WITH THE Y' MAINTAINING THE SAME NUMBER.

N. 3	3	TUBETTO ISOLANTE TEMPLEX TFS ϕ 1.5	5621304 X
M50	2	CONDUTTORE AWG 28 ROSSO	5710802 K
M40	1	CONDUTTORE AWG 28 NERO	5710800 K
n.p.m.	SIMB.	DESCRIZIONE	CODICE
		MEM. 470	MOD. DATA VISTO N. CODICE
GENERAL ELECTRIC		PLANE 8 CONNECTIONS VIEW	14051070
Scale	Firma	VISTA COLLEGAMENTI PIANO "8"	14051070
CHAPTER 509		FIN.	N. DISEGNO 14003081

PIANO B,
PLANE "B".

ANGOLO PRINCIPALE
(VERNICIATO)
PRINCIPAL CORNER
(PAINTED)



POSIZIONE SEGNALI SU CONNETTORE J1
SIGNALS POSITION ON CONNECTOR J1

SEGNALI SIGNAL	SEGNALI SIGNAL	SEGNALI SIGNAL	SEGNALI SIGNAL	SEGNALI SIGNAL	SEGNALI SIGNAL	SEGNALI SIGNAL
3 LE63A	7 LE45A	2 LE51A	5 LE23A	4 LE03A	4 LE01A	
11 LE63B	14 LE43B	10 LE51B	13 LE23B	8 LE03B	12 LE01B	
17 LE73A	21 LE53A	16 LE61A	20 LE33A	15 LE13A	18 LE11A	
24 LE73B	27 LE53B	23 LE61B	26 LE33B	22 LE13B	25 LE11B	
30 LE83A	33 LE81A	29 LE71A	32 LE41A	28 LE31A	31 LE21A	
36 LE83B	39 LE81B	35 LE71B	38 LE41B	34 LE31B	37 LE21B	
42 LE64A	45 LE42A	41 LE50A	44 LE22A	40 LE02A	43 LE00A	
48 LE62B	51 LE42B	47 LE50B	50 LE22B	46 LE02B	49 LE00B	
54 LE72A	57 LE52A	53 LE60A	56 LE32A	52 LE12A	55 LE10A	
60 LE72B	64 LE52B	59 LE60B	63 LE32B	58 LE12B	62 LE10B	
67 LE82A	72 LE80A	66 LE70A	71 LE40A	65 LE30A	70 LE20A	
75 LE82B	78 LE80B	74 LE70B	77 LE40B	73 LE30B	76 LE20B	

NOTE: - COLLEGAMENTI TERMINALE A: USARE FILO A SIMB. 3

- COLLEGAMENTI TERMINALE B: USARE FILO A SIMB. 2

- PER OGNI COPPIA DI TERMINALI A E B, IL FILO DEVE ESSERE TWIST

- DOPO OGNI SALDATURA POSIZIONARE SU OGNI FILO UN MANI

COTTO A SIMB. 4 E DI LUNGHEZZA 10 mm

- RADDOPPIARE LA SEZIONE DEL FILO DA AGGAFARE AI CONTATTI AMP

NOTES - USE WIRES WITH SYMBOL 3 TO CONNECT A TERMINAL

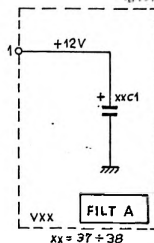
- USE WIRES WITH SYMBOL 2 TO CONNECT B TERMINAL

- THE A AND B TERMINALS OF EVERY COUPLE MUST BE TWISTED

- AFTER EVERY SOLDERING, COVER THE WIRE WITH THE SLEEVE 10mm LONG AT SYMB. 4

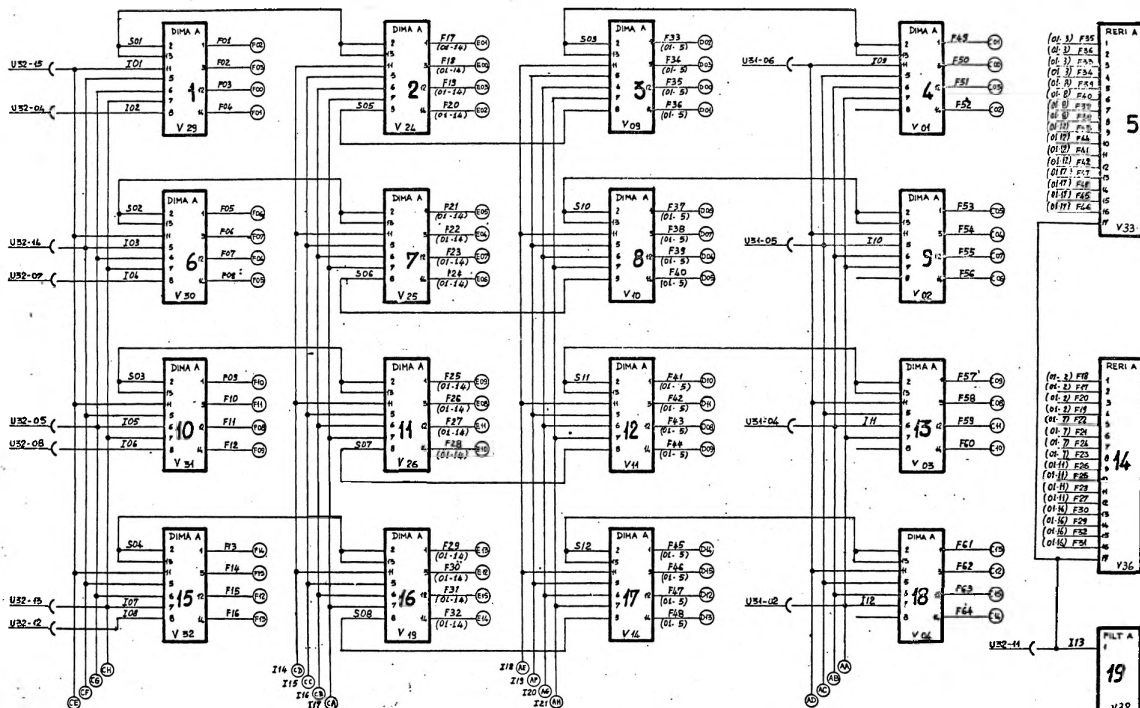
- DOUBLE THE CROSS-SECTION OF THE WIRE TO CLAMP TO THE AMP CONTACTS

M. 1		4	TUBETTO ISOLANTE TEMPLEX TF 5 + 1,5	5621801X
M. 13		3	CONDUTTORE AWG 28 STYLE 1061 ROSSO	0001335U
M. 13		2	CONDUTTORE AWG 28 STYLE 1061 NERO	0001334Y
72		1	PIN MASCHI AMP TIPO 66106-1	0001431D
DESCRIZIONE				COODICE
GENERAL ELECTRIC		MEM 470		N. CODICE
Scale		VISTA COLLEGAMENTI LET.		DESIGNO
CHAPTER 510		TUTORE		14051070
TT		FIN.		N. DESIGNO
				140 03 082 1



VARI OTHER COMPONENTS	
SIMBOLO SYMBOL	RIF.

USE NON SPEC. DIVISION, UNLESS OTHERWISE SPEC.	LM	TOL	GEN.	FORI HOLES	ALBERI SHAFT	ANG.	<input checked="" type="checkbox"/>	Scale	<input type="checkbox"/>	<input checked="" type="checkbox"/>
	Part or full set	MAT.					DESCR.	MEM 470		
		TRAT. TREAT					PIASTRINA - PWB			
	FIN.					DIRE 2A				
						1 appl.				
GENERAL ELECTRIC GENERAL ELECTRIC INFORMATION SYSTEM PAGE	STAND.	REP	UL	T.P.	ATT.	FOR	N° COD.	N° DIS.	DRAW N°	1 M
	0620227Z						14043175 Z	cont.	2	to 1



NOTE: IL SIMBOLO ○ INDICA I FORI TERMINALI DI CONNESSIONE

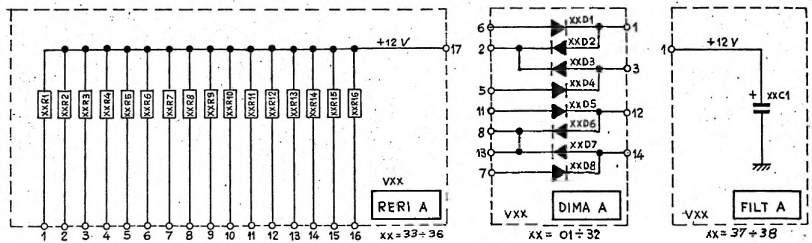
THE ○ SYMBOL INDICATES THE TERMINAL HOLES

GENERAL ELECTRIC		MEM 470		REV. 2304 SEP 64	
PIATRINA - Pwb		DIRE 2A		DIRE 13.32	
CHAPTER 01		FIL		14043.152	

[illegible]

FIRMA S/GR	IND. ORIG.	DESCR.	ORD. APPL.	REV.	DATA
		N.21-182	96603	0	22-2-68
		Vedi EX.		1	14.6.68

DEF 4.1.68



SEMICONDUCTORI SEMICONDUCTORS

SIMBOLO SYMBOL	RIF.
D1 ÷ D8	6

CONDENSATORI CAPACITORS

SIMBOLO SYMBOL	RIF.
C1	4

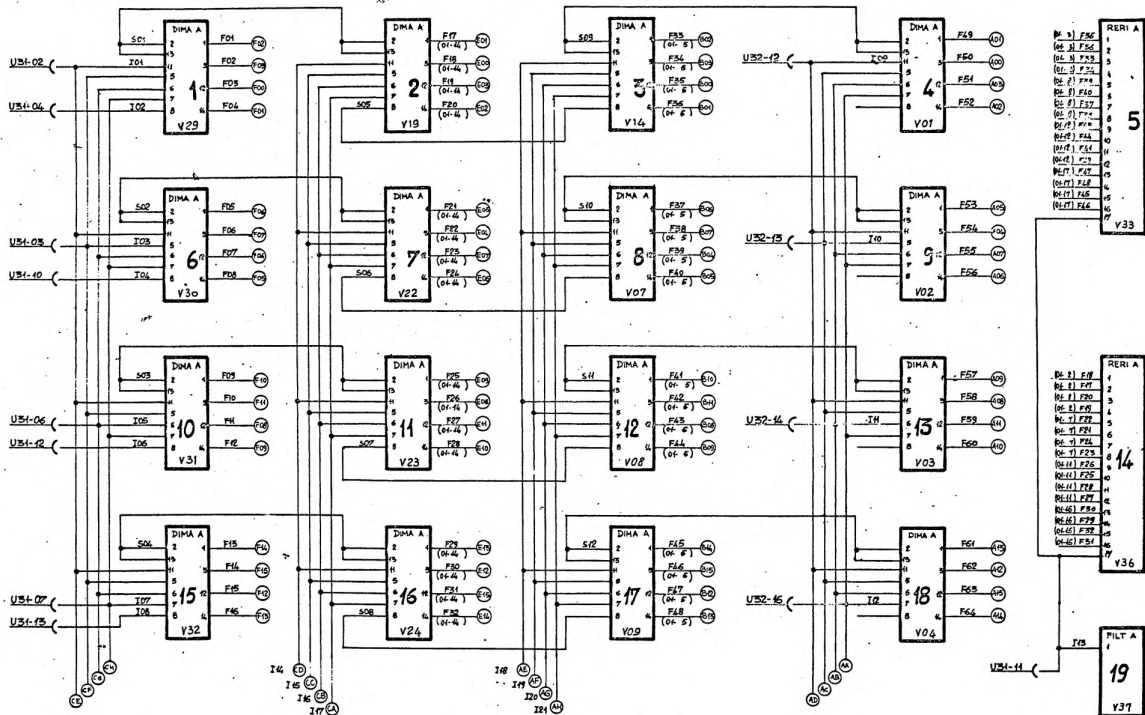
RESISTORI RESISTORS

SIMBOLO SYMBOL	RIF.
R1 ÷ R16	5

VARI OTHER COMPONENTS

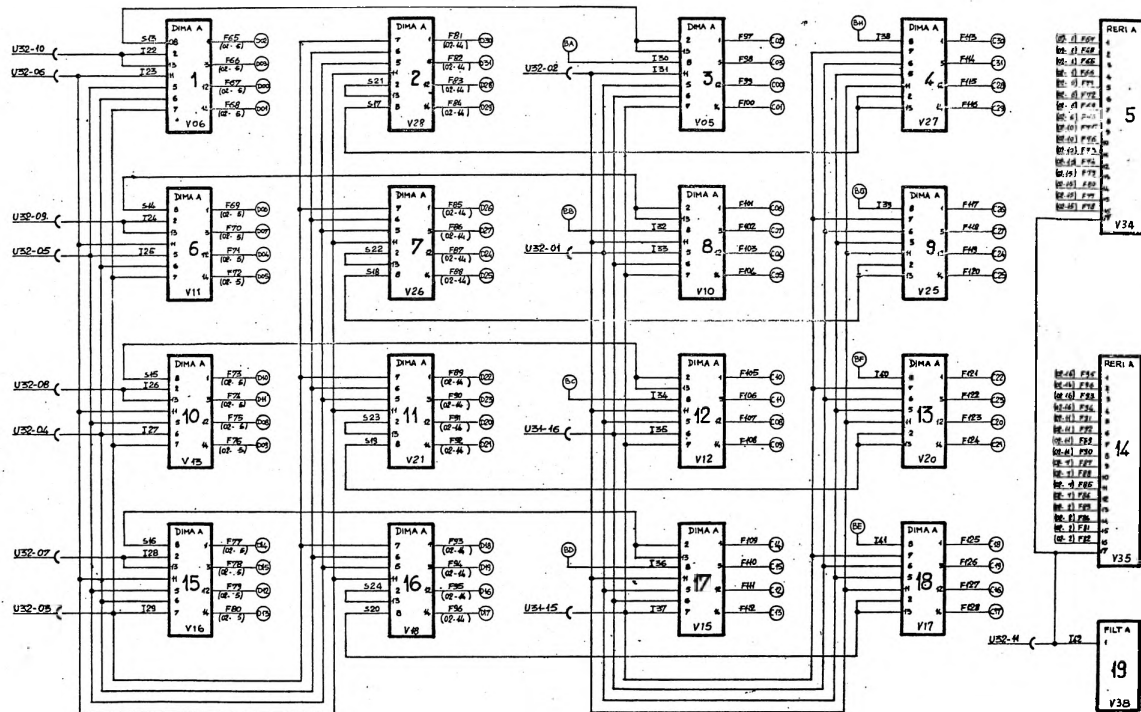
SIMBOLO SYMBOL	RIF.

SE NON SPEC. DIVERSAM. (M. UNLESS OTHERWISE SPEC.		GER. P. FORI HOLES	ALBERI SHAFT	ANG. /	Scale	1
MAT.		DESCR.		MEM 470		
TRATT.		PIASTRINA - Pw6				
TREAT.		DIRE 2B				
FIN.		Topp.				
GENERAL ELECTRIC		STAND.	REP. UL T.P. ATT.	FORM N° COD.	0620228 N	
				N° DIS. DISEG. N° 1 M	14043176 2	
				COPIE 2	14.6.68	



NOTE: IL SIMBOLO ○ INDICA I FORI TERMINALI DI CONNESSIONE
THE ○ SYMBOL INDICATES THE TERMINAL HOLES

GENERAL ELECTRIC		MEM 470 PIATRINA-Pwb DIRE 2B		MOD. DATA UNIT 14043 1762 12	
Model	Pin	Chapter	01	Pin	17
CHAPTER 01			14043 1762 cont. 12		



NOTE: IL SIMBOLO ○ INDICA I FORI TERMINALI IN COSSIONE
THE ○ SYMBOL INDICATES THE TERMINAL HOLES

GENERAL ELECTRIC		MEM 470 PIASTRINA - Pwb DIRE 2B		REV. DATA WKS. NO. CODE	
Drawn	Planned			Rev.	Checked
CHAPTER 02		V17		14043 176 2 conf. 4 p.3	

[illegible]

GENERAL ELECTRIC

Product Service

DENOMINAZIONE U.E. GRUPPO VENTILAZIONE 50/60Hz

S.U. DESCRIPTION FAN MODULE 50/60Hz

EVOLUZIONE SCHEMI U.E.

F.C.O. DRAWING STATUS LOG

CODICE

N° SERIE

CODE 0646527P

SERIAL No.

SIGLA
NAME VAR321A P 1DISTINTA SCHEMI
DRAWING LISTDATA DI ESECUZ. O.M.
INSTALL. DATE F.C.O.O. M.
F.C.O. No.N° SCHEMA
DRAWING No.

1463402B

14643420

DATA DI ESECUZ. O.M.
INSTALL. DATE F.C.O.O. M.
F.C.O. No.N° SCHEMA
DRAWING No.

1463402B 1/2

2.

GENERAL ELECTRIC		VAR 321		MOD. DATA VISIO		N°. CODICE	
Scale	1/1000	SCHEMA ELETTRICO		30.12.78 12.2.78 12.2.78 14.12.78 6.5.78 10.12.78 DEF. 12.7.78		nm	DISEGNO
ST	10/6/68	ELECTRIC DIAGRAM				✓	1463490a
MAT.	TI	FIN.				N°. DISEGNO 1/2 14634028	

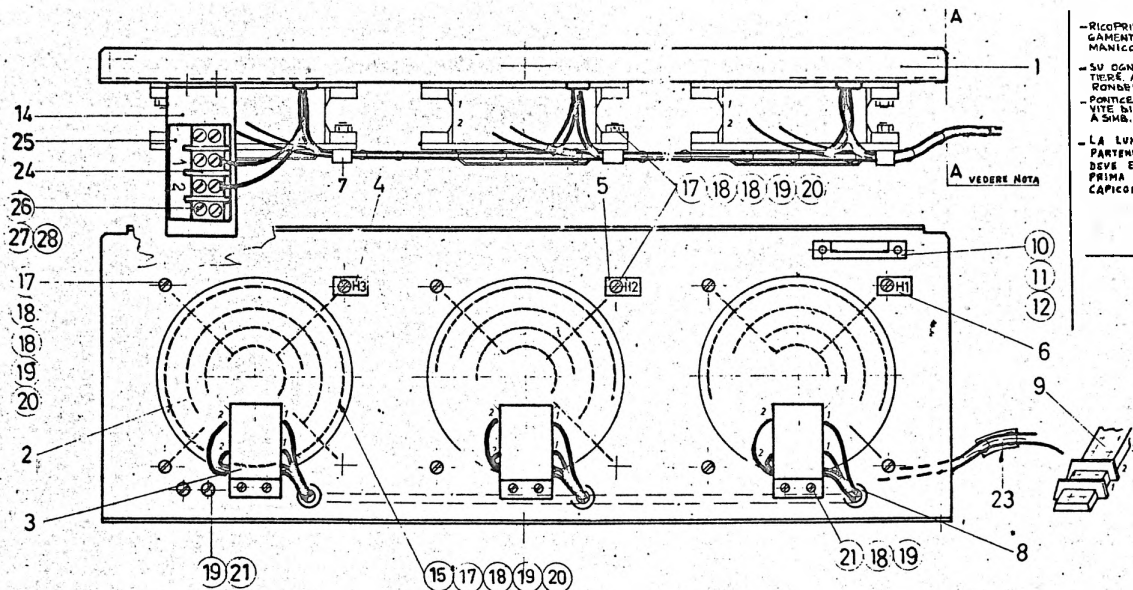
[illegible]

-RICOPRIRE I TERMINALI DEI COLLE-
GAMENTI SUI VENTILATORI CON
MANICOTTO A SIMB. 13

-SU OGNI CONTATTO DELLE MORSET-
TIERE A SIMB. 9 E 22 MONTARE UNA
RONDELLA A SIMB. 14

-POMELLARE IL PIEDINO 5 CON LA
VITE DI FISSAGGIO DELLA MORSETTIERA
A SIMB. 3 CON CAVETTO A SIMB. 22

-LA LUNGHEZZA DEL CAVETTO
PARTENDO DAL PUNTO A
DEVE ESSERE DI CIRCA M. 0,3
PRIMA DELLA CRIMPATURA DEI
CABLOFONIA.



SCHEMA ELETTRICO		Fo. 2	
Foglio di CARLAGEGGIO			
3	CAPOCORDA AMP 130446	5613229 W	
4	CAPOCORDA AMP 31883	5613360 W	
m.12	CONDUTTORE AWG 20 STYLE 1015 NERO	0001341 U	
m.15	CONDUTTORE AWG 20 STYLE 1015 BLEU	0001343 C	
m.13	CONDUTTORE AWG 20 STYLE 1015 ROSSO	0001342 G	
m.7	CONDUTTORE TWISTED GIALLO-NERO AWG 24 ST. 1085	0000324 T	
4	28 RONDELLA PIANA Ø 4,3	6331104 X	
4	27 RONDELLA ELAST. Ø 4,3	6332104 B	
4	26 VITE T.C. M4X15	6341245 K	
1	25 PIASTRINA NUMERATA RHODEX 0-502	0001499 H	
1	24 MORSETTIERA RHODEX K502/A	0001497 U	
m.1	23 TUBETTO TEMPLEX 3/8 NERO	0002026 W	
8	22 CAVO AL 106 - L = M. 0,15	0640428 U	
24	21 VITE T.C. M3X8	6311231 R	
32	20 DADO ESAGONALE MEDIO M3	6321103 H	
42	19 RONDELLA ELASTICA Ø 3,2	6332103 N	
42	18 RONDELLA PIANA Ø 3,2	6331103 A	
24	17 VITE T.C. M3X20	6341236 W	
22	16 RONDELLA DENTELLATA Ø 3,3 B3	0683086 F	
3	15 GRIGLIA PER VENTILATORE	5541340 N	
1	14 SUPPORTO MORSETTIERA	0837409 G	

14634 0280
14604 220a

6	13 MANICOTTO GOMMA NERA TIPO 2	5611a37 K
2	12 OCCHIELLO PONTI ART. 10237 (2-4)	0000447 J
1	11 TARGHETTA IDENTIFICAZIONE UNITA' ELEM.	0834397 W
1	10 TARGHETTA IDENTIFICAZIONE CODICE	0854416 U
1	9 MORSETTIERA RHODEX TIPO K608/A	5612544 Q
3	8 PASSACAVO ASCATTO 7,4 x 10,3	0001876 F
3	7 SERRACAVO LOOPING TIPO 1	5611855 C
1	6 TARGHETTA CON SCRITTA H1	0831073 Z
1	5 TARGHETTA CON SCRITTA H2	0831074 N
1	4 TARGHETTA CON SCRITTA H3	0831073 J
3	3 ASSIEME PROTEZIONE GRUPPO VENTILATORI	0842609 G
3	2 VENTILATORE BOXER 208+230V 50+60Hz	0001614 C
1	1 PIASTRA SUPPORTO VENTILATORI	2837704 H

npm SIMB.

DESCRIZIONE

N° CODICE

GENERAL ELECTRIC

COMPLESSIVO

MOD. DATA

3631103-2-66

REMARKS 14-8-66

DER. 11-3-66

npm DISEGNO

0646527 P

N° DISEGNO

14643 4203

MAT.

TT.

PIN.

